(12)特許協力条約に基づいて公開された国際出願

訂正版

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2004 年11 月25 日 (25.11.2004)

PCT

(10) 国際公開番号
WO 2004/102515 A1

(51) 国際特許分類[7]: G09G 3/30, H05B 33/14

(21) 国際出願番号: PCT/JP2004/006705

(22) 国際出願日: 2004 年5 月12 日 (12.05.2004)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2003-134348 2003 年5 月13 日 (13.05.2003) JP
特願2003-378978 2003 年11 月7 日 (07.11.2003) JP

(71) 出願人 (米国を除く全ての指定国について): 東芝松下ディスプレイテクノロジー株式会社 (TOSHIBA MATSUSHITA DISPLAY TECHNOLOGY CO., LTD.) [JP/JP]; 〒1080075 東京都港区港南四丁目１番８号 Tokyo (JP).

(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 太田 益幸 (OTA, Masuyuki) [JP/JP]. 青木 良朗 (AOKI, Yoshiro) [JP/JP].

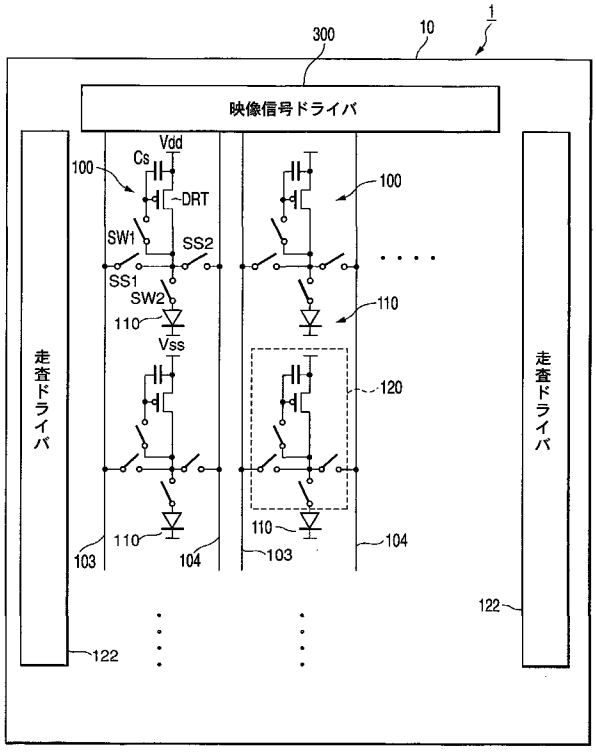
(74) 代理人: 鈴江 武彦, 外(SUZUYE, Takehiko et al.); 〒1000013 東京都千代田区霞が関３丁目７番２号 鈴榮特許綜合法律事務所内 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,

[続葉有]

(54) Title: ACTIVE MATRIX TYPE DISPLAY DEVICE

(54) 発明の名称: アクティブマトリクス型表示装置



122...SCAN DRIVER
300...VIDEO SIGNAL DRIVER

(57) Abstract: An active matrix type display device includes a display element (110) and a pixel circuit (120) for supplying drive current to the display element. The active matrix type display device further includes a plurality of pixels (100) arranged in matrix on a substrate, a video signal wiring (Xm) arranged along the pixels, and a video signal driver (300) for supplying base current to the video signal wiring and then supplying gradation current via the video signal wiring to the pixels. Each of the pixel circuits includes a pixel switch (SST) for controlling selection/non-selection of the pixel. When the pixel is selected, a difference current between the gradation current and the base current is stored. When the pixel is not selected, the difference current stored upon non-selection of the pixel is output as a drive current to the display element.

(57) 要約: アクティブマトリクス型表示装置は、表示素子（１１０）および表示素子に駆動電流を供給する画素回路（１２０）を含み、基板上にマトリクス状に配置される複数の画素（１００）と、画素に沿って配置された映像信号配線（Ｘｍ）と、映像信号配線へベース電流を供給した後、映像信号配線を介して画素へ階調電流を供給する映像信号ドライバ（３００）と、を備えている。各画素回路は、画素の選択および非選択を制御する画素スイッチ（ＳＳＴ）を含み、画素の選択時において階調電流およびベース電流の差分電流を記憶し、画素の非選択時に記憶した差分電流を駆動電流として表示素子へ出力する。

WO 2004/102515 A1

LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:
— 国際調査報告書

(48) この訂正版の公開日: 2005 年4 月7 日

(15) 訂正情報:
PCTガゼット セクションIIの No.14/2005 (2005 年4 月7 日)を参照

２文字コード及び他の略語については、定期発行される各*PCT*ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。