

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 11 月 22 日(22.11.2012)



(10) 国際公開番号
WO 2012/157283 A1

- (51) 国際特許分類:
H03M 13/27 (2006.01) *H03M 13/19* (2006.01)
- (21) 国際出願番号: PCT/JP2012/003263
- (22) 国際出願日: 2012 年 5 月 18 日(18.05.2012)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
11004124.1 2011 年 5 月 18 日(18.05.2011) EP
- (71) 出願人 (米国を除く全ての指定国について): パナソニック株式会社(PANASONIC CORPORATION)
[JP/JP]; 〒5718501 大阪府門真市大字門真 1 0 0 6 番地 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): ペトロフミハイル(PETROV, Mihail).
- (74) 代理人: 中島 司朗, 外(NAKAJIMA, Shiro et al.);
〒5310072 大阪府大阪市北区豊崎三丁目 2 番 1 号淀川 5 番館 6 F Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA,

BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

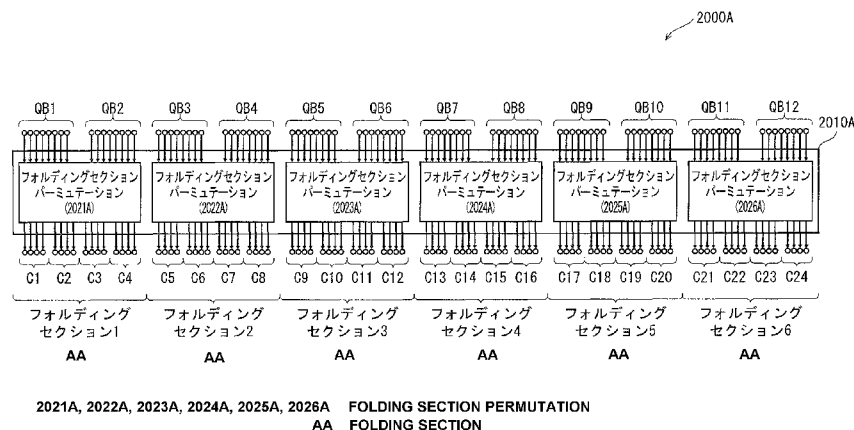
添付公開書類:

- 国際調査報告 (条約第 21 条(3))
- 補正された請求の範囲 (条約第 19 条(1))

(54) Title: PARALLEL BIT INTERLEAVER

(54) 発明の名称: 並列ビットインターリーバ

[図32]



(57) Abstract: This bit interleave method performs bit permutation on QC LDPC code words consisting of N cyclic blocks of Q bits, and partitions said processed code words into multiple constellation words consisting of M bits. The code words are partitioned into $F \times N/M$ folding sections, and each constellation word is associated with one of the $F \times N/M$ folding sections. The bit permutation processing is performed such that the constellation words consist of F bits from each of M/F different cyclic blocks in the associated folding section.

(57) 要約: ビットインターリーブ方法は、Qビットの巡回ブロックN個で構成されるQC LDPC符号語に対してビットパーミュテーション処理を施し、処理が施された符号語をM個のビットよりなり複数のコンステレーション語に分割する方法であり、符号語は $F \times N/M$ 個のフォルディングセクションに分割され、各コンステレーション語は $F \times N/M$ 個のフォルディングセクションのいずれかと関連付けられており、ビットパーミュテーション処理は、コンステレーション語が、関連付けられているフォルディングセクション中の M/F 個の異なる巡回ブロックそれぞれのFビットからなるように行われる。

WO 2012/157283 A1