

权 利 要 求

1.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 接收来自第二 MLD 的第一指示信息；所述第一指示信息用于指示所述第一 MLD 的关联标识对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第一 MLD 根据所述第一指示信息，以及所述关联标识与所述第一 MLD 所支持的数据类型之间的对应关系，确定至少一种所述数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

2.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第二 MLD 根据至少一种所述数据类型对应的缓存数据在所述第二 MLD 中的缓存情况，以及所述第一 MLD 的关联标识与所述数据类型之间的对应关系，确定所述关联标识对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第二 MLD 向所述第一 MLD 发送第一指示信息；所述第一指示信息用于指示所述第一 MLD 的关联标识对应的缓存数据在所述第二 MLD 中的缓存情况。

3.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 通过第一链路从第二 MLD 接收缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述第二 MLD 中是否缓存有至少一种第二数据类型对应的缓存数据，其中，所述第二数据类型为映射于所述第一链路的任一数据类型；

所述第一 MLD 根据所述第三指示信息，确定所述第二 MLD 中是否缓存有至少一种所述第二数据类型对应的缓存数据。

4.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定所述第二 MLD 中是否缓存有至少一种第二数据类型对应的缓存数据；所述第二数据类型为映射于第一链路的任一数据类型；

所述第二 MLD 通过所述第一链路向第一 MLD 发送缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述第二 MLD 中是否缓存有至少一种所述第二数据类型对应的缓存数据。

5.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 从第二 MLD 接收第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据；

所述第一 MLD 根据所述第五指示信息，确定所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据。

6.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定所述第二 MLD 中是否缓存有第三数据类型对应的缓存数据；

所述第二 MLD 向第一 MLD 发送所述第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据。

7.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 接收来自第二 MLD 的第七指示信息，所述第七指示信息用于指示所述第二 MLD 未缓存有第五数据类型对应的缓存数据；所述第五数据类型为所述第一 MLD 所支持的数据类型中的任一数据类型；

所述第一 MLD 根据所述第七指示信息，确定所述第二 MLD 未缓存有所述第五数据类型对应的缓存数据。

8.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定所述第二 MLD 未缓存有第五数据类型对应的缓存数据；所述第五数据类型为第一 MLD 所支持的数据类型中的任一数据类型；

所述第二 MLD 向所述第一 MLD 发送第七指示信息，所述第七指示信息用于指示所述第二 MLD 未缓存有所述第五数据类型对应的缓存数据。

9.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 通过第四链路从第二 MLD 接收第八指示信息，所述第八指示信息用于指示所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据；

所述第一 MLD 根据所述第八指示信息，确定所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

10.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定所述第二 MLD 未缓存有映射于第四链路的任一数据类型对应的缓存数据；

所述第二 MLD 通过所述第四链路向第一 MLD 发送第八指示信息，所述第八指示信息用于指示所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

11.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 接收来自第二 MLD 的第九指示信息，所述第九指示信息用于指示所述第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第一 MLD 根据所述第九指示信息，确定所述至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

12.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第二 MLD 向所述第一 MLD 发送第九指示信息，所述第九指示信息用于指示所述第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

13.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第一多链路设备 MLD 接收来自第二 MLD 的第十指示信息，所述第十指示信息用于指示映射于所述第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第一 MLD 根据所述第十指示信息，确定映射于所述至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

14.一种数据缓存情况的确定方法，其特征在于，所述方法包括：

第二多链路设备 MLD 确定映射于第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述第二 MLD 向所述第一 MLD 发送第十指示信息，所述第十指示信息用于指示映射于所述第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

15.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于接收来自第二 MLD 的第一指示信息；所述第一指示信息用于指示所述通信装置的关联标识对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第一指示信息，以及所述关联标识与所述通信装置所支持的数据类型之间的对应关系，确定至少一种所述数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

16.根据权利要求 15 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据至少一种所述数据类型对应的缓存数据在所述第二 MLD 中的缓存情况，确定所述多个站点中至少一个站点的工作状态；所述工作状态为活跃状态或休眠状态。

17.根据权利要求 15 或 16 所述的通信装置，其特征在于，

所述收发器，还用于接收来自所述第二 MLD 的第二指示信息，所述第二指示信息用于确定所述关联标识与所述数据类型之间的对应关系。

18.根据权利要求 17 所述的通信装置，其特征在于，所述第二指示信息指示至少一个

所述关联标识，至少一个所述关联标识对应至少一种所述数据类型。

19.根据权利要求 17 所述的通信装置，其特征在于，所述通信装置支持多种数据类型；所述第二指示信息指示一个第一关联标识，所述第一关联标识与所述多种数据类型中的第一数据类型相对应；

所述处理器，还用于根据所述第一数据类型对应的所述第一关联标识，确定所述多种数据类型中除所述第一数据类型以外的其他数据类型对应的关联标识。

20.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；并根据至少一种所述数据类型对应的缓存数据在所述存储器中的缓存情况，以及所述第一 MLD 的关联标识与所述数据类型之间的对应关系，确定所述关联标识对应的缓存数据在所述存储器中的缓存情况；

所述收发器，用于向所述第一 MLD 发送第一指示信息；所述第一指示信息用于指示所述第一 MLD 的关联标识对应的缓存数据在所述存储器中的缓存情况。

21.根据权利要求 20 所述的通信装置，其特征在于，

所述收发器，还用于向所述第一 MLD 发送第二指示信息，所述第二指示信息用于确定所述关联标识与所述第一 MLD 所支持的数据类型之间的对应关系。

22.根据权利要求 21 所述的通信装置，其特征在于，所述第二指示信息指示至少一个所述关联标识，至少一个所述关联标识对应至少一种所述数据类型。

23.根据权利要求 21 所述的通信装置，其特征在于，所述第一 MLD 支持多种数据类型；所述第二指示信息指示一个第一关联标识，所述第一关联标识与所述多种数据类型中的第一数据类型相对应。

24.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于通过第一链路从第二 MLD 接收缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述第二 MLD 中是否缓存有至少一种第二数据类型对应的缓存数据，其中，所述第二数据类型为映射于所述第一链路的任一数据类型；

所述处理器，用于根据所述第三指示信息，确定所述第二 MLD 中是否缓存有至少一种所述第二数据类型对应的缓存数据。

25.根据权利要求 24 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据所述第二 MLD 中是否缓存有至少一种所述第二数据类型对应的缓存数据，确定所述多个站点中与所述第一链路对应的站点的工作状态；所述工作状态为活跃状态或休眠状态。

26.根据权利要求 25 所述的通信装置，其特征在于，

所述处理器具体用于：若所述第二 MLD 中缓存有至少一种所述第二数据类型对应的缓存数据，则确定所述多个站点中与所述第一链路对应的站点的工作状态为所述活跃状态；

若所述第二 MLD 中未缓存有任一所述第二数据类型对应的缓存数据，则确定所述多个站点中与所述第一链路对应的站点的工作状态为所述活跃状态或所述休眠状态。

27.根据权利要求 26 所述的通信装置，其特征在于，所述第三指示信息指示所述第二 MLD 中缓存有至少一种所述第二数据类型对应的缓存数据；

所述收发器，还用于接收来自所述第二 MLD 的第四指示信息；所述第四指示信息用于指示所述第二 MLD 中未缓存有任一所述第二数据类型对应的缓存数据。

28.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定所述存储器中是否缓存有至少一种第二数据类型对应的缓存数据；所述第二数据类型为映射于第一链路的任一数据类型；

所述收发器，用于通过所述第一链路向第一 MLD 发送缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述存储器中是否缓存有至少一种所述第二数据类型对应的缓存数据。

29.根据权利要求 28 所述的通信装置，其特征在于，所述第三指示信息指示所述存储器中缓存有至少一种所述第二数据类型对应的缓存数据；

所述收发器，还用于向所述第一 MLD 发送第四指示信息；所述第四指示信息用于指示所述存储器中未缓存有任一所述第二数据类型对应的缓存数据。

30.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于从第二 MLD 接收第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据；

所述处理器，用于根据所述第五指示信息，确定所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据。

31.根据权利要求 30 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据，确定所述多个站点中与第二链路对应的站点的工作状态，所述第三数据类型映射于所述第二链路；所述工作状态为活跃状态或休眠状态。

32.根据权利要求 31 所述的通信装置，其特征在于，

所述处理器，还用于确定所述第二链路是否映射有除所述第三数据类型以外的其他数

据类型；

所述处理器具体用于：根据所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据，以及所述第二链路是否映射有除所述第三数据类型以外的其他数据类型，确定所述多个站点中与所述第二链路对应的站点的工作状态。

33.根据权利要求 30 或 31 所述的通信装置，其特征在于，所述第五指示信息指示所述第二 MLD 中未缓存有所述第三数据类型对应的缓存数据；所述收发器从所述第二 MLD 接收的所述第三数据类型对应的缓存数据还包括第六指示信息，所述第六指示信息用于指示所述第二 MLD 是否缓存有至少一种第四数据类型对应的缓存数据；所述第四数据类型为所述通信装置所支持的数据类型中除所述第三数据类型以外的任一数据类型。

34.根据权利要求 33 所述的通信装置，其特征在于，所述第四数据类型的优先级高于所述第三数据类型的优先级。

35.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定所述存储器中是否缓存有第三数据类型对应的缓存数据；

所述收发器，用于向第一 MLD 发送所述第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述存储器中是否缓存有所述第三数据类型对应的缓存数据。

36.根据权利要求 35 所述的通信装置，其特征在于，所述第五指示信息指示所述存储器中未缓存有所述第三数据类型对应的缓存数据；所述收发器向所述第一 MLD 发送的所述第三数据类型对应的缓存数据还包括第六指示信息，所述第六指示信息用于指示所述存储器是否缓存有至少一种第四数据类型对应的缓存数据；所述第四数据类型为所述第一 MLD 所支持的数据类型中除所述第三数据类型以外的任一数据类型。

37.根据权利要求 36 所述的通信装置，其特征在于，所述第四数据类型的优先级高于所述第三数据类型的优先级。

38.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于接收来自第二 MLD 的第七指示信息，所述第七指示信息用于指示所述第二 MLD 未缓存有第五数据类型对应的缓存数据；所述第五数据类型为所述通信装置所支持的数据类型中的任一数据类型；

所述处理器，用于根据所述第七指示信息，确定所述第二 MLD 未缓存有所述第五数据类型对应的缓存数据。

39.根据权利要求 38 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据所述第二 MLD 未缓存有所述第五数据类型对应的缓存数据，

确定所述多个站点中与第三链路对应的站点的工作状态，所述第五数据类型映射于所述第三链路；所述工作状态为活跃状态或休眠状态。

40.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定所述存储器未缓存有第五数据类型对应的缓存数据；所述第五数据类型为第一 MLD 所支持的数据类型中的任一数据类型；

所述收发器，用于向所述第一 MLD 发送第七指示信息，所述第七指示信息用于指示所述存储器未缓存有所述第五数据类型对应的缓存数据。

41.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于通过第四链路从第二 MLD 接收第八指示信息，所述第八指示信息用于指示所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据；

所述处理器，用于根据所述第八指示信息，确定所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

42.根据权利要求 41 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据，确定所述多个站点中与所述第四链路对应的站点的工作状态；所述工作状态为活跃状态或休眠状态。

43.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定所述存储器未缓存有映射于第四链路的任一数据类型对应的缓存数据；

所述收发器，用于通过所述第四链路向第一 MLD 发送第八指示信息，所述第八指示信息用于指示所述存储器未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

44.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于接收来自第二 MLD 的第九指示信息，所述第九指示信息用于指示所述通信装置所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第九指示信息，确定所述至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

45.根据权利要求 44 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据所述至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况，确定所述多个站点中至少一个站点的工作状态；所述工作状态为活跃状态或休眠状态。

46.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；

所述收发器，用于向所述第一 MLD 发送第九指示信息，所述第九指示信息用于指示所述第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况。

47.一种通信装置，其特征在于，所述装置包括收发器和处理器；

所述收发器，用于接收来自第二 MLD 的第十指示信息，所述第十指示信息用于指示映射于所述通信装置对应的至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第十指示信息，确定映射于所述至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

48.根据权利要求 47 所述的通信装置，其特征在于，所述通信装置具有多个站点；

所述处理器，还用于根据映射于所述至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况，确定所述多个站点中至少一个站点的工作状态；所述工作状态为活跃状态或休眠状态。

49.一种通信装置，其特征在于，所述装置包括收发器、处理器和存储器；

所述处理器，用于确定映射于第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；

所述收发器，用于向所述第一 MLD 发送第十指示信息，所述第十指示信息用于指示映射于所述第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况。

50.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于接收来自第二 MLD 的第一指示信息；所述第一指示信息用于指示第一 MLD 的关联标识对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第一指示信息，以及所述关联标识与所述第一 MLD 所支持的数据类型之间的对应关系，确定至少一种所述数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

51.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；并根据至少一种所述数据类型对应的缓存数据在所述存储器中的缓存情况，以及所述第一 MLD 的关联标识与所述数据类型之间的对应关系，确定所述关联标识对应的缓存数据在所述存储器中的缓存情况；

所述接口，用于向所述第一 MLD 发送第一指示信息；所述第一指示信息用于指示所述第一 MLD 的关联标识对应的缓存数据在所述存储器中的缓存情况。

52.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于通过第一链路从第二 MLD 接收缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述第二 MLD 中是否缓存有至少一种第二数据类型对应的缓存数据，其中，所述第二数据类型为映射于所述第一链路的任一数据类型；

所述处理器，用于根据所述第三指示信息，确定所述第二 MLD 中是否缓存有至少一种所述第二数据类型对应的缓存数据。

53.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定所述存储器中是否缓存有至少一种第二数据类型对应的缓存数据；所述第二数据类型为映射于第一链路的任一数据类型；

所述接口，用于通过所述第一链路向第一 MLD 发送缓存数据，所述缓存数据包括第三指示信息；所述第三指示信息用于指示所述存储器中是否缓存有至少一种所述第二数据类型对应的缓存数据。

54.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于从第二 MLD 接收第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据；

所述处理器，用于根据所述第五指示信息，确定所述第二 MLD 中是否缓存有所述第三数据类型对应的缓存数据。

55.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定所述存储器中是否缓存有第三数据类型对应的缓存数据；

所述接口，用于向第一 MLD 发送所述第三数据类型对应的缓存数据，所述缓存数据包括第五指示信息，所述第五指示信息用于指示所述存储器中是否缓存有所述第三数据类型对应的缓存数据。

56.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于接收来自第二 MLD 的第七指示信息，所述第七指示信息用于指示所述第二 MLD 未缓存有第五数据类型对应的缓存数据；所述第五数据类型为第一 MLD 所支持的数据类型中的任一数据类型；

所述处理器，用于根据所述第七指示信息，确定所述第二 MLD 未缓存有所述第五数据类型对应的缓存数据。

57.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定所述存储器未缓存有第五数据类型对应的缓存数据；所述第五数据类型为第一 MLD 所支持的数据类型中的任一数据类型；

所述接口，用于向所述第一 MLD 发送第七指示信息，所述第七指示信息用于指示所述存储器未缓存有所述第五数据类型对应的缓存数据。

58.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于通过第四链路从第二 MLD 接收第八指示信息，所述第八指示信息用于指示所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据；

所述处理器，用于根据所述第八指示信息，确定所述第二 MLD 未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

59.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定所述存储器未缓存有映射于第四链路的任一数据类型对应的缓存数据；

所述接口，用于通过所述第四链路向第一 MLD 发送第八指示信息，所述第八指示信息用于指示所述存储器未缓存有映射于所述第四链路的任一数据类型对应的缓存数据。

60.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于接收来自第二 MLD 的第九指示信息，所述第九指示信息用于指示第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第九指示信息，确定所述至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

61.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；

所述接口，用于向所述第一 MLD 发送第九指示信息，所述第九指示信息用于指示所述第一 MLD 所支持的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况。

62.一种芯片系统，其特征在于，包括至少一个处理器和接口；

所述接口，用于接收来自第二 MLD 的第十指示信息，所述第十指示信息用于指示映射于第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况；

所述处理器，用于根据所述第十指示信息，确定映射于所述至少一条链路的至少一种数据类型对应的缓存数据在所述第二 MLD 中的缓存情况。

63.一种芯片系统，其特征在于，包括至少一个存储器、至少一个处理器和接口；

所述处理器，用于确定映射于第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况；

所述接口，用于向所述第一 MLD 发送第十指示信息，所述第十指示信息用于指示映

射于所述第一 MLD 对应的至少一条链路的至少一种数据类型对应的缓存数据在所述存储器中的缓存情况。

64.一种计算机可读存储介质，其特征在于，用于存储计算机程序，当所述计算机程序在计算机上运行时，使得所述计算机执行如权利要求 1、3、5、7、9、11、13 中任一项所述的方法；或，执行如权利要求 2、4、6、8、10、12、14 中任一项所述的方法。

65.一种程序，其特征在于，当所述程序在计算机上运行时，使得所述计算机执行如权利要求 1、3、5、7、9、11、13 中任一项所述的方法；或，执行如权利要求 2、4、6、8、10、12、14 中任一项所述的方法。

66.一种装置，其特征在于，用于执行如权利要求 1、3、5、7、9、11、13 中任一项所述的方法；或，执行如权利要求 2、4、6、8、10、12、14 中任一项所述的方法。