

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro

(43) Internationales Veröffentlichungsdatum
19. März 2020 (19.03.2020)



(10) Internationale Veröffentlichungsnummer
WO 2020/052801 A1

- (51) Internationale Patentklassifikation:
H05B 37/02 (2006.01) *H04L 12/403* (2006.01)
- (21) Internationales Aktenzeichen: PCT/EP2019/025186
- (22) Internationales Anmeldedatum:
17. Juni 2019 (17.06.2019)
- (25) Einreichungssprache: Deutsch
- (26) Veröffentlichungssprache: Deutsch
- (30) Angaben zur Priorität:
10 2018 007 141.4
10. September 2018 (10.09.2018) DE
- (71) Anmelder: **INOVA SEMICONDUCTORS GMBH**
[DE/DE]; Grafinger Str. 26, 81671 München (DE).
- (72) Erfinder: **NEUMANN, Roland**; c/o INOVA Semiconduc-
tors GmbH, Grafinger Str. 26, 81671 München (DE).
- (74) Anwalt: **REICH, Jochen**; Herrnstraße 15, 80539 München
(DE).
- (81) Bestimmungsstaaten (*soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart*): AE, AG, AL,
AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY,
BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM,

DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT,
HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN,
KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD,
ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO,
NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW,
SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM,
TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

- (84) Bestimmungsstaaten (*soweit nicht anders angegeben, für
jede verfügbare regionale Schutzrechtsart*): ARIPO (BW,
GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST,
SZ, TZ, UG, ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ,
RU, TJ, TM), europäisches (AL, AT, BE, BG, CH, CY, CZ,
DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT,
LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI,
SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN,
GQ, GW, KM, ML, MR, NE, SN, TD, TG).

Veröffentlicht:

— mit internationalem Recherchenbericht (Artikel 21 Absatz
3)

(54) Title: SEGMENTED CONTROL ARRANGEMENT

(54) Bezeichnung: SEGMENTIERTE STEUERUNGSANORDNUNG

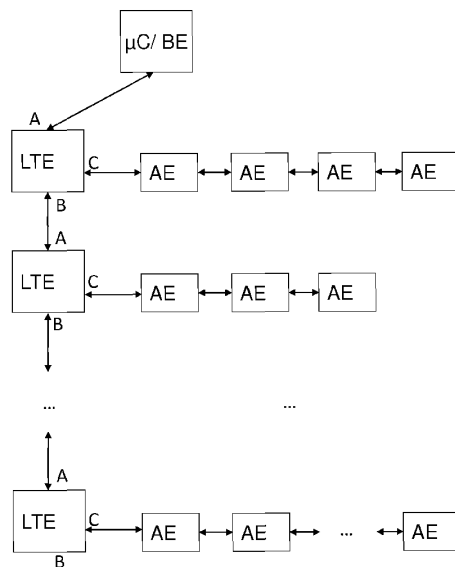


Fig. 3

(57) **Abstract:** The invention relates to a system arrangement for the fault-tolerant and electromagnetically compatible control of a plurality of execution units. The present invention advantageously allows execution units to be controlled such that both a high level of so-called common-mode resistance and a high level of system stability are achieved even in the event of a large number of execution units. The invention also relates to a line driver unit for using in the system arrangement according to the invention and to a method which is used to operate or produce the system arrangement according to the invention. Furthermore, the invention relates to a computer program product containing control commands which implement the method or operate the device.

(57) **Zusammenfassung:** Die vorliegende Erfindung ist auf eine Systemanordnung zum fehlertoleranten und elektromagnetisch verträglichen Ansteuern einer Vielzahl von Ausführungseinheiten gerichtet. Hierbei erlaubt es die vorliegende Erfindung in vorteilhafter Weise Ausführungseinheiten derart anzusteuern, dass sowohl eine hohe sogenannte Common-Mode-Festigkeit erreicht wird als auch eine hohe Ausfallsicherheit selbst bei einer großen Anzahl von Ausführungseinheiten. Darüber hinaus ist die vorliegende Erfindung auf eine Leitungstreibereinheit zur Verwendung in der vorgeschlagenen Systemanordnung gerichtet sowie auf ein Verfahren, welches dem Betreiben bzw. dem Herstellen der vorgeschlagenen Systemanordnung dient. Darüber hinaus wird ein Computerprogrammprodukt mit Steuerbefehlen vorgeschlagen, welche das Verfahren ausführen bzw. die Vorrichtung betreiben.

WO 2020/052801 A1