

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 8 月 12 日 (12.08.2004)

PCT

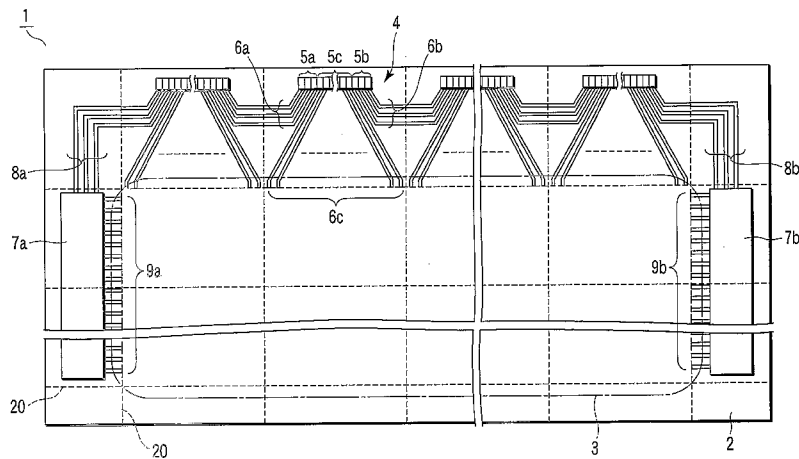
(10) 国際公開番号
WO 2004/068445 A1

- (51) 国際特許分類⁷: G09F 9/00, (72) 発明者; および
G03F 7/20, G02F 1/1345, H05B 33/14 (75) 発明者/出願人 (米国についてのみ): 青木 良朗 (AOKI, Yoshiro) [JP/JP].
- (21) 国際出願番号: PCT/JP2004/000814
- (22) 国際出願日: 2004 年 1 月 29 日 (29.01.2004) (74) 代理人: 鈴江 武彦, 外(SUZUYE, Takehiko et al.); 〒1000013 東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮特許綜合法律事務所内 Tokyo (JP).
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語 (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (30) 優先権データ:
特願2003-022507 2003 年 1 月 30 日 (30.01.2003) JP
- (71) 出願人 (米国を除く全ての指定国について): 東芝松下ディスプレイテクノロジー株式会社 (TOSHIBA MATSUSHITA DISPLAY TECHNOLOGY CO., LTD.) [JP/JP]; 〒1080075 東京都港区港南四丁目 1 番 8 号 Tokyo (JP).

[続葉有]

(54) Title: DISPLAY, WIRING BOARD, AND METHOD FOR MANUFACTURING SAME

(54) 発明の名称: ディスプレイ、配線基板及びその製造方法



(57) Abstract: A wiring board comprises an insulating substrate (2) having one major surface which is provided with a first region (3) and a second region adjoining thereto, a plurality of signal line groups arranged on the first region (3), and a plurality of connecting portions (4) which are so arranged on the second region as to correspond to the respective signal line groups. Each connecting portion (4) contains first to third terminal groups (5c, 5a, 5b), a first wiring group (6c) where the first terminal group (5c) is connected with a corresponding signal line group, a second wiring group (6a) connected to the second terminal group (5a), and a third wiring group (6b) connected to the third terminal group (5b). The second wiring group (6a) of one connecting portion (4) is connected with the third wiring group (6b) of the adjoining connecting portion (4). All the connecting portions (4) are identical with each other in the shapes of the first to third terminal groups (5c, 5a, 5b) and the first to third wiring groups (6c, 6a, 6b).

(57) 要約: 一主面内に第 1 領域 (3) とそれと隣接した第 2 領域とを有する絶縁基板 (2) と、第 1 領域 (3) 上で配列した複数の信号線群と、第 2 領域上に信号線群毎に配置された複数の接続部 (4) とを含み、各接続部 (4) は、第 1 乃至第 3 端子群 (5c, 5a, 5b) と、第 1 端子群 (5c) をこれに対応す

[続葉有]



WO 2004/068445 A1



(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

る前記信号線群に接続した第1配線群(6c)と、第2端子群(5a)に接続された第2配線群(6a)と、第3端子群(5b)に接続された第3配線群(6b)とを含み、接続部(4)の隣り合うもの同士の間で第2配線群(6a)と第3配線群(6b)とが接続され、接続部(4)の全ては、第1乃至第3端子群(5c, 5a, 5b)及び第1乃至第3配線群(6c, 6a, 6b)の形状が互いに等しい配線基板が提供される。