

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関  
国際事務局

(43) 国際公開日  
2025年1月9日(09.01.2025)



(10) 国際公開番号

WO 2025/009441 A1

(51) 国際特許分類:  
G06F 21/55 (2013.01) G06K 19/073 (2006.01)  
G06K 7/00 (2006.01)

(21) 国際出願番号: PCT/JP2024/023011

(22) 国際出願日: 2024年6月25日(25.06.2024)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:  
特願 2023-110644 2023年7月5日(05.07.2023) JP

(71) 出願人: 株式会社 東芝 (KABUSHIKI KAISHA TOSHIBA) [JP/JP]; 〒1050023 東京都港区芝浦一丁目1番1号 Tokyo (JP). 東芝インフラシステムズ株式会社 (TOSHIBA INFRASTRUCTURE SYSTEMS & SOLUTIONS CORPORATION) [JP/JP]; 〒2120013 神奈川県川崎市幸区堀川町7番地34 Kanagawa (JP).

(72) 発明者: 谷本 祐理子 (TANIMOTO, Yuriko); 〒2100007 神奈川県川崎市川崎区駅前本町12

ー1 川崎駅前タワー・リパーク 東芝自動機器システムサービス株式会社内 Kanagawa (JP).

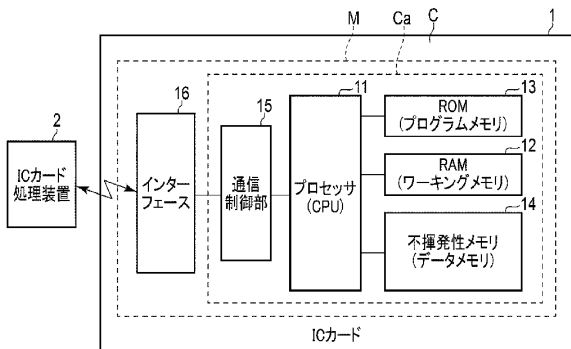
(74) 代理人: 弁理士法人 鈴榮特許総合事務所 (SUZUYE & SUZUYE); 〒1050014 東京都港区芝三丁目23番1号 セレスティン芝三井ビルディング11階 Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, CV, GH, GM, KE, LR, LS,

(54) Title: PORTABLE ELECTRONIC DEVICE, IC CARD, AND IC CARD PROCESSOR

(54) 発明の名称: 携帯可能電子装置、ICカードおよびICカード処理装置



- 1 IC card
- 2 IC card processor
- 11 Processor (CPU)
- 12 RAM (working memory)
- 13 ROM (program memory)
- 14 Nonvolatile memory (data memory)
- 15 Communication control unit
- 16 Interface

(57) Abstract: According to an embodiment, a portable electronic device comprises an interface, a memory, and a processor. The interface communicates with an external device. The memory stores standby-time setting information for setting the lower limit value of a standby time from when the external device transmits a command until when the external device receives a response to the command. The processor transmits, to the external device, standby-time information for specifying the lower limit value of the standby time based on the standby-time setting information stored in the memory, executes processing in accordance with a command received from the external device having transmitted the standby-time information, and transmits, to the external device, a response including the execution result of the processing in accordance with the command.

[続葉有]

MW, MZ, NA, RW, SC, SD, SL, ST, SZ, TZ, UG,  
ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU,  
TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ,  
DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS,  
IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT,  
RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF,  
CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE,  
SN, TD, TG).

添付公開書類：

一 国際調査報告（条約第21条(3)）

---

(57) 要約：実施形態によれば、携帯可能電子装置は、インターフェースとメモリとプロセッサとを有する。インターフェースは、外部装置と通信する。メモリは、外部装置がコマンドを送信してから前記コマンドに対するレスポンスを受信するまでの待機時間の下限値を設定するための待機時間の設定情報を記憶する。プロセッサは、メモリに記憶した待機時間の設定情報に基づく待機時間の下限値を特定するための待機時間情報を外部装置へ送信し、待機時間情報を送信した外部装置から受信するコマンドに応じた処理を実行し、コマンドに応じた処理の実行結果を含むレスポンスを外部装置へ送信する。