

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2022 年 1 月 6 日 (06.01.2022)



(10) 国际公布号
WO 2022/002168 A1

(51) 国际专利分类号:
G06F 13/40 (2006.01) *G06F 13/42* (2006.01)

(21) 国际申请号: PCT/CN2021/103791

(22) 国际申请日: 2021 年 6 月 30 日 (30.06.2021)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
202010622485.3 2020 年 6 月 30 日 (30.06.2020) CN
202010792434.5 2020 年 8 月 9 日 (09.08.2020) CN

(71) 申请人: 华为技术有限公司 (HUAWEI TECHNOLOGIES CO., LTD.) [CN/CN]; 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。

(72) 发明人: 李永耀 (LI, Yongyao); 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。 朱江 (ZHU, Jiang); 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。 陈律 (CHEN, Lv); 中国广东省深圳市龙

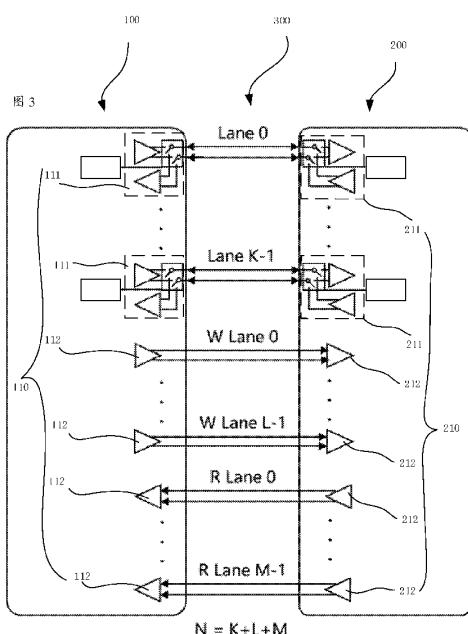
岗区坂田华为总部办公楼, Guangdong 518129 (CN)。 姚益民 (YAO, Yimin); 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。 栗炜 (LI, Wei); 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。 陈灿 (CHEN, Can); 中国广东省深圳市龙岗区坂田华为总部办公楼, Guangdong 518129 (CN)。

(74) 代理人: 北京同达信恒知识产权代理有限公司 (TDIP & PARTNERS); 中国北京市西城区裕民路 18 号北环中心 A 座 2002, Beijing 100029 (CN)。

(81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL,

(54) Title: CHIP MODULE AND COMMUNICATION SYSTEM, AND PORT ALLOCATION METHOD

(54) 发明名称: 一种芯片模组及通信系统、端口分配方法



(57) Abstract: Provided are a chip module and a communication system, and a port allocation method. The chip module has a plurality of first ports, at least some or all of the first ports are first selection ports, and each first selection port can serve as a write port or a read port. The chip module further comprises a first control module. The first control module controls, according to the transceiving requirements of the chip module, the first selection port to be switched between the read port and the write port, and matches the transceiving requirements of the chip module. In the technical solution, a first selection port is configured to selectively serve as a read port or a write port, such that the first selection port can be switched according to the operating state of a chip module, thereby improving the read-write bandwidth of the chip module. In addition, a first control module controls the operating state of the first selection port, so as to flexibly adjust the number of read ports and write ports of the chip module.

[见续页]

ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国 (除另有指明, 要求每一种可提供的地区
保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ,
NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM,
AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU,
IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,
RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告 (条约第21条(3))。

(57) 摘要: 本申请提供了一种芯片模组及通信系统、端口分配方法。芯片模组具有多个第一端口, 至少部分为或者全部第一端口为第一选择端口, 每个第一选择端口可作为写入端口或读取端口。芯片模组还包括第一控制模块, 所述第一控制模块根据所述芯片模组的收发需求, 控制所述第一选择端口在读取端口和写入端口之间切换, 并匹配所述芯片模组的收发需求。在上述技术方案中, 通过设置第一选择端口可选择作为读取端口或写入端口, 从而可根据芯片模组的工作状态进行切换, 提高芯片模组的读写带宽。并且通过第一控制模块控制第一选择端口的工作状态, 灵活调整芯片模组的读取端口和写入端口的个数。