

权 利 要 求 书

1、一种芯片，其特征在于，包括：多个互联结构，每个所述互联结构连接至少两个处理核，一个所述互联结构连接的全部所述处理核为一个处理核组；

归属于同一所述处理核组的各个所述处理核通过与所述处理核组连接的所述互联结构进行数据传输；

其中，多个所述互联结构之间不直接相连。

2、如权利要求 1 所述的芯片，其特征在于，归属于不同所述处理核组的各个处理核之间能进行数据传输。

3、如权利要求 2 所述的芯片，其特征在于，

归属于一个所述处理核组的任意两个处理核之间传输的数据量大于分别归属于任意两个不同处理核组的处理核之间传输的数据量。

4、如权利要求 1-3 任一项所述的芯片，其特征在于，

多个所述互联结构包括第一互联结构和第二互联结构；

所述第一互联结构连接有第一处理核；

所述第一处理核与所述第二互联结构连接。

5、如权利要求 4 所述的芯片，其特征在于，

所述第一互联结构还连接有第二处理核；所述第二互联结构连接有第三处理核；

所述第二处理核通过所述第一处理核与所述第三处理核实现数据传输。

6、如权利要求 4 或 5 所述的芯片，其特征在于，

所述互联结构包括第三互联结构；

所述第三互联结构连接的全部所述处理核与其他所述互联结构不连接。

7、如权利要求 1-6 任一项所述的芯片，其特征在于，所述互联结构

的带宽满足与所述互联结构连接的所述处理核组内的各个所述处理核的带宽需求。

8、根据权利要求 7 所述的芯片，其特征在于，每个所述处理核包括至少一个传输单元，所述互联结构的带宽满足与所述互联结构连接的各个处理核的所述传输单元的带宽需求。

9、如权利要求 1-8 任一项所述的芯片，其特征在于，其特征在于，多个所述互联结构至少设置有两种时钟频率；和/或

多个所述互联结构至少设置有两种位宽值。

10、一种卡板，其特征在于，包括一个或多个如权利要求 1-9 任一项所述的芯片。

11、一种电子设备，其特征在于，包括一个或多个如权利要求 10 所述的卡板。

12、一种核间数据传输方法，用于如权利要求 1-9 任一项所述的芯片中，其特征在于，包括：

属于同一个处理核组的各个所述处理核通过与所述处理核组连接的互联结构实现数据传输；

分别属于两个不同处理核组的两个所述处理核，至少通过两个所述互联结构实现数据传输。

13、根据权利要求 12 所述的方法，其特征在于，所述分别属于两个不同处理核组的两个所述处理核，至少通过两个所述互联结构实现数据传输，包括：

所述分别属于两个不同处理核组的两个所述处理核，经由同时属于所述两个不同处理核组中的一个处理核，通过两个所述互联结构实现数据传输。

14、一种计算机存储介质，其特征在于，所述计算机存储介质上存储有计算机程序，所述程序被处理器执行时实现如权利要求 12 或 13 所述的核间数据传输方法的步骤。

15、一种电子设备，其特征在于，包括存储器、处理器及存储在所述存储器上并可在所述处理器上运行的计算机程序，所述处理器执行所述程序时实现如权利要求 12 或 13 所述的核间数据传输方法的步骤。

16、一种计算机程序产品，其特征在于，包括计算机指令，当所述计算机指令被计算设备执行时，所述计算设备可以执行如权利要求 12 或 13 所述的核间数据传输方法的步骤。