

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局



(10) 国际公布号
WO 2020/143080 A1

(43) 国际公布日
2020 年 7 月 16 日 (16.07.2020)

(51) 国际专利分类号:

H04N 5/351 (2011.01) *H04N 5/378* (2011.01)
H04N 5/369 (2011.01) *H04N 5/235* (2006.01)

200333 (CN)。 郭梦晗 (GUO, Menghan); 中国上海市普陀区云岭西路 600 弄 6 号 505 室, Shanghai 200333 (CN)。

(21) 国际申请号: PCT/CN2019/073408

(22) 国际申请日: 2019 年 1 月 28 日 (28.01.2019)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:

201910020952.2 2019 年 1 月 9 日 (09.01.2019) CN

(71) 申请人: 上海芯仑光电科技有限公司 (CELEPIXEL TECHNOLOGY CO. LTD) [CN/CN]; 中国上海市普陀区云岭西路 600 弄 6 号 505 室, Shanghai 200333 (CN)。

(72) 发明人: 陈守顺 (CHEN, Shoushun); 中国上海市普陀区云岭西路 600 弄 6 号 505 室, Shanghai

(74) 代理人: 北京思睿峰知识产权代理有限公司等 (BEIJING SRF INTELLECTUAL PROPERTY LLC et al.); 中国北京市东城区南竹杆胡同 2 号 1 幢 7 层 50831, Beijing 100010 (CN)。

(81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL,

(54) Title: ANTI-FLASH CIRCUIT ASSEMBLY AND IMAGE SENSOR

(54) 发明名称: 一种防闪光电路组件及图像传感器

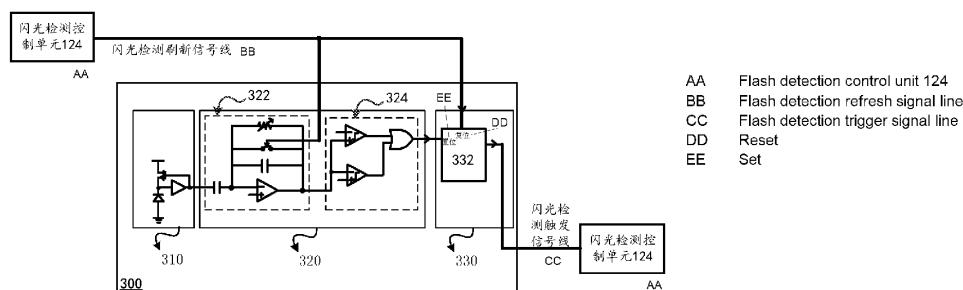


图 3

(57) Abstract: Disclosed are an anti-flash circuit assembly and an image sensor. The anti-flash circuit assembly includes a plurality of flash detection units, wherein each of the flash detection units comprises: a first photoelectric detection module suitable for monitoring, in real time, a light signal irradiating same and outputting a corresponding electric signal; a first trigger generation module with a first input end thereof being coupled to the first photoelectric detection module and with a first output end thereof being coupled to a first interface logic module, wherein the first trigger generation module is suitable for generating, when the electric signal exceeds a set threshold value, a first trigger generation signal for the first interface logic module; and the first interface logic module with a first input end thereof being coupled to the first trigger generation module, with a second input end thereof being coupled to a flash detection control unit via a flash detection refresh signal line, and with a first output end thereof being coupled to the flash detection control unit via a flash detection trigger signal line, wherein the first interface logic module is suitable for outputting a trigger status signal after receiving the first trigger generation signal.

[见续页]

SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG,
US, UZ, VC, VN, ZA, ZM, ZW。

(84) 指定国 (除另有指明, 要求每一种可提供的地区
保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ,
NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM,
AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG,
CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU,
IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,
RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告 (条约第21条(3))。

(57) 摘要: 本发明公开了一种防闪光电路组件及图像传感器。其中, 防闪光电路组件又包含多个闪光检测单元, 闪光检测单元包括: 第一光电探测模块, 适于实时监测照射在其上的光信号, 并输出相应的电信号; 第一触发生成模块, 其第一输入端耦接到第一光电探测模块, 其第一输出端耦接到第一接口逻辑模块, 第一触发生成模块适于在该电信号超过设定的阈值时, 生成第一触发生成信号给第一接口逻辑模块; 以及第一接口逻辑模块, 其第一输入端耦接到第一触发生成模块, 其第二输入端经闪光检测刷新信号线与闪光检测控制单元耦接, 其第一输出端经闪光检测触发信号线与闪光检测控制单元耦接, 第一接口逻辑模块适于在接收到第一触发生成信号时输出触发状态信号。