

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2021 年 2 月 25 日 (25.02.2021)



(10) 国际公布号
WO 2021/031836 A1

- (51) 国际专利分类号:
G09G 3/36 (2006.01) *H01L 27/12* (2006.01)
- (21) 国际申请号: PCT/CN2020/106658
- (22) 国际申请日: 2020 年 8 月 3 日 (03.08.2020)
- (25) 申请语言: 中文
- (26) 公布语言: 中文
- (30) 优先权:
62/889,181 2019年8月20日 (20.08.2019) US
- (71) 申请人: 友达光电股份有限公司(AU OPTRONICS CORPORATION) [CN/CN]; 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。
- (72) 发明人: 李仰淳(LEE, Yangchun); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan

(CN)。郑圣谚(CHENG, Shengyen); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。钟岳宏(CHUNG, Yuehchung); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。李珉泽(LEE, Mintse); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。廖光祥(LIAO, Kuanghsiang); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。连翔琳(LIAN, Shianglin); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。王彦凯(WANG, Yankai); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。徐雅玲(HSU, Yaling); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。廖丞贤(LIAO, Chenhsien); 中国台湾省新竹科学工业园区新竹市力行二路1号, Taiwan (CN)。

(54) Title: PIXEL ARRAY SUBSTRATE

(54) 发明名称: 像素阵列基板

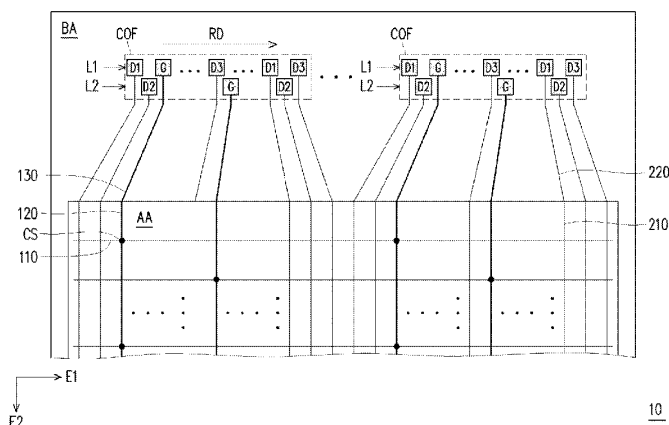


图 1

(57) Abstract: A pixel array substrate (10, 20, 30), comprising a plurality of scan line pads (G), a plurality of data line pads (D1, D2, D3), a plurality of scan lines (110), a plurality of data lines (210), a plurality of gate transmission lines (120), a plurality of pixels (PX), a data line signal chip (DC) and a scan line signal chip (GC). The scan lines (110) extend in a first direction (E1). The data lines (210) and the gate transmission lines (120) extend in a second direction (E2). The data lines (210) are electrically connected to the data line pads (D1, D2, D3). The scan lines (110) are electrically connected to the scan line pads (G) by means of the gate transmission lines

[见续页]

(74) 代理人: 北京市立康律师事务所 (BEIJING LECOME LAW FIRM.); 中国北京市北京市海淀区知春路甲48号盈都大厦B座19层A室, Beijing 100098 (CN)。

(81) 指定国 (除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国 (除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:

— 包括国际检索报告 (条约第21条(3))。

(120). The ratio of the number of rows of the pixels (PX) arranged in the first direction (E1) to the number of rows of the pixels (PX) arranged in the second direction (E2) is X : Y. Each pixel (PX) comprises m sub-pixels (P1, P2, P3).

(57) 摘要: 一种像素阵列基板(10,20,30), 包括多个扫描线接垫(G)、多个数据线接垫(D1, D2, D3)、多条扫描线(110)、多条数据线(210)、多条栅极传输线(120)、多个像素(PX)、数据线信号晶片(DC)以及扫描线信号晶片(GC)。扫描线(110)沿着第一方向(E1)延伸。数据线(210)以及栅极传输线(120)沿着第二方向(E2)延伸。数据线(210)电性连接至数据线接垫(D1, D2, D3)。扫描线(110)通过栅极传输线(120)电性连接至扫描线接垫(G)。沿着第一方向(E1)排列的像素(PX)的排数与沿着第二方向(E2)排列的像素(PX)的排数的比为X: Y。各像素(PX)包括m个子像素(P1,P2,P3)。