

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 6 月 7 日(07.06.2012)



(10) 国際公開番号
WO 2012/073793 A1

- (51) 国際特許分類:
G02F 1/1343 (2006.01) *G02F 1/1347* (2006.01)
G02F 1/13 (2006.01)
- (21) 国際出願番号: PCT/JP2011/077099
- (22) 国際出願日: 2011 年 11 月 24 日(24.11.2011)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2010-267518 2010 年 11 月 30 日(30.11.2010) JP
- (71) 出願人 (米国を除く全ての指定国について):
シャープ株式会社(SHARP KABUSHIKI KAISHA)
[JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町
2 2 番 2 2 号 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 中原 聖
(NAKAHARA, Hijiri). 小原 安弘(KOHARA, Yasuhiro). 原田 光徳(HARADA, Mitsunori). 若代 浩爾(WAKASHIRO, Kohji). 松下 定生(MAT-SUSHITA, Sadao).
- (74) 代理人: 特許業務法人原謙三国際特許事務所
(HARAKENZO WORLD PATENT & TRADEMARK);

〒5300041 大阪府大阪市北区天神橋 2 丁目北 2
番 6 号 大和南森町ビル Osaka (JP).

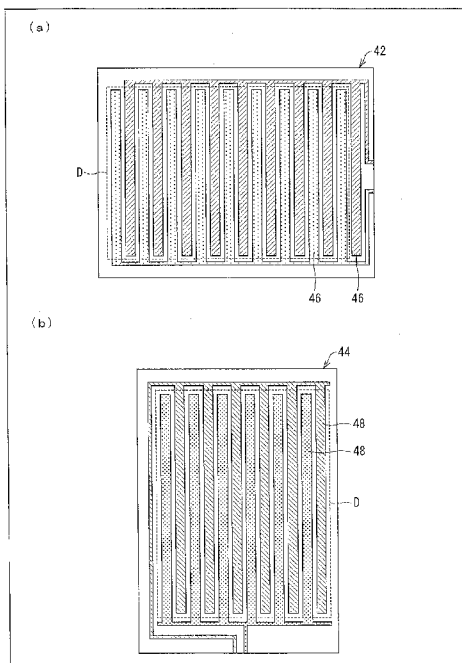
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

[続葉有]

(54) Title: LIQUID CRYSTAL DISPLAY ELEMENT AND LIQUID CRYSTAL MODULE

(54) 発明の名称: 液晶表示素子及び液晶モジュール

【図3】



(57) Abstract: Disclosed is a liquid crystal display element in which a liquid crystal layer is held between a first substrate and a second substrate. A display region of the first substrate is provided with a first transparent electrode, and a display region of the second substrate is provided with a second transparent electrode. When the thickness of the first transparent electrode is represented by d1 and the thickness of the second transparent electrode is represented by d2, d1 and/or d2 is 60 nm or less.

(57) 要約: 第 1 基板と第 2 基板とに液晶層が挟持されてなる液晶表示素子であって、第 1 基板の表示領域には第 1 透明電極が設けられており、第 2 基板の表示領域には第 2 透明電極が設けられており、第 1 透明電極の厚さを d1 とし、第 2 透明電極の厚さを d2 とした場合、d1 及び d2 のうちの、少なくとも何れか一方が 60 nm 以下である。

WO 2012/073793 A1