

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2021年5月20日(20.05.2021)



(10) 国際公開番号

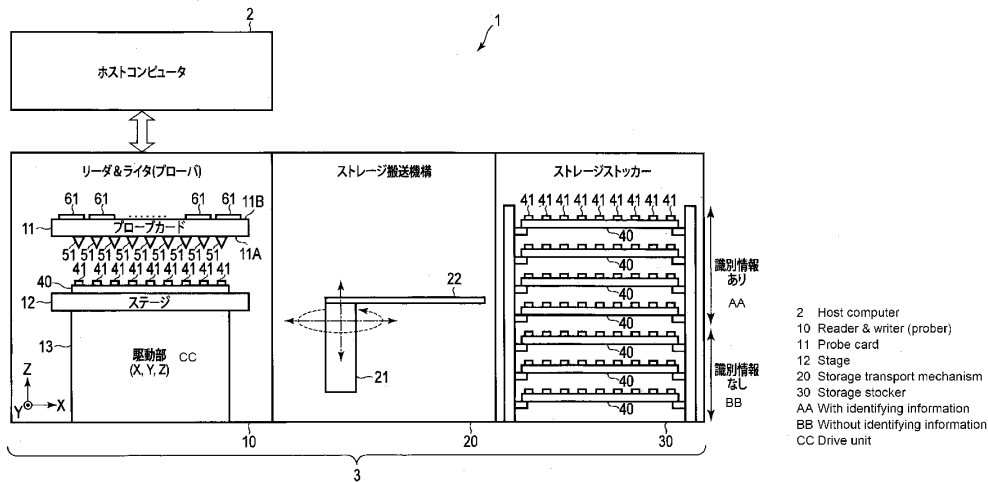
WO 2021/095252 A1

- (51) 国際特許分類:
H01L 21/677 (2006.01) G11C 29/00 (2006.01)
G06F 3/06 (2006.01) G06F 12/00 (2006.01)
- (21) 国際出願番号: PCT/JP2019/044933
- (22) 国際出願日: 2019年11月15日(15.11.2019)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (71) 出願人: キオクシア株式会社 (KIOXIA CORPORATION) [JP/JP]; 〒1080023 東京都港区芝浦三丁目1番21号 Tokyo (JP).
- (72) 発明者: 吉水 康人 (YOSHIMIZU, Yasuhito); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 福

島 崇(FUKUSHIMA, Takashi); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 人見 達郎(HITOMI, Tatsuro); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 井上 新(INOUE, Arata); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 三浦 正幸(MIURA, Masayuki); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 菅野 伸一(KANNO, Shinichi); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 藤澤 俊雄(FUJISAWA, Toshio); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 中塚 圭祐

(54) Title: STORAGE DEVICE AND STORAGE SYSTEM

(54) 発明の名称: ストレージデバイスおよびストレージシステム



(57) Abstract: A storage device comprising a prober and a stocker capable of storing a plurality of semiconductor wafers each including a plurality of non-volatile memory dies. A controller in the prober, if a set of identifying information and an inspection code having a correct correlation is not stored in a first semiconductor wafer transported from the stocker to a stage in the prober, writes the first identifying information and the first inspection code to the first semiconductor wafer. If a set of identifying information and an inspection code having a correct correlation is stored in the first semiconductor wafer, the controller acquires from a host computer or the first semiconductor wafer a first logical/physical address conversion

[続葉有]

(NAKATSUKA, Keisuke); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP). 佐貫 朋也(SANUKI, Tomoya); 〒1080023 東京都港区芝浦三丁目1番21号 キオクシア株式会社内 Tokyo (JP).

(74) 代理人: 特許業務法人スズエ国際特許事務所 (S & S INTERNATIONAL PPC); 〒1050001 東京都港区虎ノ門一丁目12番9号 スズエ・アンド・スズエビル Tokyo (JP).

(81) 指定国(表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

(84) 指定国(表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告 (条約第21条(3))
- 補正された請求の範囲 (条約第19条(1))

table associated with the identifying information of the first semiconductor wafer.

(57) 要約: ストレージデバイスは、プローバと、複数の不揮発性メモリダイを各々が含む複数の半導体ウェハを保管可能なストッカーとを含む。前記プローバ内のコントローラは、前記ストッカーから前記プローバ内のステージに搬送された第1の半導体ウェハに正しい対応関係を有する識別情報と検査符号との組が記憶されていない場合、第1の識別情報と第1の検査符号とを第1の半導体ウェハに書き込み、第1の半導体ウェハに正しい対応関係を有する識別情報と検査符号との組が記憶されている場合、第1の半導体ウェハの識別情報に関連付けられている第1の論理物理アドレス変換テーブルをホストコンピュータまたは第1の半導体ウェハから取得する。