(12)特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2004 年8 月5 日 (05.08.2004)

PCT

(10) 国際公開番号
WO 2004/066246 A1

(51) 国際特許分類[7]: G09G 3/20

(21) 国際出願番号: PCT/JP2003/016787

(22) 国際出願日: 2003 年12 月25 日 (25.12.2003)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:
特願2003-15810 2003 年1 月24 日 (24.01.2003) JP

(71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒141-0001 東京都 品川区 北品川6丁目7番35号 Tokyo (JP).

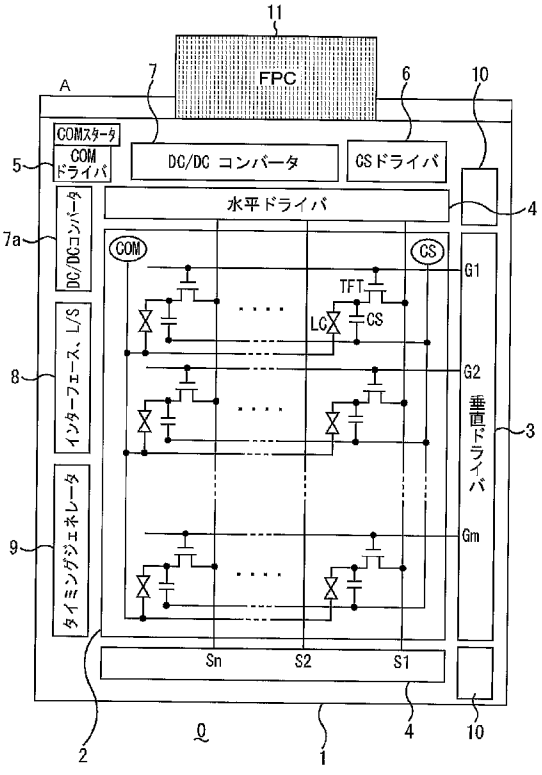
(72) 発明者; および

(75) 発明者/出願人 (米国についてのみ): 豊澤 昇 (TOYOZAWA,Noboru) [JP/JP]; 〒141-0001 東京都 品川区 北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP). 仲島 義晴 (NAKAJIMA,Yoshiharu) [JP/JP]; 〒141-0001 東京都 品川区 北品川6丁目7番35号 ソニー株式会社内 Tokyo (JP). 小山 浩寿 (KOYAMA,Hirotoshi) [JP/JP];

[続葉有]

(54) Title: DISPLAY DEVICE

(54) 発明の名称: 表示装置



A...COM STARTER
5...COM DRIVER
7a...DC/DC CONVERTER
8...INTERFACE, L/S
9...TIMING GENERATOR
7...DC/DC CONVERTER
6...CS DRIVER
4...HORIZONTAL DRIVER
3...VERTICAL DRIVER

(57) Abstract: A display device wherein power conservation in stand-by mode has been improved. A display device (0) is used as a display component of an electronic device capable of switching between normal power consumption state and low power consumption state, and comprises a panel prepared by integrally forming, on an insulating substrate (1), a display region (2) and a peripheral circuit part that drives the display region (2). The circuit part can be switched between operation and stand-by modes in response to a switching between the normal and low power consumption states of the electronic device body side. In the operation mode, the circuit part is activated, by a power supply voltage supplied from the electronic device body side, to drive the display region (2) for performing display. The circuit part includes stand-by control means that, in the stand-by mode, stops the driving of the display region (2) and inactivates the circuit part to suppress the power consumption, while the power supply voltage is being supplied from the electronic device body side. The stand-by control means executes a control sequence for blocking the DC components from flowing in resistor elements included at least in the circuit part during the inactivating process.

(57) 要約: 待機モード下で表示装置の節電効果を改善できる表示装置である。表示装置（０）は、通常消費電力状態と低消費電力状態の切り替えが可能な電子機器のディスプレイ部品として用いられ、表示領域（２）とこれを駆動する周辺の回路部とを絶縁基板（１）上に一体的に集積形成したパネルからなる。回路部は、電子機器本体側の通常消費電力状態と低消費電力状態の切り替えに応じて動作モードと待機モードに切り替え可能である。動作モード時、電子機器の本体側から電源電圧の供給を受けて動作し、表示領域（２）を駆動してディスプレイを行う。待機モード時、電子機器の本体側から電源電圧の供給を受けている状態のまま、表示領域２の駆動を停止するとともに、回路部を不活性化して電力消費を抑制する待機制御手段を備えている。待機制御手段は、不活性化の過程で少なくとも回路部に含まれる抵抗素子に流れる直流成分を遮断する制

[続葉有]

WO 2004/066246 A1

〒108-0023 東京都 港区 芝浦4丁目16番25号 株式会社ベンチャーセーフネット内 Tokyo (JP).

(74) 代理人: 中村 友之 (NAKAMURA,Tomoyuki); 〒105-0001 東京都 港区 虎ノ門1丁目2番3号 虎ノ門第一ビル9階 三好内外国特許事務所内 Tokyo (JP).

(81) 指定国 (国内): CN, KR, SG, US.

添付公開書類:
— 国際調査報告書

２文字コード及び他の略語については、定期発行される各*PCT*ガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。