

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2013 年 11 月 21 日(21.11.2013)



(10) 国際公開番号
WO 2013/172243 A1

- (51) 国際特許分類:
G02F 1/1345 (2006.01) *G09G 3/36* (2006.01)
G02F 1/1339 (2006.01) *G11C 19/00* (2006.01)
G09G 3/20 (2006.01) *G11C 19/28* (2006.01)
- (21) 国際出願番号: PCT/JP2013/063022
- (22) 国際出願日: 2013 年 5 月 9 日(09.05.2013)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2012-112771 2012 年 5 月 16 日(16.05.2012) JP
- (71) 出願人: シャープ株式会社(SHARP KABUSHIKI KAISHA) [JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町 2 2 番 2 2 号 Osaka (JP).
- (72) 発明者: 森 隆弘(MORI Takahiro).
- (74) 代理人: 特許業務法人 安富国際特許事務所 (YASUTOMI & ASSOCIATES); 〒5320003 大阪府大阪市淀川区宮原 3 丁目 5 番 3 6 号 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA,

BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.

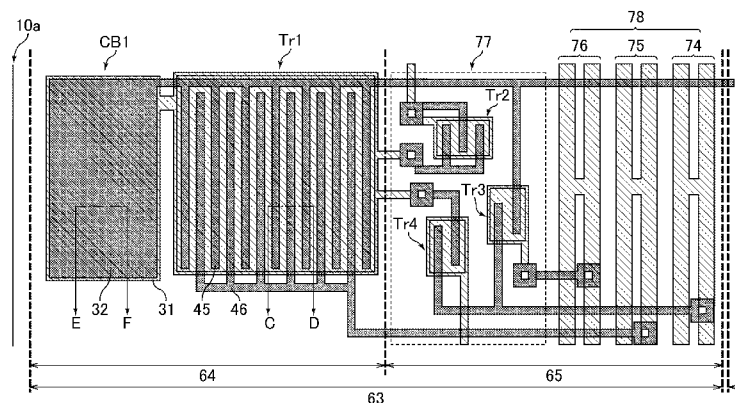
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーロシヤ (AM, AZ, BY, KG, KZ, RU, TJ, TM), ユーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

- 国際調査報告 (条約第 21 条(3))

(54) Title: LIQUID CRYSTAL DISPLAY

(54) 発明の名称: 液晶ディスプレイ



(57) Abstract: The present invention provides a liquid crystal display with which defects in quality can be reduced and the adhesion strength between substrates can be improved. This liquid crystal display is equipped with a first substrate, a second substrate, and a seal. The first substrate includes: a shift register formed monolithically on an insulation substrate; multiple bus lines; a first end part; and a display region. The shift register includes multiple unit circuits connected in multiple stages, and wiring connected to the multiple unit circuits, and is arranged in a region between the first end part and the display region. At least one of the unit circuits includes: a clock terminal; an output terminal; an output transistor; a second transistor; and a bootstrap condenser. The output transistor and the bootstrap condenser are arranged in a region between the first end part and the wiring or the second transistor.

(57) 要約:

[続葉有]



WO 2013/172243 A1



本発明は、品質上の不具合の発生を低減でき、かつ、基板間の接着強度を向上できる液晶ディスプレイを提供する。本発明は、第1及び第2基板と、シールとを備える液晶ディスプレイであって、第1基板は、絶縁基板上にモノリシック形成されたシフトレジスタと、複数のバスラインと、第1端部と、表示領域とを含み、シフトレジスタは、多段接続された複数の単位回路と、複数の単位回路に接続された配線とを含み、かつ、第1端部及び表示領域の間の領域内に配置され、単位回路は少なくとも一つは、クロック端子と、出力端子と、出力トランジスタと、第2トランジスタと、ブートストラップ・コンデンサとを含み、出力トランジスタ及びブートストラップ・コンデンサは、第1端部と、配線又は第2トランジスタとの間の領域内に配置される。