

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2014 年 8 月 14 日(14.08.2014)



(10) 国際公開番号

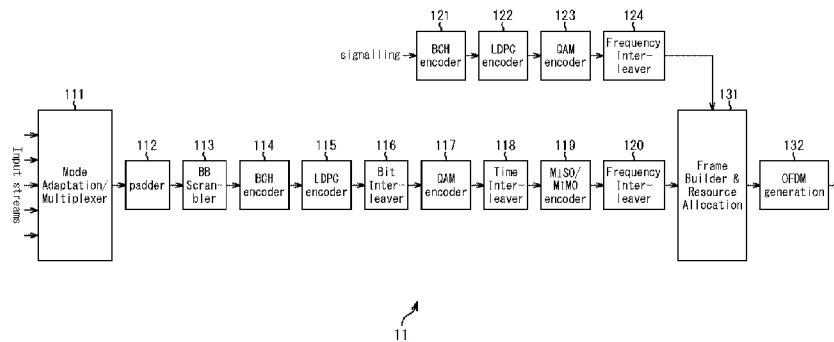
WO 2014/123018 A1

- (51) 国際特許分類:
H03M 13/19 (2006.01)
- (21) 国際出願番号: PCT/JP2014/051624
- (22) 国際出願日: 2014 年 1 月 27 日(27.01.2014)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2013-023883 2013 年 2 月 8 日(08.02.2013) JP
- (71) 出願人: ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 Tokyo (JP).
- (72) 発明者: 篠原 雄二 (SHINOHARA Yuji); 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP). 山本 真紀子 (YAMAMOTO Makiko); 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP).
- (74) 代理人: 稲本 義雄, 外 (INAMOTO Yoshio et al.); 〒1600023 東京都新宿区西新宿 7 丁目 5 番 2 5 号 西新宿木村屋ビルディング 9 階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).
- 添付公開書類:
— 国際調査報告 (条約第 21 条(3))

(54) Title: DATA PROCESSING DEVICE AND DATA PROCESSING METHOD

(54) 発明の名称: データ処理装置、及びデータ処理方法

図8



(57) Abstract: This technology pertains to a data processing device and data processing method which are capable of providing an LDPC code having a favorable error rate. This LDPC encoder encodes at a code length of 64,800 bits and at a 24/30, 25/30, 26/30, 27/30, 28/30 or 29/30 LDPC code rate. The LDPC code contains information bits and parity bits, and a check matrix (H) is configured from an information matrix section corresponding to the information bits of the LDPC code, and a parity matrix section corresponding to the parity bits. The information matrix section of the check matrix (H) is represented by a check matrix initial value table expressing the position of one element of the information matrix section for each of 360 rows. This technology can be applied in cases when conducting LDPC encoding and LDPC decoding.

(57) 要約: 本技術は、良好なエラーレートの LDPC 符号を提供することができるようにするデータ処理装置、及びデータ処理方法に関する。LDPC エンコーダは、符号長が 64800 ビットで、符号化率が 24/30、25/30、26/30、27/30、28/30、又は、29/30 の LDPC 符号による符号化を行う。LDPC 符号は、情報ビットとパリティビットを含み、検査行列 H は、LDPC 符号の情報ビットに対応する情報行列部とパリティビットに対応するパリティ行列部とで構成される。検査行列 H の情報行列部は、その情報行列部の 1 の要素の位置を 360 列ごとに表す検査行列初期値テーブルによって表される。本技術は、LDPC 符号化及び LDPC 復号を行う場合に適用できる。

WO 2014/123018 A1