

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2001 年 3 月 8 日 (08.03.2001)

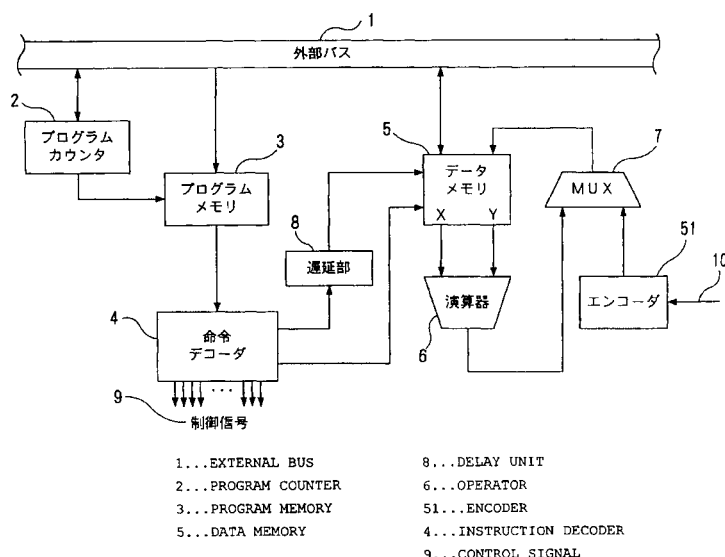
PCT

(10) 国際公開番号
WO 01/16712 A1

- (51) 国際特許分類⁷: G06F 9/30, 7/00 市庄内町1丁目11-53 Ehime (JP). 井上 貴生 (INOUE, Takao) [JP/JP]; 〒793-0030 愛媛県西条市大町736の28 Ehime (JP). 渡部隆弘 (WATANABE, Takahiro) [JP/JP]; 〒791-0202 愛媛県温泉郡重信町大字樋口714 Ehime (JP).
- (21) 国際出願番号: PCT/JP00/05900
- (22) 国際出願日: 2000 年 8 月 30 日 (30.08.2000)
- (25) 国際出願の言語: 日本語 (74) 代理人: 森本義弘 (MORIMOTO, Yoshihiro); 〒550-0005 大阪府大阪市西区西本町1丁目10番10号 西本町全日空ビル4階 Osaka (JP).
- (26) 国際公開の言語: 日本語
- (30) 優先権データ: 特願平11/244158 1999 年 8 月 31 日 (31.08.1999) JP (81) 指定国 (国内): CN, ID, JP, KR, SG, US.
- (71) 出願人 (米国を除く全ての指定国について): 松下電器産業株式会社 (MATSUSHITA ELECTRIC INDUSTRIAL CO., LTD.) [JP/JP]; 〒571-8501 大阪府門真市大字門真1006番地 Osaka (JP).
- 添付公開書類:
— 国際調査報告書
- 2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。
- (72) 発明者; および
(75) 発明者/出願人 (米国についてのみ): 今村 泰 (IMAMURA, Yasushi) [JP/JP]; 〒792-0811 愛媛県新居浜

(54) Title: DIGITAL SIGNAL PROCESSING APPARATUS AND METHOD FOR CONTROLLING THE SAME

(54) 発明の名称: デジタル信号処理装置およびその制御方法



(57) Abstract: A digital signal processing apparatus that suppresses power consumption increase and cost increase by reducing the circuit scale and has an increased signal processing speed, and a method for controlling the same. Conventional circuit constructions and capacity of a program memory (3) that have been necessary to execute a comparison instruction, a conditional jump instruction, and a jump instruction are eliminated and reduced by adding a relatively small scale circuit such as an encoder (51) that processes an external state signal (10) and a conditional decision data selection instruction decoding function.

[続葉有]

WO 01/16712 A1



(57) 要約:

本発明は、回路規模を低減して消費電力の増大およびコストアップを抑えることができ、かつ、信号処理速度をより高速化することができるデジタル信号処理装置およびその制御方法を提供する。このため、本発明は外部状態信号 10 を加工するエンコーダ 51 等の比較的小規模の回路と、条件判定データ選択命令デコード機能とを追加することにより、比較命令、条件ジャンプ命令、ジャンプ命令を実行するのに従来必要であった回路構成、及びプログラムメモリ 3 の容量を削除する。