

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2012 年 12 月 27 日(27.12.2012)



(10) 国際公開番号

WO 2012/176422 A1

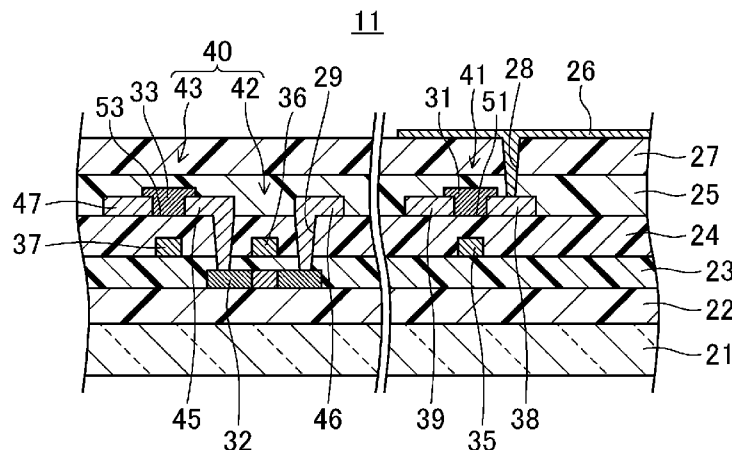
- (51) 国際特許分類:
G09F 9/30 (2006.01) H01L 29/786 (2006.01)
G02F 1/1368 (2006.01)
- (21) 国際出願番号: PCT/JP2012/003960
- (22) 国際出願日: 2012 年 6 月 18 日(18.06.2012)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2011-140300 2011 年 6 月 24 日(24.06.2011) JP
- (71) 出願人 (米国を除く全ての指定国について):
シャープ株式会社(SHARP KABUSHIKI KAISHA)
[JP/JP]; 〒5458522 大阪府大阪市阿倍野区長池町
2 2 番 2 2 号 Osaka (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 宮本 忠芳
(MIYAMOTO, Tadayoshi). 中野 文樹(NAKANO,
Fumiki).
- (74) 代理人: 特許業務法人前田特許事務所(MAEDA &
PARTNERS); 〒5410053 大阪府大阪市中央区本町
2 丁目 5 番 7 号 大阪丸紅ビル 5 階 Osaka (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保
護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA,
BB, BG, BH, BR, BW, BY, BZ, CA, CH, CL, CN, CO,
CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI,
GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS,
JP, KE, KG, KM, KN, KP, KR, KZ, LA, LC, LK, LR, LS,
LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX,
MY, MZ, NA, NG, NI, NO, NZ, OM, PE, PG, PH, PL, PT,
QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST,
SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保
護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW,
MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシ
ア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ
(AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR,
GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT,
NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI
(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR,
NE, SN, TD, TG).

[続葉有]

(54) Title: DISPLAY DEVICE AND METHOD FOR MANUFACTURING SAME

(54) 発明の名称: 表示装置及びその製造方法

[図1]



(57) Abstract: This display device is provided with: a circuit substrate having display regions and non-display regions; pixel drive TFTs for driving pixels, formed in the display regions and having source electrodes and drain electrodes being spaced apart from each other on an insulating film and a first active layer formed from an oxide semiconductor, provided on the opposite side from the insulating film so as to cover a space part between a source electrode and a drain electrode and part of the source electrode and part of the drain electrode adjacent to the space part; and drive circuit TFTs for driving the pixel drive TFTs, formed in the non-display regions and having a second active layer formed from a non-oxide semiconductor.

(57) 要約: 表示装置は、表示領域と非表示領域とを有する回路基板と、表示領域に形成され、絶縁膜上に互いに離隔して配置されたソース電極及びドレイン電極と、ソース電極及びドレイン電極の間の離隔部と離隔部に隣接するソース電極の一部及びドレイン電極の一部とを絶縁膜と反対側から覆うように設けられて酸化半導体からなる第1活性層とを有して画素を駆動するための画素駆動用TFTと、非表示領域に形成され、非酸化半導体からなる第2活性層を有して画素駆動用TFTを駆動するための駆動回路用TFTとを備えている。

WO 2012/176422 A1



添付公開書類:

— 国際調査報告 (条約第 21 条(3))