

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004 年 12 月 2 日 (02.12.2004)

PCT

(10) 国際公開番号
WO 2004/104975 A1

- (51) 国際特許分類⁷: G09G 3/30, 3/20
 (21) 国際出願番号: PCT/JP2004/007304
 (22) 国際出願日: 2004 年 5 月 21 日 (21.05.2004)
 (25) 国際出願の言語: 日本語
 (26) 国際公開の言語: 日本語
 (30) 優先権データ:
 特願2003-146758 2003 年 5 月 23 日 (23.05.2003) JP
 (71) 出願人 (米国を除く全ての指定国について): ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 Tokyo (JP).
 (72) 発明者; および
 (75) 発明者/出願人 (米国についてのみ): 内野 勝秀 (UCHINO, Katsuhide) [JP/JP]; 〒1410001 東京都品

川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP). 山下 淳一 (YAMASHITA, Junichi) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP). 山本 哲郎 (YAMAMOTO, Tetsuro) [JP/JP]; 〒1410001 東京都品川区北品川 6 丁目 7 番 3 5 号 ソニー株式会社内 Tokyo (JP).

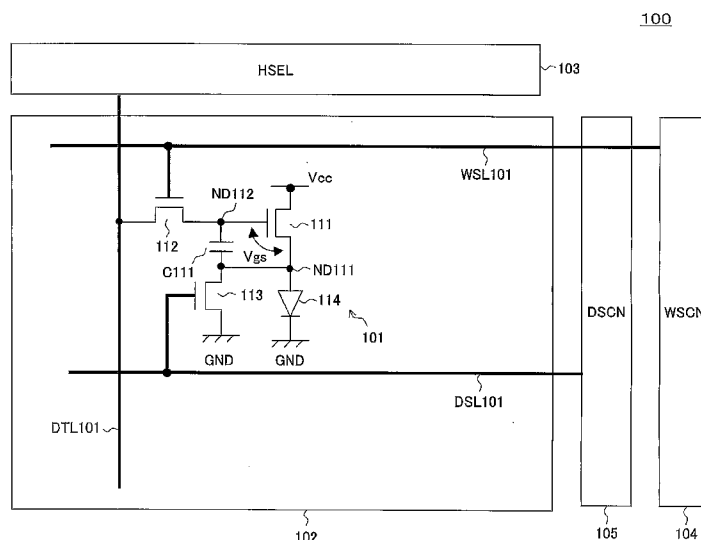
(74) 代理人: 佐藤 隆久 (SATO, Takahisa); 〒1110052 東京都台東区柳橋 2 丁目 4 番 2 号 創造国際特許事務所 Tokyo (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI,

[続葉有]

(54) Title: PIXEL CIRCUIT, DISPLAY UNIT, AND PIXEL CIRCUIT DRIVE METHOD

(54) 発明の名称: 画素回路、表示装置、および画素回路の駆動方法



(57) Abstract: A pixel circuit, a display unit and a pixel circuit drive method which enable a source follower output free from luminance deterioration even when the current-voltage characteristics of a light emitting element change with time, the source follower circuit of an n-channel transistor, and the use of an n-channel transistor as an EL drive element with the current anode/cathode electrodes still used, wherein the source of a TFT (111) as a drive transistor is connected to the anode of a light emitting element (114) with its drain connected to a power supply potential (VCC), a capacitor (C111) is connected between the gate and source of the TFT (111), and the source potential of the TFT (111) is connected to a fixed potential via a TFT (113) as a switch transistor.

(57) 要約: 発光素子の電流-電圧特性が経時変化しても、輝度劣化の無いソースフォロワー出力が行え、nチャネルトランジスタのソースフォロワー回路が可能となり、現状のアノード・カソード電極を用いたままで、nチャネルトランジスタをELの駆動素子として用いることができる画素回路、

[続葉有]



WO 2004/104975 A1



NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG,
SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

表示装置、および画素回路の駆動方法であって、駆動トランジスタとしてのTFT111のソースが発光素子114のアノードに接続され、ドレインが電源電位VCCに接続され、TFT111のゲート・ソース間にキャパシタC111が接続され、TFT111のソース電位をスイッチトランジスタとしてのTFT113に介して固定電位に接続する。