

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局



(10) 国际公布号
WO 2021/077364 A1

(43) 国际公布日
2021 年 4 月 29 日 (29.04.2021)

(51) 国际专利分类号:
G06F 9/54 (2006.01)

京市北清路 68 号用友产业园北区 16A 四层聂鹏, Beijing 100094 (CN)。

(21) 国际申请号: PCT/CN2019/113061

(81) 指定国(除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW。

(22) 国际申请日: 2019 年 10 月 24 日 (24.10.2019)

(25) 申请语言: 中文

(26) 公布语言: 中文

(71) 申请人: 北京希姆计算科技有限公司
(STREAM COMPUTING INC) [CN/CN]; 中国北京市
海淀区高里掌路 1 号院 6 号楼 202-24,
Beijing 100095 (CN)。

(72) 发明人: 罗飞(LUO, Fei); 中国北京市海淀区高
里掌路 1 号院 6 号楼 202-24, Beijing 100095 (CN)。
王维伟(WANG, Weiwei); 中国北京市海淀区高里
掌路 1 号院 6 号楼 202-24, Beijing 100095 (CN)。

(84) 指定国(除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT,

(74) 代理人: 北京竹辰知识产权代理事务所(普
通合伙)(BEIJING ZHUCHEN IP FIRM); 中国北

(54) Title: DATA PROCESSING METHOD, APPARATUS, ELECTRONIC DEVICE AND COMPUTER-READABLE STORAGE MEDIUM

(54) 发明名称: 数据处理方法、装置、电子设备及计算机可读存储介质

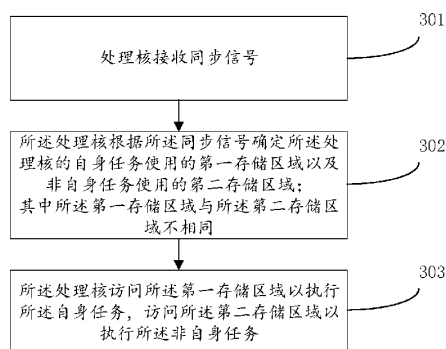


图 3

301 A PROCESSING CORE RECEIVES A SYNCHRONIZATION SIGNAL
302 ACCORDING TO THE SYNCHRONIZATION SIGNAL, THE PROCESSING CORE DETERMINES A FIRST STORAGE AREA USED BY A SELF TASK OF THE PROCESSING CORE AND A SECOND STORAGE AREA USED BY A NON-SELF TASK, THE FIRST STORAGE AREA BEING DIFFERENT FROM THE SECOND STORAGE AREA
303 THE PROCESSING CORE ACCESSES THE FIRST STORAGE AREA TO PERFORM THE SELF TASK, AND ACCESSES THE SECOND STORAGE AREA TO PERFORM THE NON-SELF TASK

(57) Abstract: A data processing method, apparatus, electronic device, and computer-readable storage medium. The data processing method comprises: a processing core receives a synchronization signal (301); according to the synchronization signal, the processing core determines a first storage area used by a self task of the processing core and a second storage area used by a non-self task, the first storage area being different from the second storage area (302); the processing core accesses the first storage area to perform the self task, and accesses the second storage area to perform the non-self task (303). By means of the described method, the storage areas corresponding to different tasks of the processing core are separated, which solves the technical problems in the art of a complex data consistency processing mechanism and inefficient processing when reading and writing to the same storage area.

[见续页]

WO 2021/077364 A1

RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI,
CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布：

— 包括国际检索报告(条约第21条(3))。

(57) 摘要：一种数据处理方法、装置、电子设备和计算机可读存储介质。其中该数据处理方法包括：处理核接收同步信号(301)；所述处理核根据所述同步信号确定所述处理核的自身任务使用的第一存储区域以及非自身任务使用的第二存储区域；其中所述第一存储区域与所述第二存储区域不相同(302)；所述处理核访问所述第一存储区域以执行所述自身任务，访问所述第二存储区域以执行所述非自身任务(303)。通过上述方法，将处理核的不同任务所对应的存储区域区分开，解决了现有技术中的对同一存储区域读写时所带来的数据一致性处理机制复杂、处理效率不高的技术问题。