

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2006年6月1日 (01.06.2006)

PCT

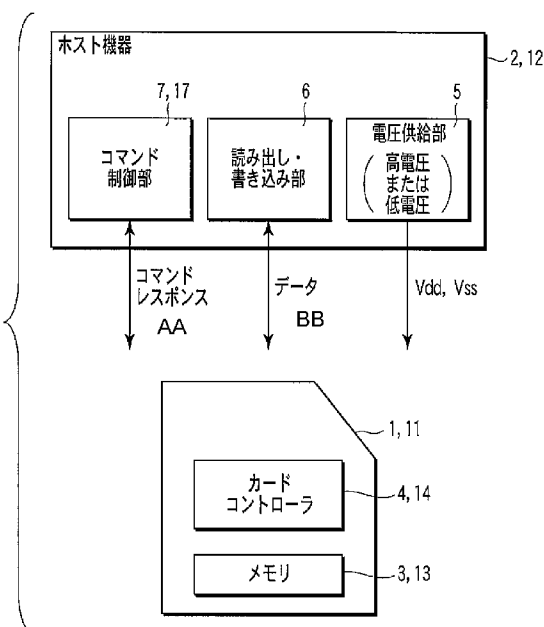
(10) 国際公開番号
WO 2006/057340 A1

- (51) 国際特許分類:
G06K 17/00 (2006.01) G06F 1/26 (2006.01)
G06K 19/07 (2006.01)
- (21) 国際出願番号: PCT/JP2005/021689
- (22) 国際出願日: 2005年11月25日 (25.11.2005)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
PCT/JP2004/017627
2004年11月26日 (26.11.2004) JP
- (71) 出願人 (米国を除く全ての指定国について): 株式会社 東芝 (KABUSHIKI KAISHA TOSHIBA) [JP/JP]; 〒1058001 東京都港区芝浦一丁目1番1号 Tokyo (JP).
- (72) 発明者; および
- (75) 発明者/出願人 (米国についてのみ): 藤本 曜久 (FUJIMOTO, Akihisa) [JP/JP].
- (74) 代理人: 鈴江 武彦, 外 (SUZUYE, Takehiko et al.); 〒1000013 東京都千代田区霞が関3丁目7番2号 鈴榮特許総合事務所内 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR),

[続葉有]

(54) Title: CARD AND HOST DEVICE

(54) 発明の名称: カードおよびホスト機器



2, 12... HOST DEVICE
 7, 17... COMMAND CONTROL SECTION
 6... READ/WRITE SECTION
 5... VOLTAGE SUPPLYING SECTION (HIGH VOLTAGE OR LOW VOLTAGE)
 AA... COMMAND RESPONSE
 BB... DATA
 4, 14... CARD CONTROLLER
 3, 13... MEMORY

(57) Abstract: A host device (2) reads out information from a card (1) and writes information in the card. The host device can supply a power supply voltage which belongs to either a first voltage range or a second voltage range smaller than the first voltage range, and issues a voltage discriminating command (CMDV) to the card. The voltage discriminating command includes a voltage range discriminating section (VOLS), an error detecting section (ED) and a check pattern section (CPS). The voltage range discriminating section includes information indicating to which of the ranges, namely, the first voltage range or the second voltage range, the power supply voltage belongs. The error detecting section has a pattern configured to permit the card which received the voltage discriminating command to detect an error of the voltage discriminating command. The check pattern section has a pattern previously set.

(57) 要約: ホスト機器 (2) は、カード (1) から情報を読み出し、且つカードに情報を書き込み、且つ第1電圧範囲または第1電圧範囲より小さい第2電圧範囲の何れかに属する電源電圧を供給可能であり、電圧識別コマンド (CMDV) を前記カードに発行する。電圧識別コマンドは、電圧範囲識別部 (VOLS) と、誤り検出部 (ED) と、チェックパターン部 (CPS) とを含む。電圧範囲識別部は、電源電圧が第1電圧範囲または第2電圧範囲のいずれに属するかを示す情報を含む。誤り検出部は、電圧識別コマンドを受信したカードが電圧識別コマンドの誤りを検出できるよう構成されたパターンを有する。チェックパターン部は、予め設定されたパターンを有する。



OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML,
MR, NE, SN, TD, TG).

2文字コード及び他の略語については、定期発行される
各*PCT*ガゼットの巻頭に掲載されている「コードと略語
のガイダンスノート」を参照。

添付公開書類:

— 国際調査報告書