

(19) 世界知的所有権機関
国際事務局(43) 国際公開日
2004 年 11 月 11 日 (11.11.2004)

PCT

(10) 国際公開番号
WO 2004/097786 A1(51) 国際特許分類⁷: G09G 3/36, 3/20, G02F 1/133[JP/JP]; 〒1080075 東京都港区港南四丁目 1 番 8 号
Tokyo (JP).

(21) 国際出願番号: PCT/JP2004/006278

(72) 発明者; および

(22) 国際出願日: 2004 年 4 月 30 日 (30.04.2004)

(75) 発明者/出願人 (米国についてのみ): 五十嵐 和明
(IGARASHI, Kazuaki) [JP/JP]. 寺西 謙太郎 (TERAN-
ISHI, Kentaro).

(25) 国際出願の言語: 日本語

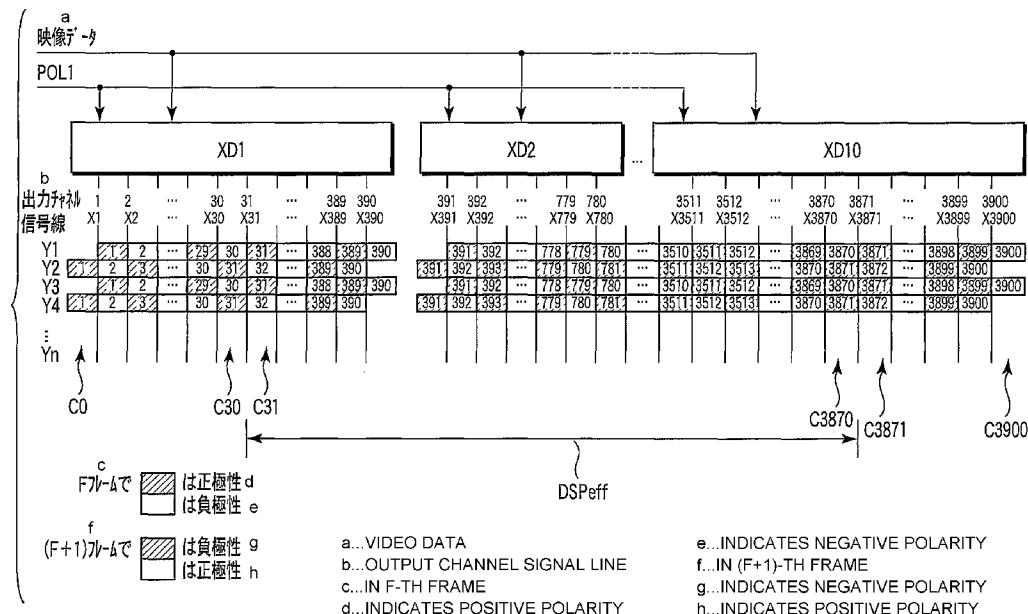
(26) 国際公開の言語: 日本語

(74) 代理人: 鈴江 武彦, 外(SUZUYE, Takehiko et al.); 〒
1000013 東京都千代田区霞が関 3 丁目 7 番 2 号 鈴榮
特許綜合法律事務所内 Tokyo (JP).(30) 優先権データ:
特願2003-125613 2003 年 4 月 30 日 (30.04.2003) JP(81) 指定国 (表示のない限り、全ての種類の国内保護が
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,
ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS,

[続葉有]

(54) Title: ARRAY SUBSTRATE FOR DISPLAY DEVICE AND DISPLAY DEVICE

(54) 発明の名称: 表示装置用アレイ基板及び表示装置



(57) Abstract: An array substrate includes m columns each having n rows of pixels PX in an effective display section DSP_{eff} and a dummy pixel string consisting of dummy pixels out of the effective display section DSP_{eff}. Each pixel and each dummy pixel includes a switching element arranged at an intersection of each scan line and each signal line. Each of the signal lines is connected to one switching element in one row. The switching element of the N-th row of the (M+1)-th column of pixel string and the switching element of the (N+1)-th row of the M-th column of pixel string are connected to the same signal line and video signals of inverse polarities are supplied to the adjacent signal lines.

(57) 要約: アレイ基板は、有効表示部 DSP_{eff} において、1 列に n 行の画素 PX を配列した画素列を m 列を備え、有効表示部 DSP_{eff} 外側において、ダミー画素を配列してなるダミー画素列を備えている。各画素及び各ダミー画素は、各走査線と各信号線との交差部に配置された

[続葉有]

WO 2004/097786 A1



LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE,

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

スイッチング素子を含む。各信号線には1行に1個のスイッチング素子が接続されている。(M+1)列目の画素列のうちのN行目のスイッチング素子及びM列目の画素列のうちの(N+1)行目のスイッチング素子は、同一信号線に接続され、しかも、隣接する信号線に互いに逆極性の映像信号が供給される。