

(12) 特許協力条約に基づいて公開された国際出願

(19) 世界知的所有権機関
国際事務局

(43) 国際公開日
2014 年 1 月 3 日(03.01.2014)



(10) 国際公開番号
WO 2014/002821 A1

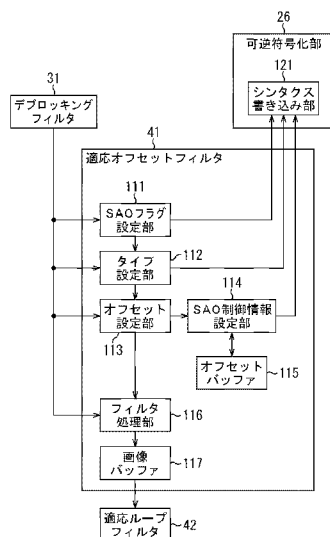
- (51) 国際特許分類:
H04N 7/26 (2006.01)
- (21) 国際出願番号: PCT/JP2013/066667
- (22) 国際出願日: 2013 年 6 月 18 日(18.06.2013)
- (25) 国際出願の言語: 日本語
- (26) 国際公開の言語: 日本語
- (30) 優先権データ:
特願 2012-144217 2012 年 6 月 27 日(27.06.2012) JP
- (71) 出願人: ソニー株式会社 (SONY CORPORATION) [JP/JP]; 〒1080075 東京都港区港南 1 丁目 7 番 1 号 Tokyo (JP).
- (72) 発明者: 中神 央二 (NAKAGAMI Ohji); 〒1080075 東京都港区港南 1 丁目 7 番 1 号 ソニー株式会社内 Tokyo (JP).
- (74) 代理人: 稲本 義雄, 外 (INAMOTO Yoshio et al.); 〒1600023 東京都新宿区西新宿 7 丁目 5 番 2 5 号 西新宿木村屋ビルディング 9 階 Tokyo (JP).
- (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IS, JP, KE, KG, KN, KP, KR, KZ, LA, LC, LK, LR, LS, LT, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SC, SD, SE, SG, SK, SL, SM, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, ZA, ZM, ZW.
- (84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, RU, TJ, TM), ヨーロッパ (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG).

[続葉有]

(54) Title: IMAGE PROCESSING DEVICE AND METHOD

(54) 発明の名称: 画像処理装置および方法

図9



- 26 Reversible encoding unit
31 Deblocking filter
41 Adaptive offset filter
42 Adaptive loop filter
111 SAO flag setting unit
112 Type setting unit
113 Offset setting unit
114 SAO control information setting unit
115 Offset buffer
116 Filter processing unit
117 Image buffer
121 Syntax write unit

(57) Abstract: The present disclosures pertain to an image processing device and method that enable a reduction in the amount of coding during encoding and decoding. A type setting unit uses post-deblocking pixel values to, in LCU units, set the type of a filter that is common to Y, Cb, and Cr components, and supplies the result to a syntax write unit. An offset setting unit uses the post-deblocking pixel values to set an offset that is independent for each of the Y, Cb, and Cr components in LCU units. An SAO control information setting unit supplies to the syntax write unit an offset or a merge flag that is set having referred to the offset from the offset setting unit. The present disclosures can, for example, be applied to an image processing device.

(57) 要約: 本開示は、符号化または復号における符号量を削減することができるようにする画像処理装置および方法に関する。タイプ設定部は、デブロック後画素値を用いて、LCU単位で、Y、Cb、Crのコンポーネント間で共通であるフィルタのタイプを設定し、シンタクス書き込み部に供給する。オフセット設定部は、デブロック後画素値を用いて、LCU単位で、Y、Cb、Crの各コンポーネントで独立したオフセットを設定する。SAO制御情報設定部は、オフセット設定部からのオフセットを参照して設定されるマージフラグ、またはオフセットをシンタクス書き込み部に供給する。本開示は、例えば、画像処理装置に適用することができる。

WO 2014/002821 A1



添付公開書類:

— 国際調査報告 (条約第 21 条(3))

— 補正された請求の範囲及び説明書 (条約第 19 条(1))