

(12) 특허협력조약에 의하여 공개된 국제출원

(19) 세계지식재산권기구
국제사무국



(10) 국제공개번호

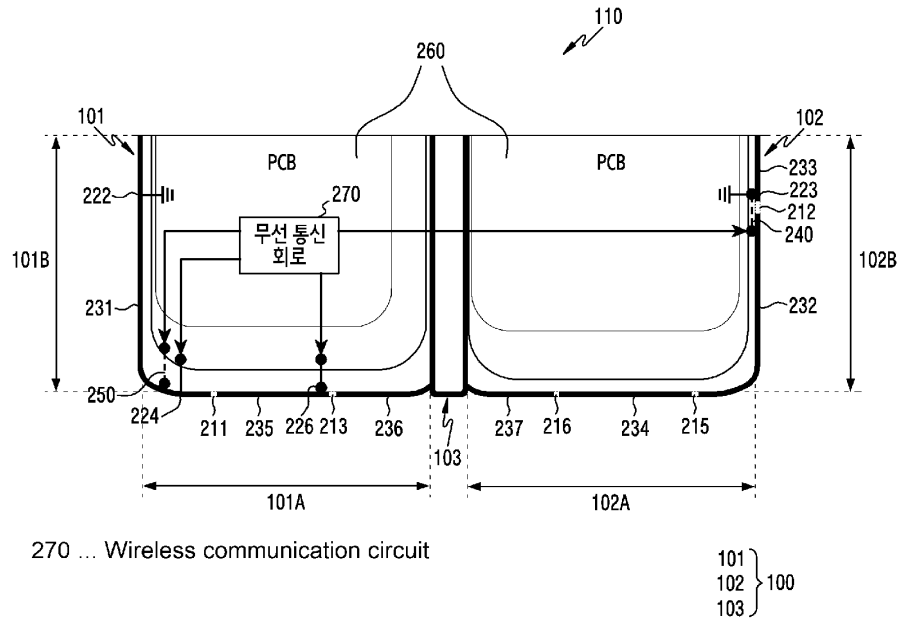
WO 2022/225370 A1

2022 년 10 월 27 일 (27.10.2022) WIPO | PCT

- (51) 국제특허분류: *H04M 1/02* (2006.01) *H01Q 1/24* (2006.01)
(21) 국제출원번호: PCT/KR2022/005800
(22) 국제출원일: 2022 년 4 월 22 일 (22.04.2022)
(25) 출원언어: 한국어
(26) 공개언어: 한국어
(30) 우선권정보: 10-2021-0052431 2021 년 4 월 22 일 (22.04.2021) KR
(71) 출원인: 삼성전자 주식회사 (SAMSUNG ELECTRONICS CO., LTD.) [KR/KR]; 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).
(72) 발명자: 최낙청 (CHOI, Nakchung); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 윤희찬 (YUN, Himchan); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 천재봉 (CHUN, Jaebong); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR). 황순호 (HWANG, Soonho); 16677 경기도 수원시 영통구 삼성로 129, Gyeonggi-do (KR).
(74) 대리인: 권혁록 등 (KWON, Hyuk-Rok et al.); 03173 서울특별시 종로구 새문안로 5길 19, 11층, Seoul (KR).
(81) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 국내 권리의 보호를 위하여): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, ME, MG, MK, MN, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA, PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC,

(54) Title: ANTENNA STRUCTURE FOR IMPROVING RADIATION PERFORMANCE AND ELECTRONIC DEVICE COMPRISING SAME

(54) 발명의 명칭: 방사 성능 향상을 위한 안테나 구조 및 이를 포함하는 전자 장치



(57) Abstract: A foldable electronic device of the present disclosure comprises: a housing which includes a first housing of an electronic device, a second housing corresponding to the first housing, and a hinge structure connecting the first housing to the second housing, and is switchable into a folded or unfolded state around the hinge structure, wherein the first housing includes a first edge and a second edge extending perpendicularly from the first edge, and the second housing includes a third edge corresponding to the first edge and a fourth edge corresponding to the second edge and extending perpendicularly from the third edge, and the first housing includes a first segment portion formed at a first point on the first edge, a second point connected to the ground on the second edge, and a first conductive portion connecting the first segment portion to the second point along a first side surface, and the second housing includes

[다음 쪽 계속]

SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT,
TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW.

- (84) 지정국 (별도의 표시가 없는 한, 가능한 모든 종류의 역
내 권리의 보호를 위하여): ARIPO (BW, GH, GM, KE,
LR, LS, MW, MZ, NA, RW, SD, SL, ST, SZ, TZ, UG, ZM,
ZW), 유라시아 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 유
럽 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI,
FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, MK,
MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI
(BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML,
MR, NE, SN, TD, TG).

공개:

— 국제조사보고서와 함께 (조약 제21조(3))

a third point connected to the ground on the fourth edge, a second segment portion formed at one point of the fourth edge, a second conductive portion extending from the second segment portion to the third edge along a second side surface, and a third conductive portion spaced apart from the second conductive portion by the second segment portion; a switch circuit which connects the second conductive portion to the third conductive portion; and a processor, wherein the processor may control the switch circuit to electrically connect or separate the second conductive portion and the third conductive portion.

(57) 요약서: 본 개시의 폴더블 전자 장치는 전자 장치의 제1 하우징, 제1 하우징과 대응되는 제2 하우징 및 제1 하우징과 제2 하우징을 연결하는 힌지 구조를 포함하고, 힌지 구조를 중심으로 접힘 또는 펼침 상태로 전환 가능한 하우징, 제1 하우징은 제1 가장자리 및 제1 가장자리에서 수직하게 연장되는 제2 가장자리를 포함하고, 제2 하우징은 제1 가장자리에 대응하는 제3 가장자리, 및 제2 가장자리와 대응하고 제3 가장자리에서 수직하게 연장되는 제4 가장자리를 포함하고, 제1 하우징은, 제1 가장자리 상의 제1 지점에 형성되는 제1 분절부, 제2 가장자리 상에서 그라운드와 연결되는 제2 지점 및 제1 측면을 따라 제1 분절부와 제2 지점을 연결하는 제1 도전부를 포함하고, 제2 하우징은, 제4 가장자리 상에서 그라운드와 연결되는 제3 지점, 제4 가장자리의 일 지점에 형성되는 제2 분절부, 제2 측면을 따라 제2 분절부에서 제3 가장자리로 연장되는 제2 도전부 및 제2 분절부에 의해 제2 도전부와 이격되는 제3 도전부를 포함하고, 제2 도전부와 제3 도전부를 연결하는 스위치 회로 및 프로세서를 포함하고, 프로세서는, 스위치 회로를 제어함으로써 제2 도전부와 제3 도전부를 전기적으로 연결하거나 분리할 수 있다.