

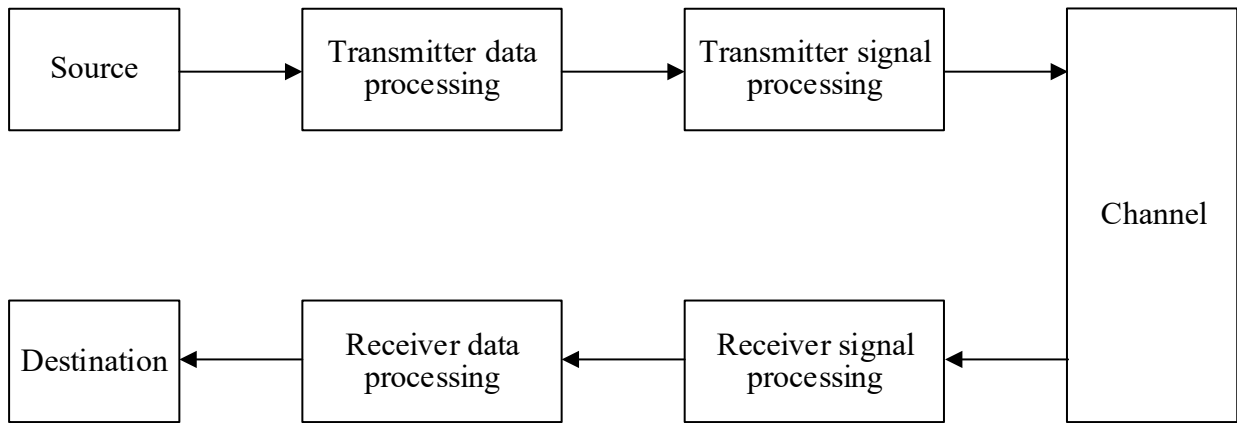


FIG. 1

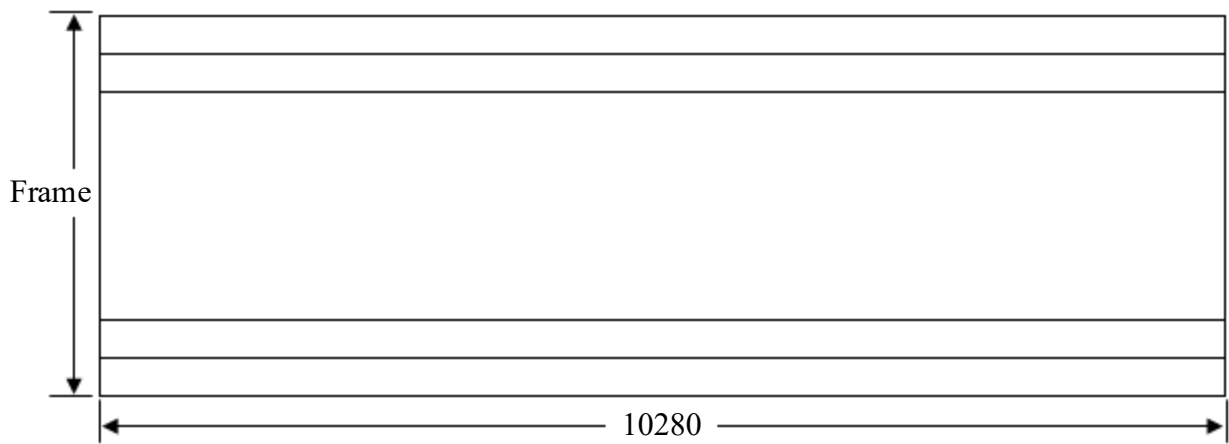


FIG. 2

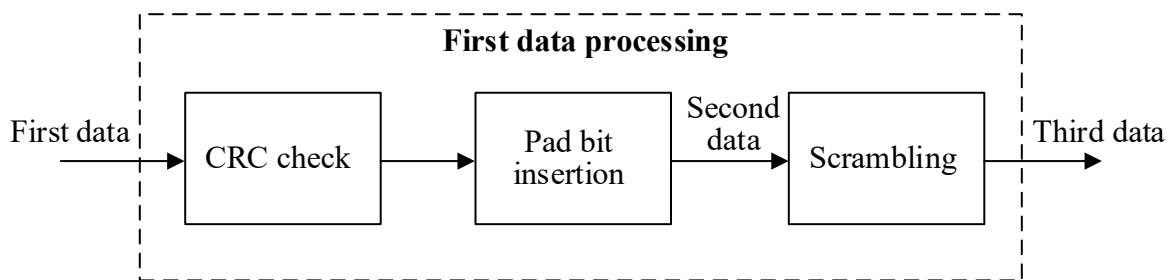


FIG. 3

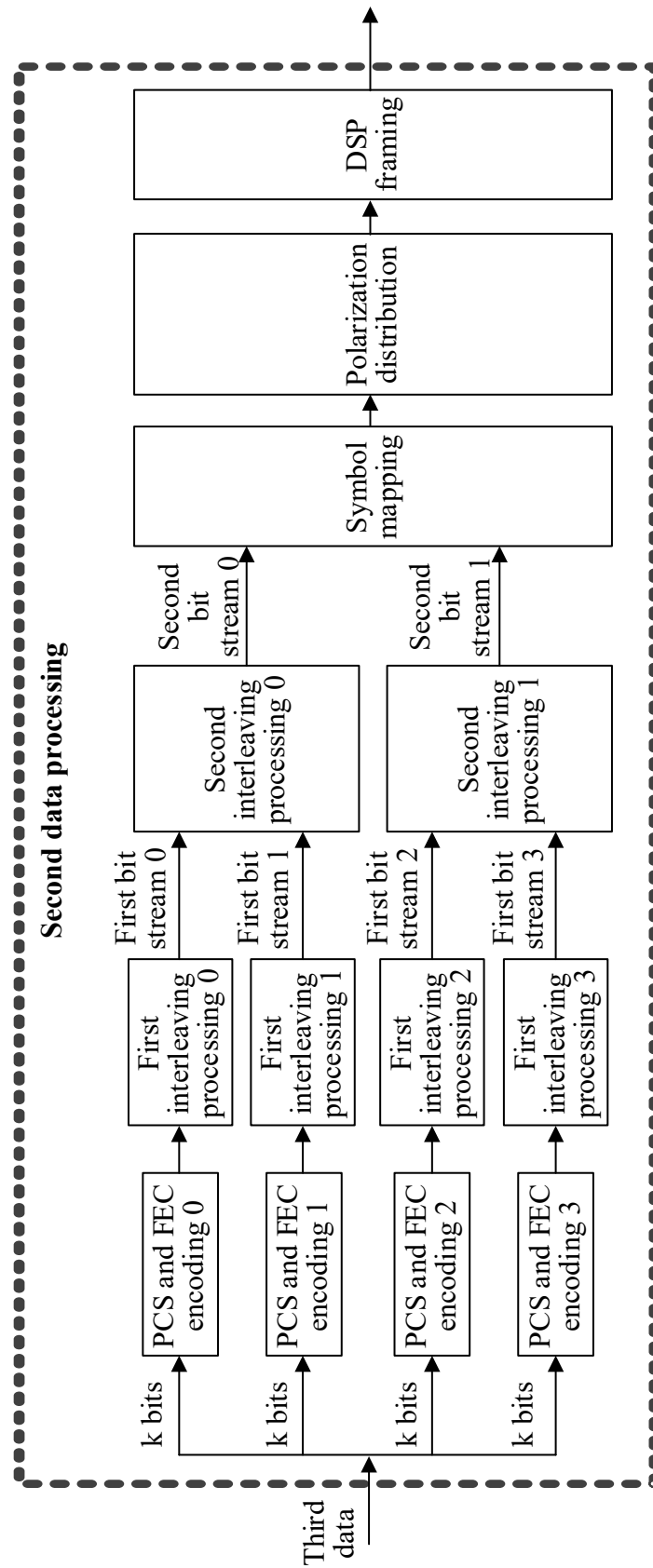


FIG. 4

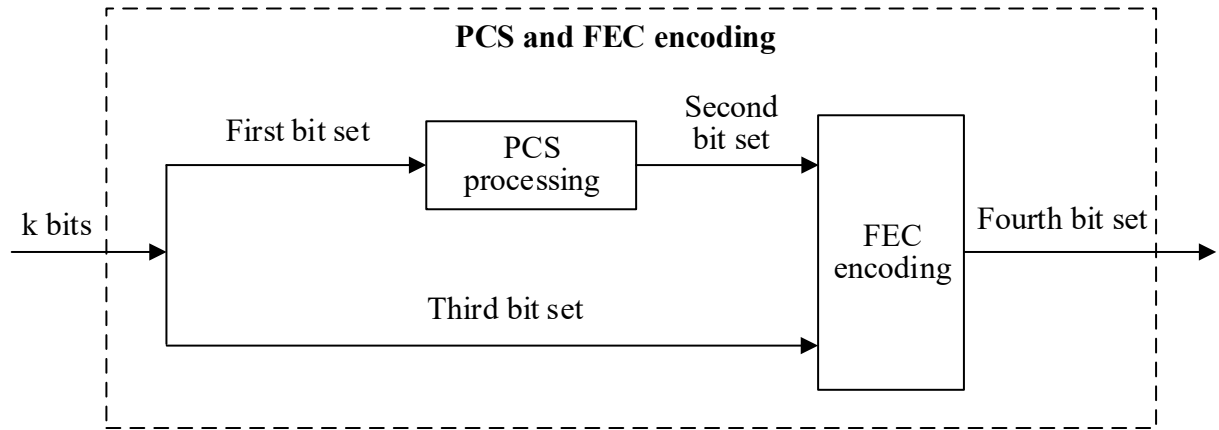


FIG. 5

$B_{0,0}$	$B_{0,1}$	$B_{0,2}$	$B_{0,3}$	$B_{0,4}$	$B_{0,5}$	$B_{0,6}$	$B_{0,7}$
0 1	512	1024	1536	2048	2560	3072	3584
16 17	31	:	:	:	:	:	:
32	:	:	:	:	:	:	:
:	:	:	:	:	:	:	:
240	255	767	1279	1791	2303	2815	3327
256	271	768	1280	1792	2304	2816	3328
272	:	:	:	:	:	:	:
:	:	:	:	:	:	:	:
496	511	1023	1535	2047	2559	3071	3583
$B_{1,0}$	$B_{1,1}$	$B_{1,2}$	$B_{1,3}$	$B_{1,4}$	$B_{1,5}$	$B_{1,6}$	$B_{1,7}$

FIG. 6

Row \ Column	Column															
	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 7

$T_{0,0}$	$T_{0,1}$	$T_{0,2}$	$T_{0,3}$	$T_{0,4}$	$T_{0,5}$	$T_{0,6}$	$T_{0,7}$
$T_{1,0}$	$T_{1,1}$	$T_{1,2}$	$T_{1,3}$	$T_{1,4}$	$T_{1,5}$	$T_{1,6}$	$T_{1,7}$

FIG. 8

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	

A shadowed bit is from a
PCS processed bit

FIG. 9(a)

A shadowed bit is from a PCS processed bit

Column Row	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 9(b)

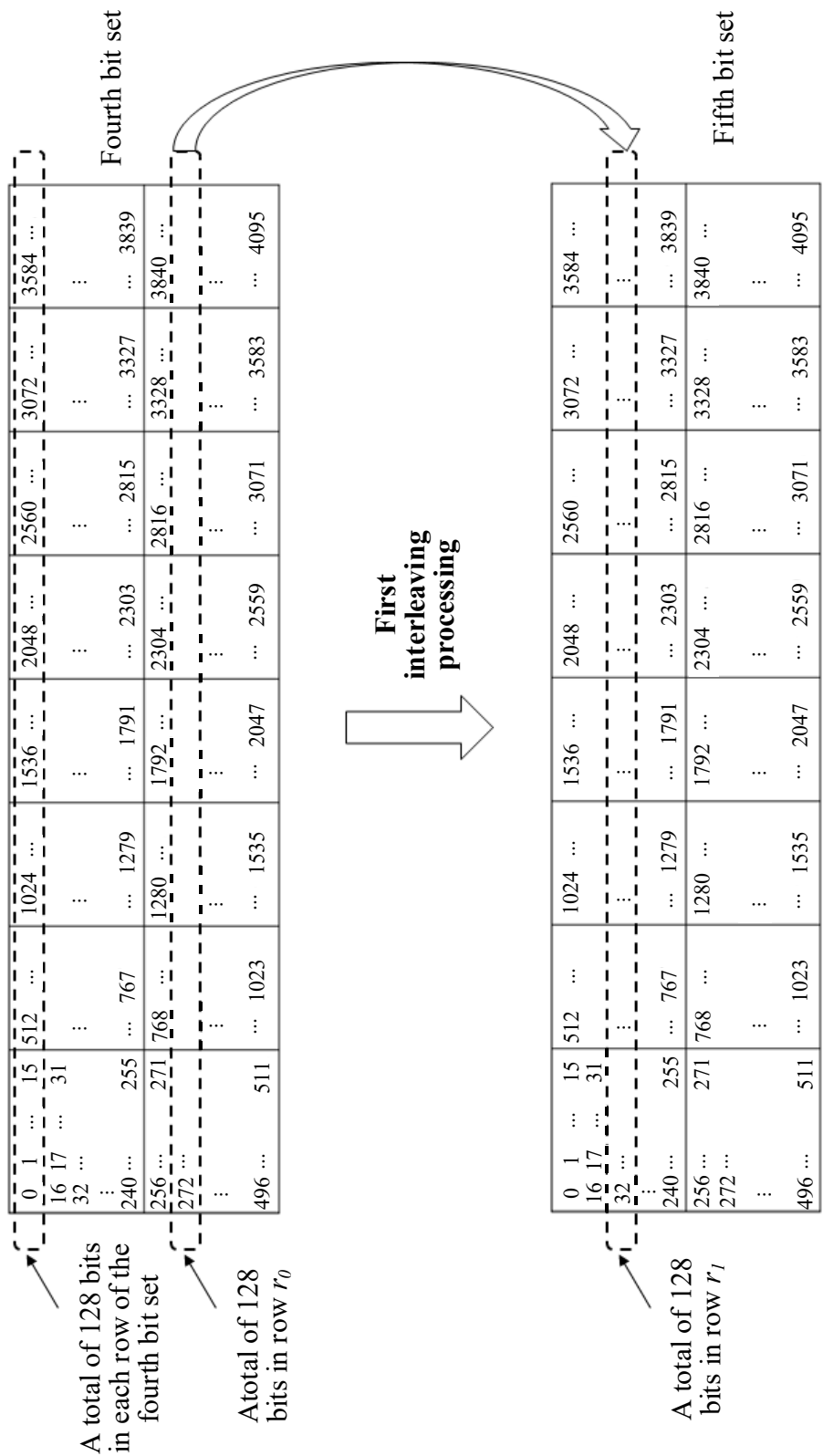


FIG. 10

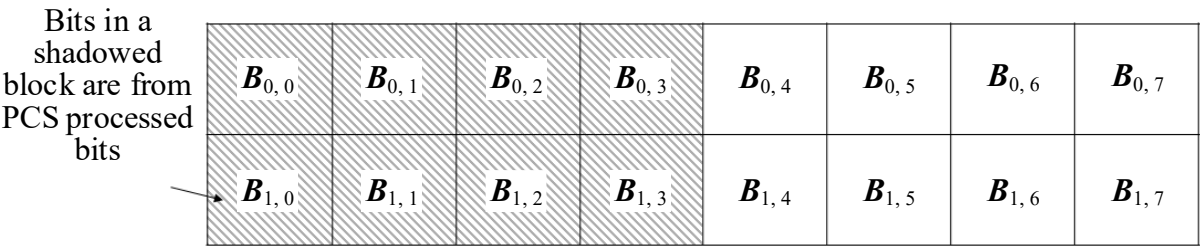


FIG. 11(a)

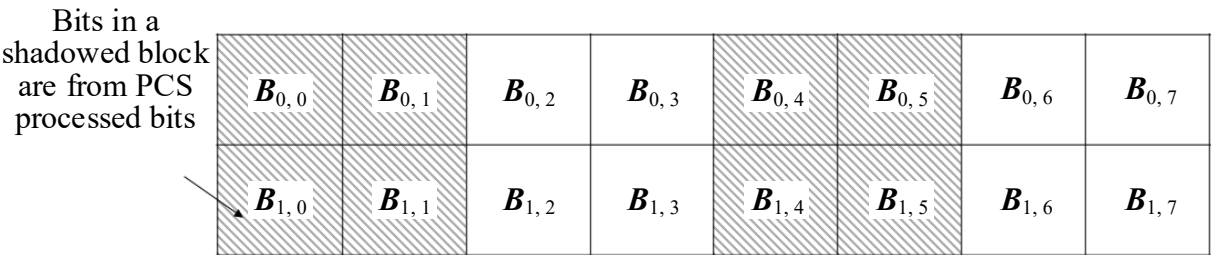


FIG. 11(b)

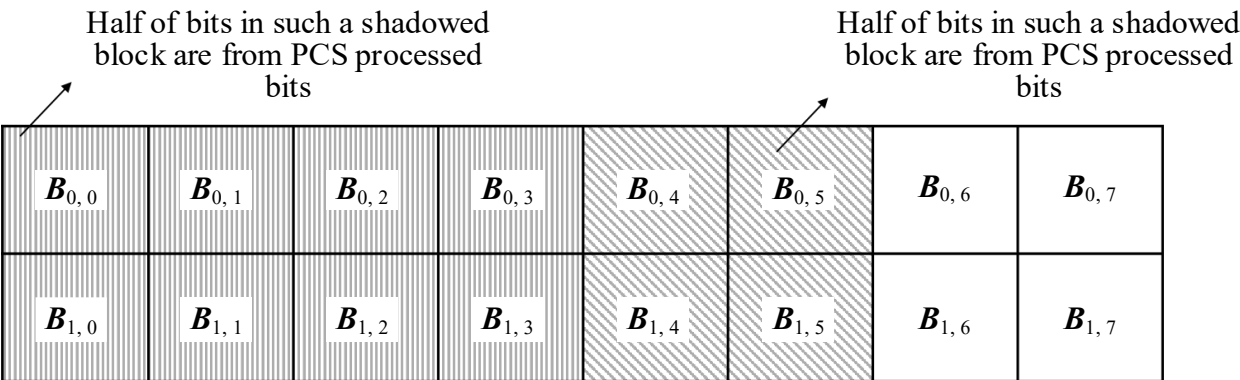


FIG. 11(c)

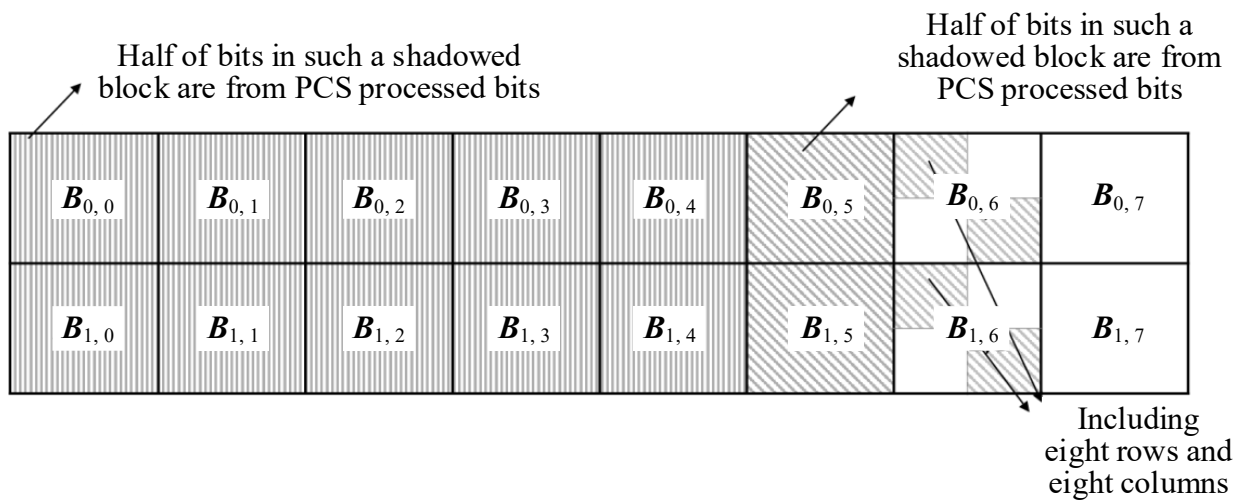


FIG. 11(d)

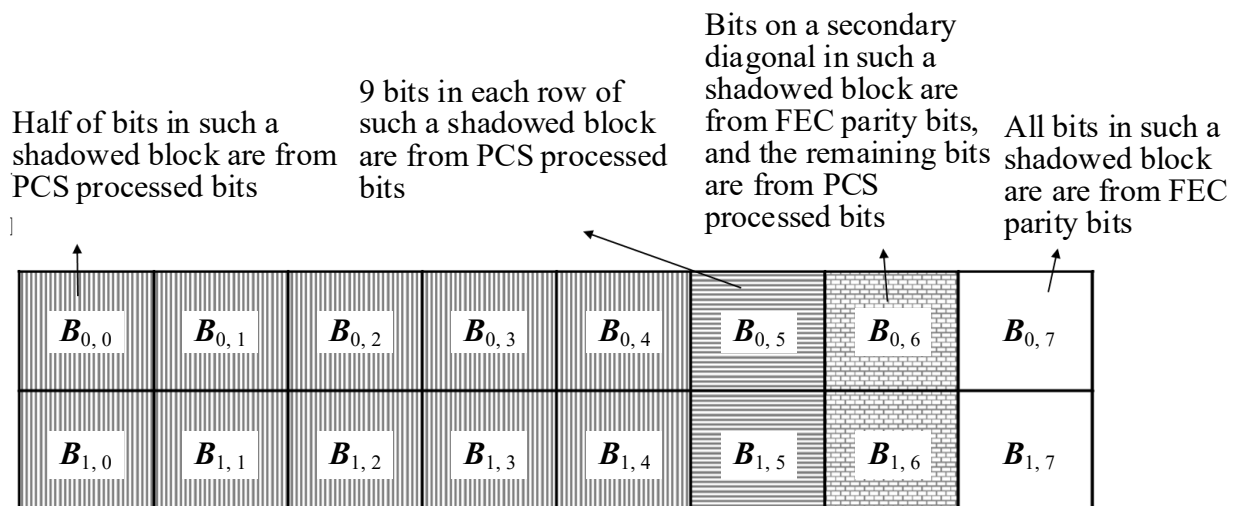


FIG. 11(e)

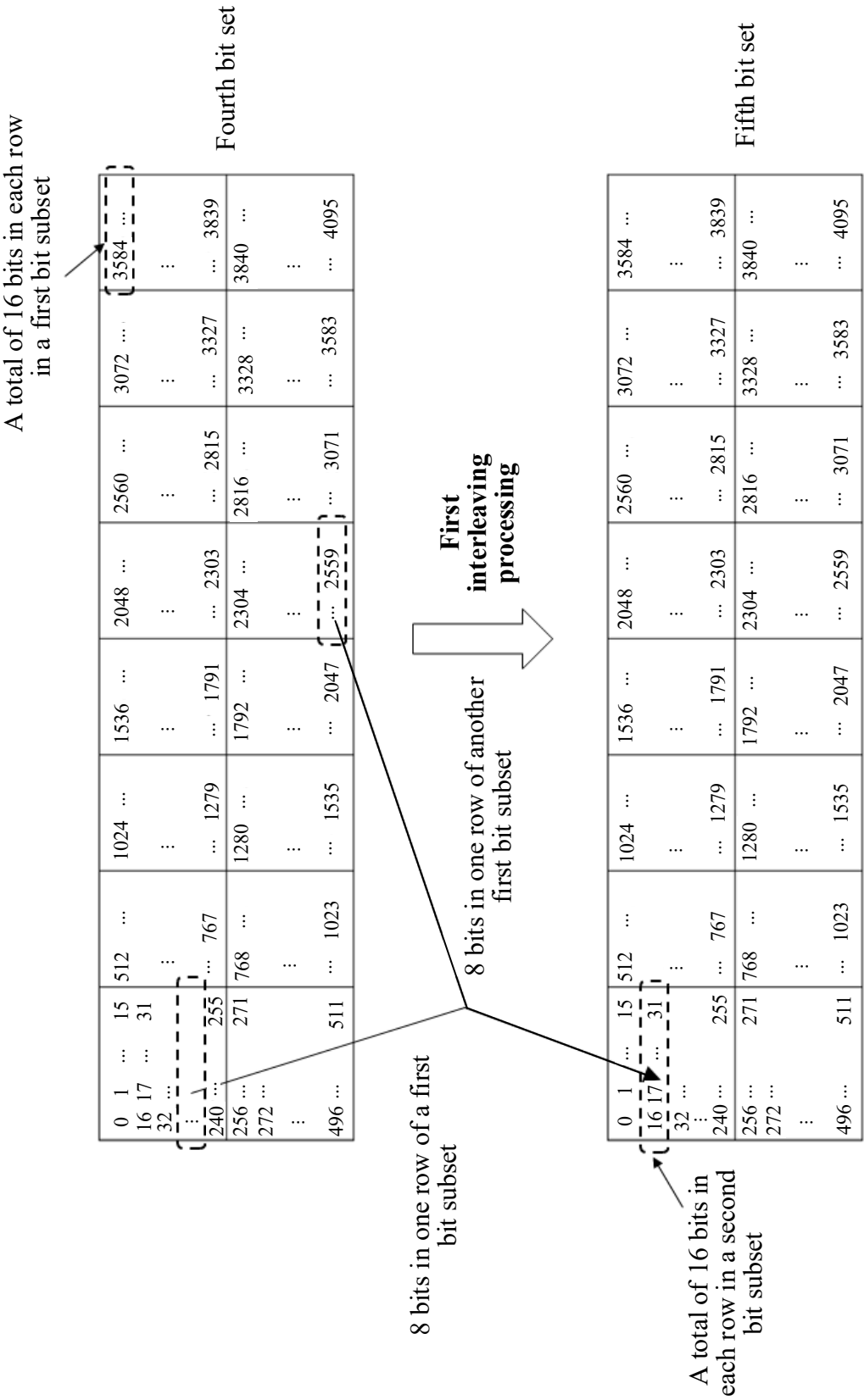


FIG. 12

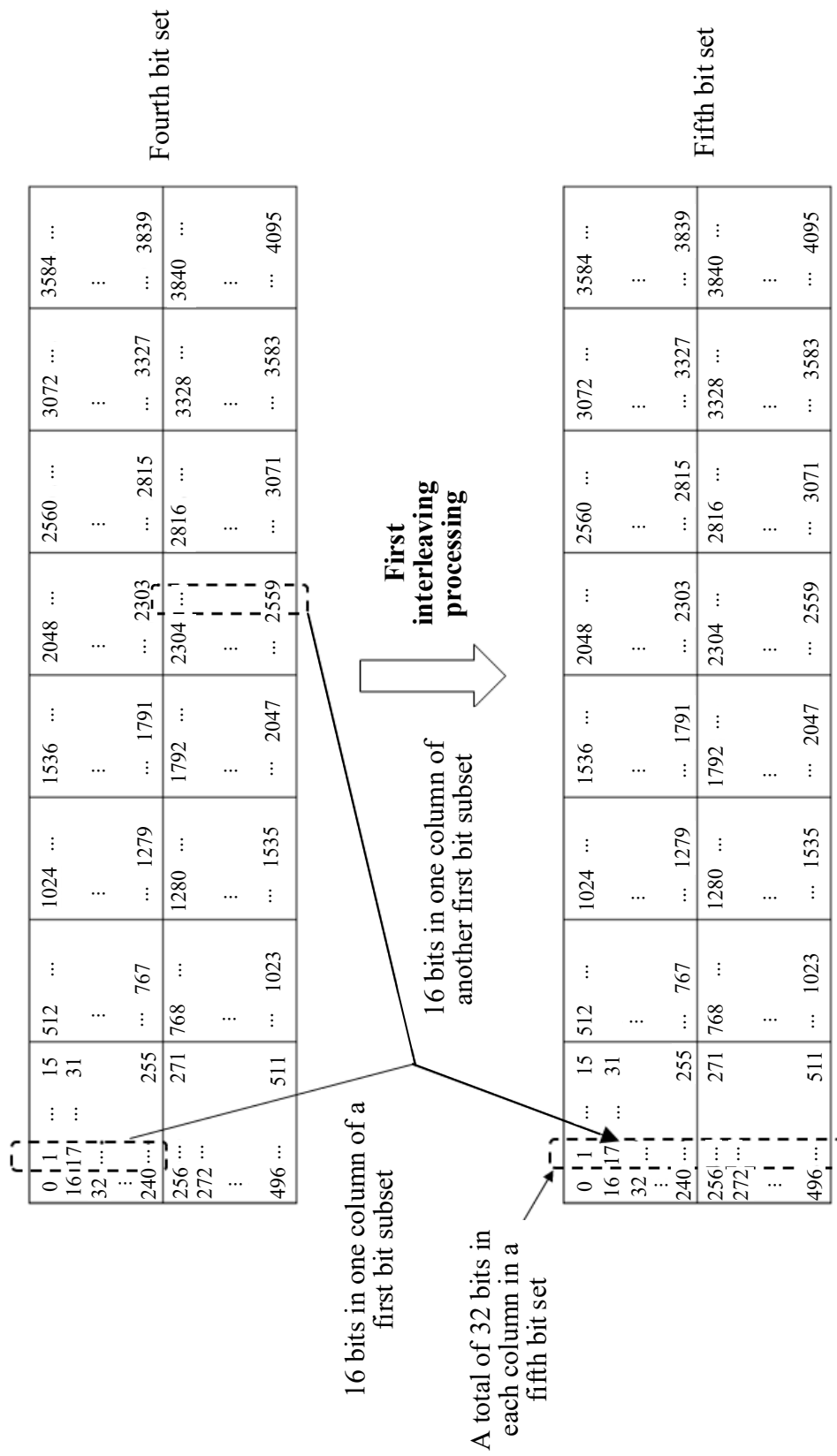


FIG. 13

(0,0)	(1,1)	(2,2)	(3,3)	(4,4)	(5,5)	(6,6)	(7,7)	(8,8)	(9,9)	(10,10)	(11,11)	(12,12)	(13,13)	(14,14)	(15,15)
(14,15)	(15,0)	(0,1)	(1,2)	(2,3)	(3,4)	(4,5)	(5,6)	(6,7)	(7,8)	(8,9)	(9,10)	(10,11)	(11,12)	(12,13)	(13,14)
(12,14)	(13,15)	(14,0)	(15,1)	(0,2)	(1,3)	(2,4)	(3,5)	(4,6)	(5,7)	(6,8)	(7,9)	(8,10)	(9,11)	(10,12)	(11,13)
(10,13)	(11,14)	(12,15)	(13,0)	(14,1)	(15,2)	(0,3)	(1,4)	(2,5)	(3,6)	(4,7)	(5,8)	(6,9)	(7,10)	(8,11)	(9,12)
(8,12)	(9,13)	(10,14)	(11,15)	(12,0)	(13,1)	(14,2)	(15,3)	(0,4)	(1,5)	(2,6)	(3,7)	(4,8)	(5,9)	(6,10)	(7,11)
(6,11)	(7,12)	(8,13)	(9,14)	(10,15)	(11,0)	(12,1)	(13,2)	(14,3)	(15,4)	(0,5)	(1,6)	(2,7)	(3,8)	(4,9)	(5,10)
(4,10)	(5,11)	(6,12)	(7,13)	(8,14)	(9,15)	(10,0)	(11,1)	(12,2)	(13,3)	(14,4)	(15,5)	(0,6)	(1,7)	(2,8)	(3,9)
(2,9)	(3,10)	(4,11)	(5,12)	(6,13)	(7,14)	(8,15)	(9,0)	(10,1)	(11,2)	(12,3)	(13,4)	(14,5)	(15,6)	(0,7)	(1,8)
(15,7)	(0,8)	(1,9)	(2,10)	(3,11)	(4,12)	(5,13)	(6,14)	(7,15)	(8,0)	(9,1)	(10,2)	(11,3)	(12,4)	(13,5)	(14,6)
(13,6)	(14,7)	(15,8)	(0,9)	(1,10)	(2,11)	(3,12)	(4,13)	(5,14)	(6,15)	(7,0)	(8,1)	(9,2)	(10,3)	(11,4)	(12,5)
(11,5)	(12,6)	(13,7)	(14,8)	(15,9)	(0,10)	(1,11)	(2,12)	(3,13)	(4,14)	(5,15)	(6,0)	(7,1)	(8,2)	(9,3)	(10,4)
(9,4)	(10,5)	(11,6)	(12,7)	(13,8)	(14,9)	(15,10)	(0,11)	(1,12)	(2,13)	(3,14)	(4,15)	(5,0)	(6,1)	(7,2)	(8,3)
(7,3)	(8,4)	(9,5)	(10,6)	(11,7)	(12,8)	(13,9)	(14,10)	(15,11)	(0,12)	(1,13)	(2,14)	(3,15)	(4,0)	(5,1)	(6,2)
(5,2)	(6,3)	(7,4)	(8,5)	(9,6)	(10,7)	(11,8)	(12,9)	(13,10)	(14,11)	(15,12)	(0,13)	(1,14)	(2,15)	(3,0)	(4,1)
(3,1)	(4,2)	(5,3)	(6,4)	(7,5)	(8,6)	(9,7)	(10,8)	(11,9)	(12,10)	(13,11)	(14,12)	(15,13)	(0,14)	(1,15)	(2,0)
(1,0)	(2,1)	(3,2)	(4,3)	(5,4)	(6,5)	(7,6)	(8,7)	(9,8)	(10,9)	(11,10)	(12,11)	(13,12)	(14,13)	(15,14)	(0,15)

FIG. 14

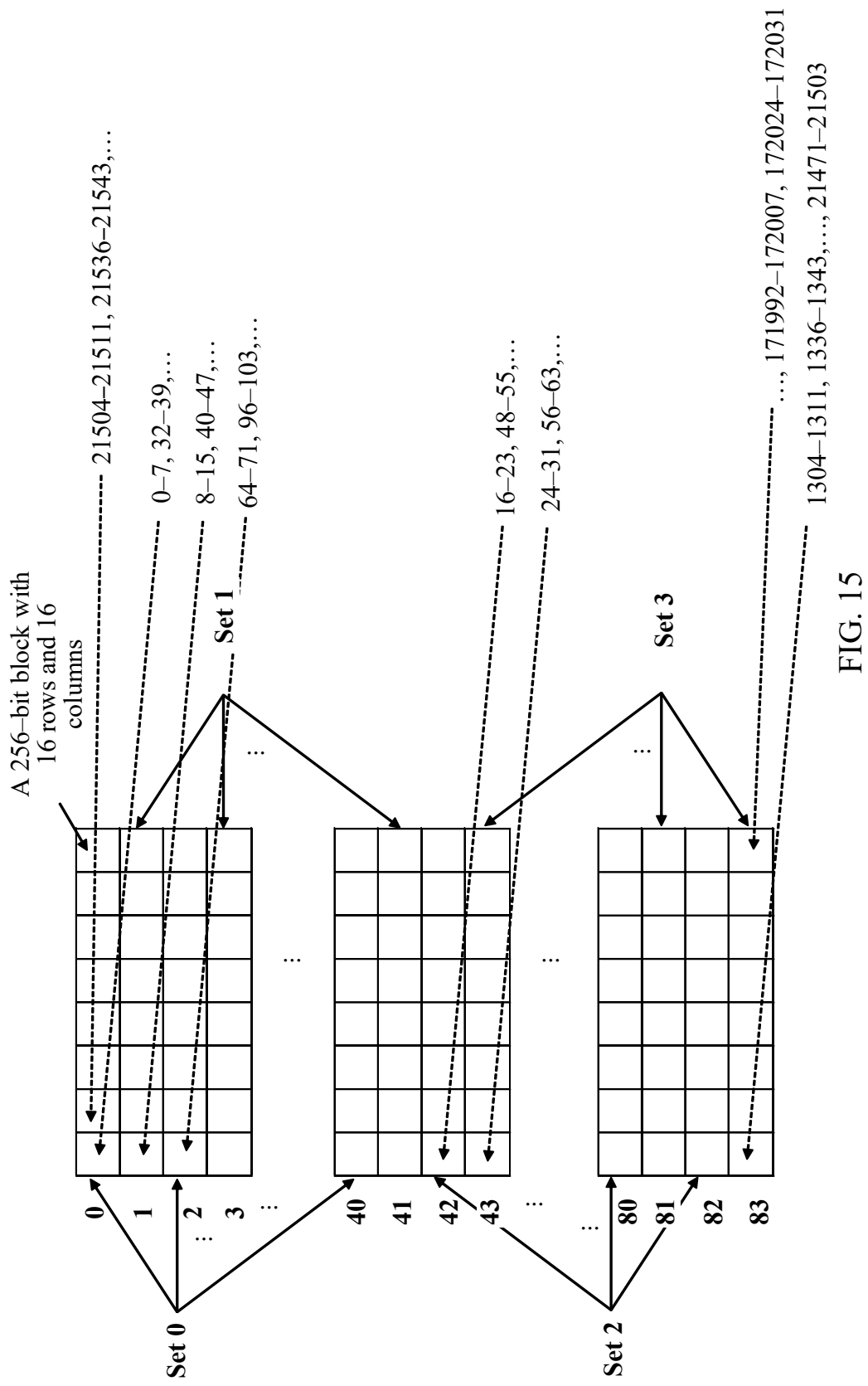


FIG. 15

		Column															
		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Row	0	0	17	34	51	68	85	102	119	136	153	170	187	204	221	238	255
	1	239	240	1	18	35	52	69	86	103	120	137	154	171	188	205	222
2	206	223	224	241	2	19	36	53	70	87	104	121	138	155	172	189	
3	173	190	207	208	225	242	3	20	37	54	71	88	105	122	139	156	
4	140	157	174	191	192	209	226	243	4	21	38	55	72	89	106	123	
5	107	124	141	158	175	176	193	210	227	244	5	22	39	56	73	90	
6	74	91	108	125	142	159	160	177	194	211	228	245	6	23	40	57	
7	41	58	75	92	109	126	143	144	161	178	195	212	229	246	7	24	
8	247	8	25	42	59	76	93	110	127	128	145	162	179	196	213	230	
9	214	231	248	9	26	43	60	77	94	111	112	129	146	163	180	197	
10	181	198	215	232	249	10	27	44	61	78	95	96	113	130	147	164	
11	148	165	182	199	216	233	250	11	28	45	62	79	80	97	114	131	
12	115	132	149	166	183	200	217	234	251	12	29	46	63	64	81	98	
13	82	99	116	133	150	167	184	201	218	235	252	13	30	47	48	65	
14	49	66	83	100	117	134	151	168	185	202	219	236	253	14	31	32	
15	16	33	50	67	84	101	118	135	152	169	186	203	220	237	254	15	

		Column															
		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
Row	0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
	1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	

A shadowed bit is from a PCS processed bit

Intra-block interleaving

FIG. 16

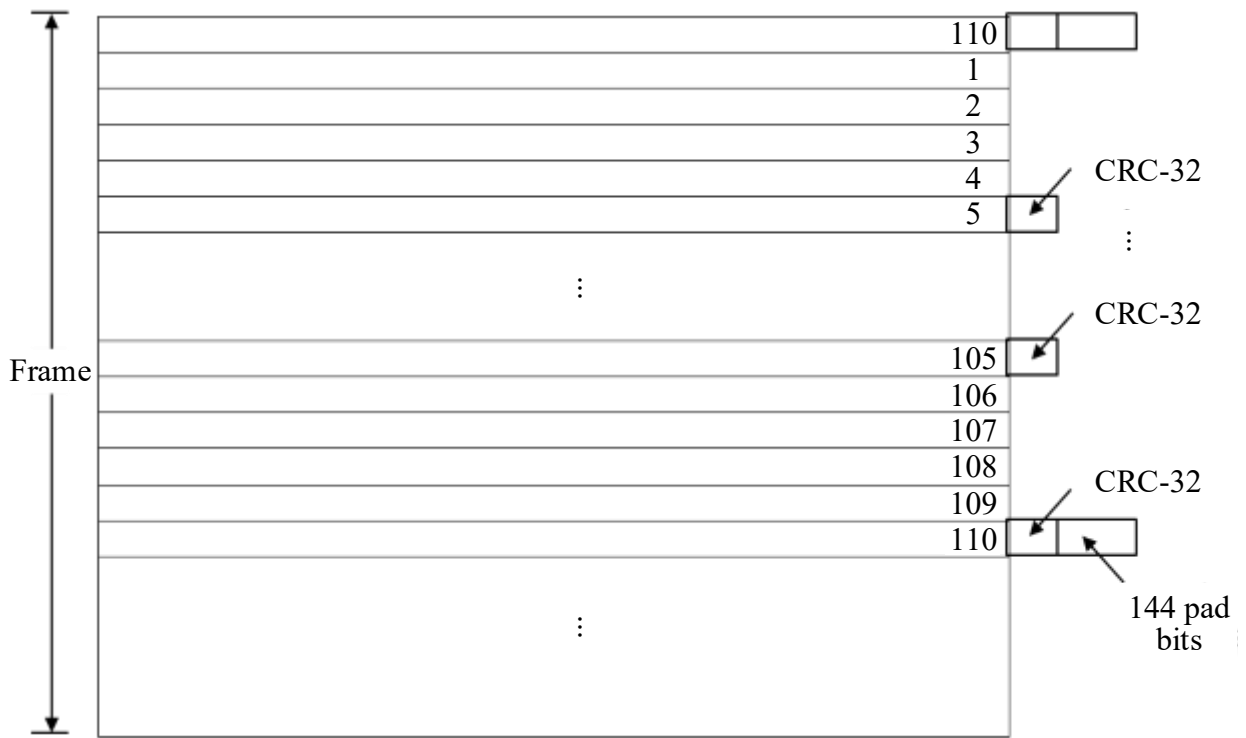


FIG. 17(a)

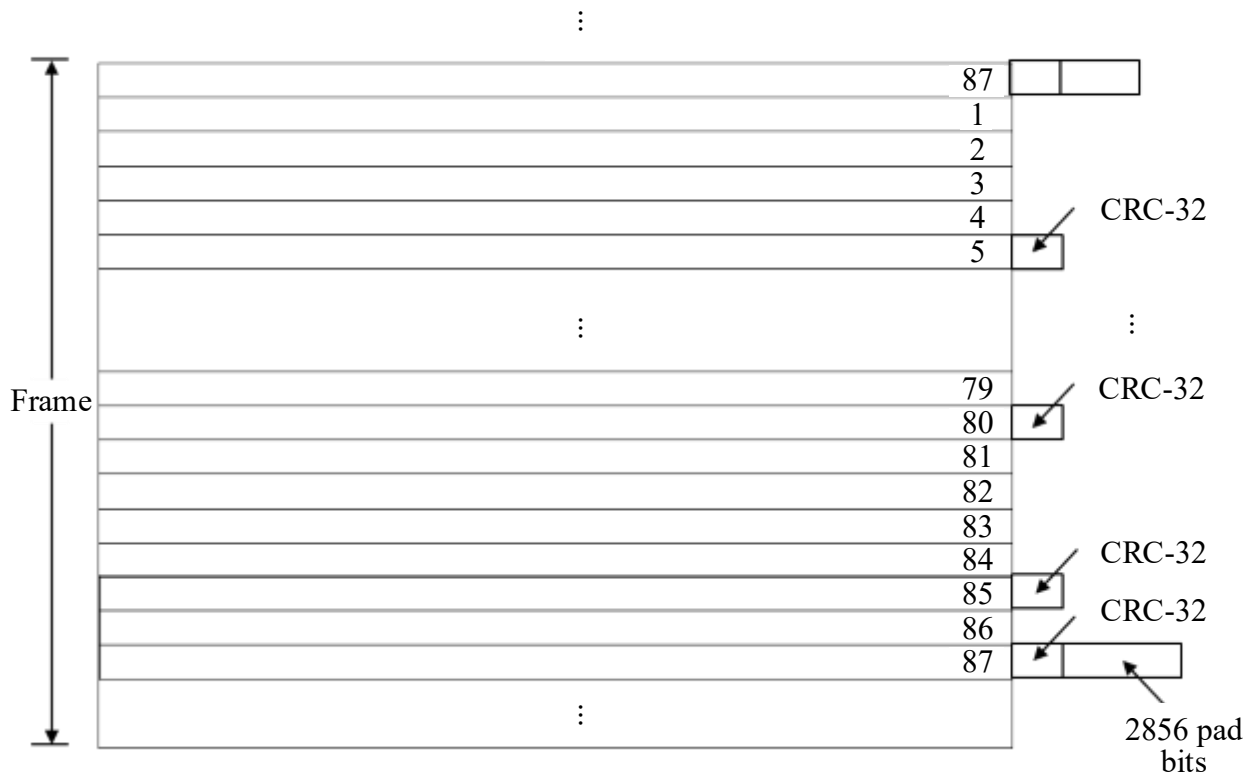


FIG. 17(b)

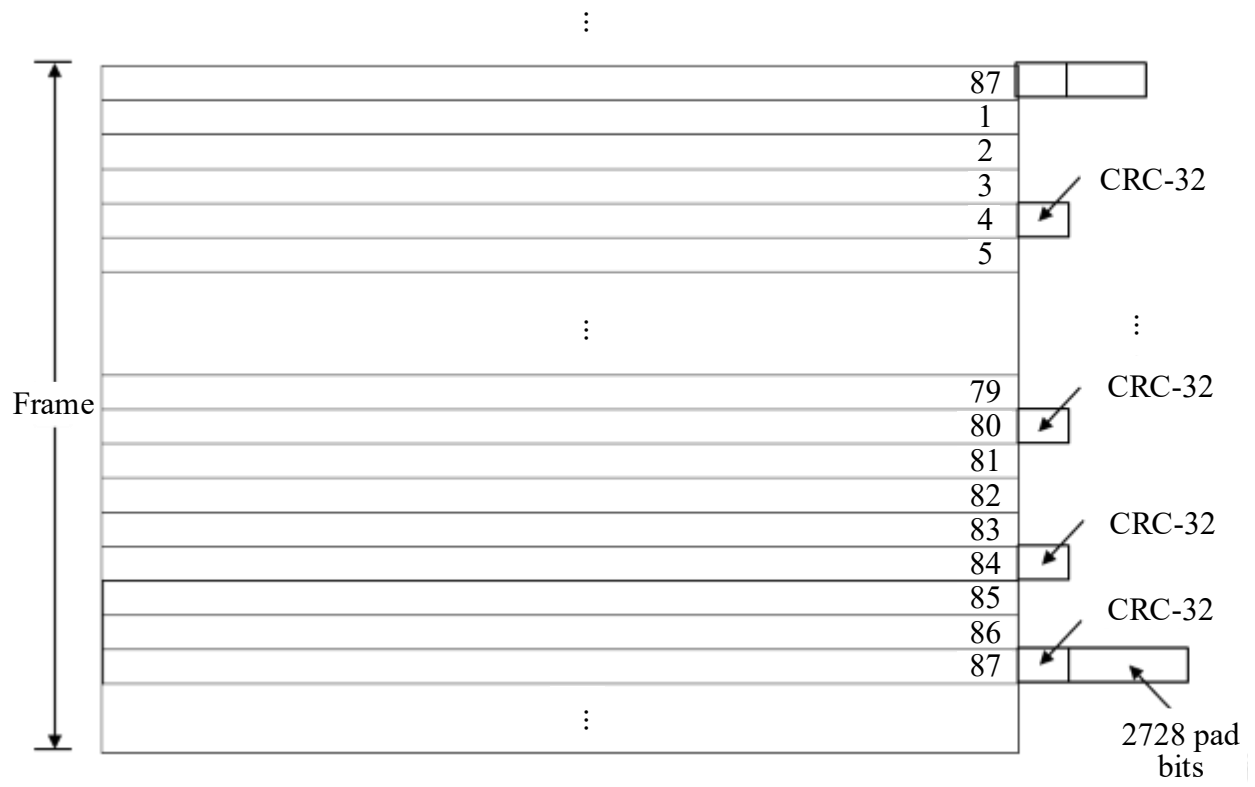


FIG. 17(c)

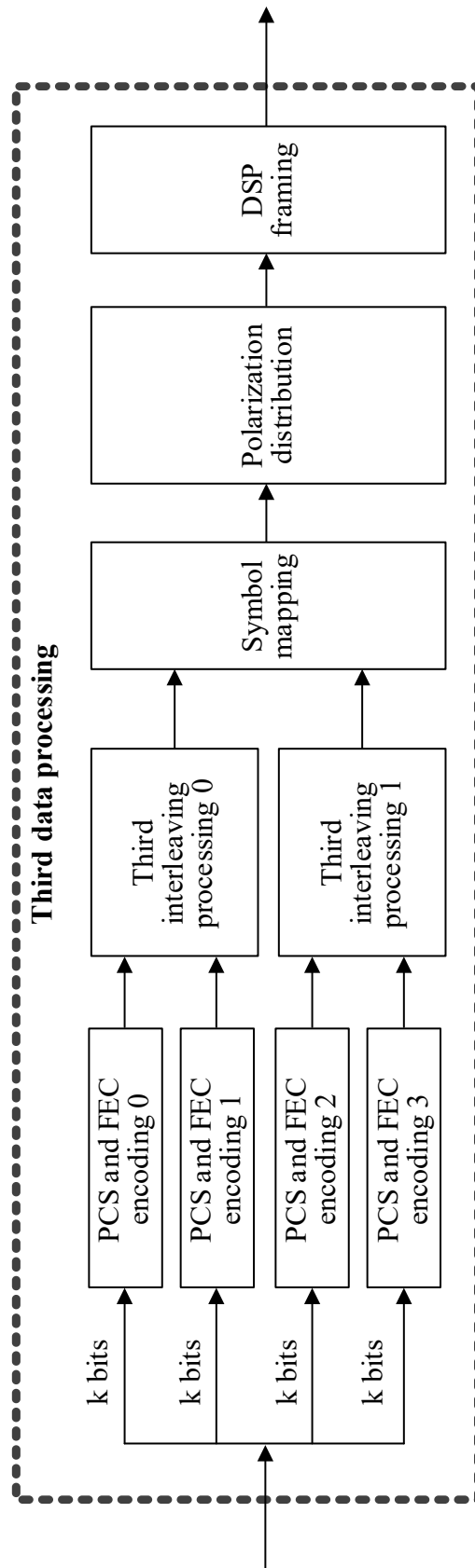


FIG. 18

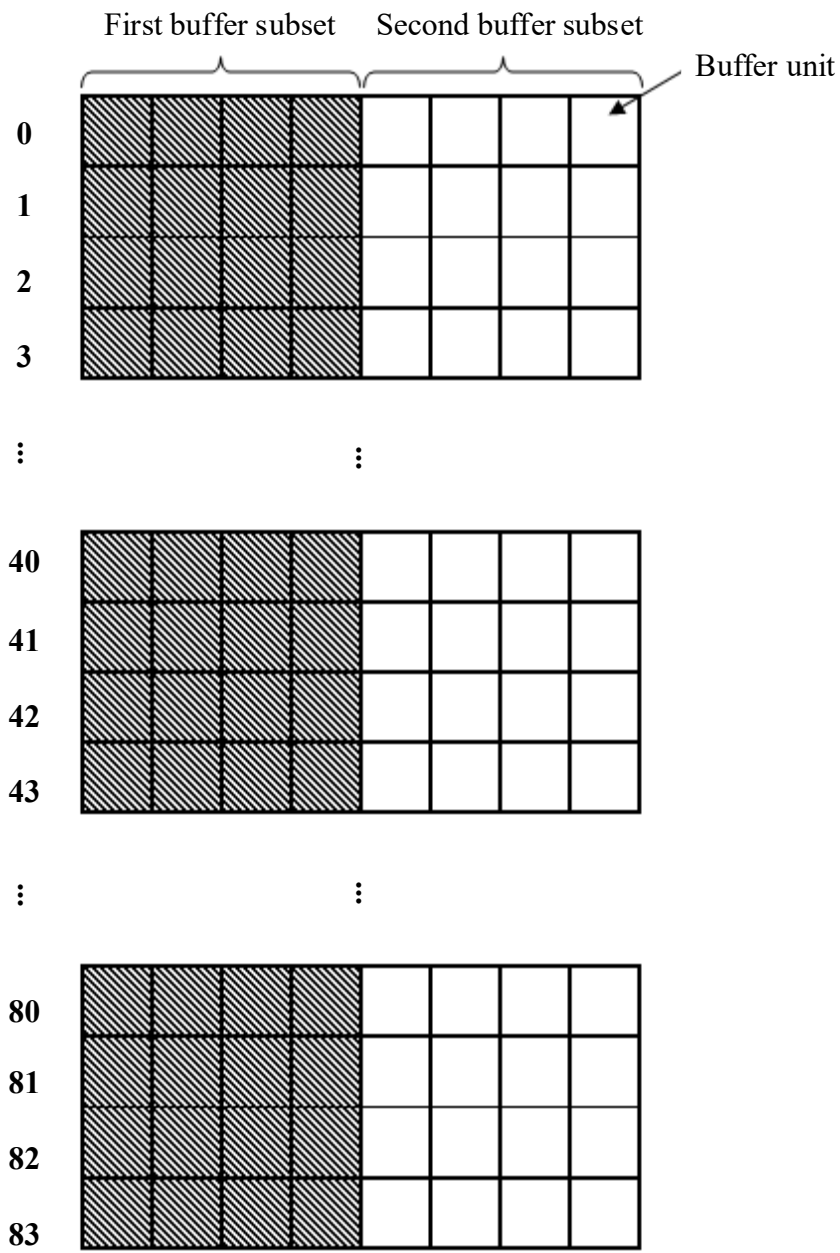


FIG. 19

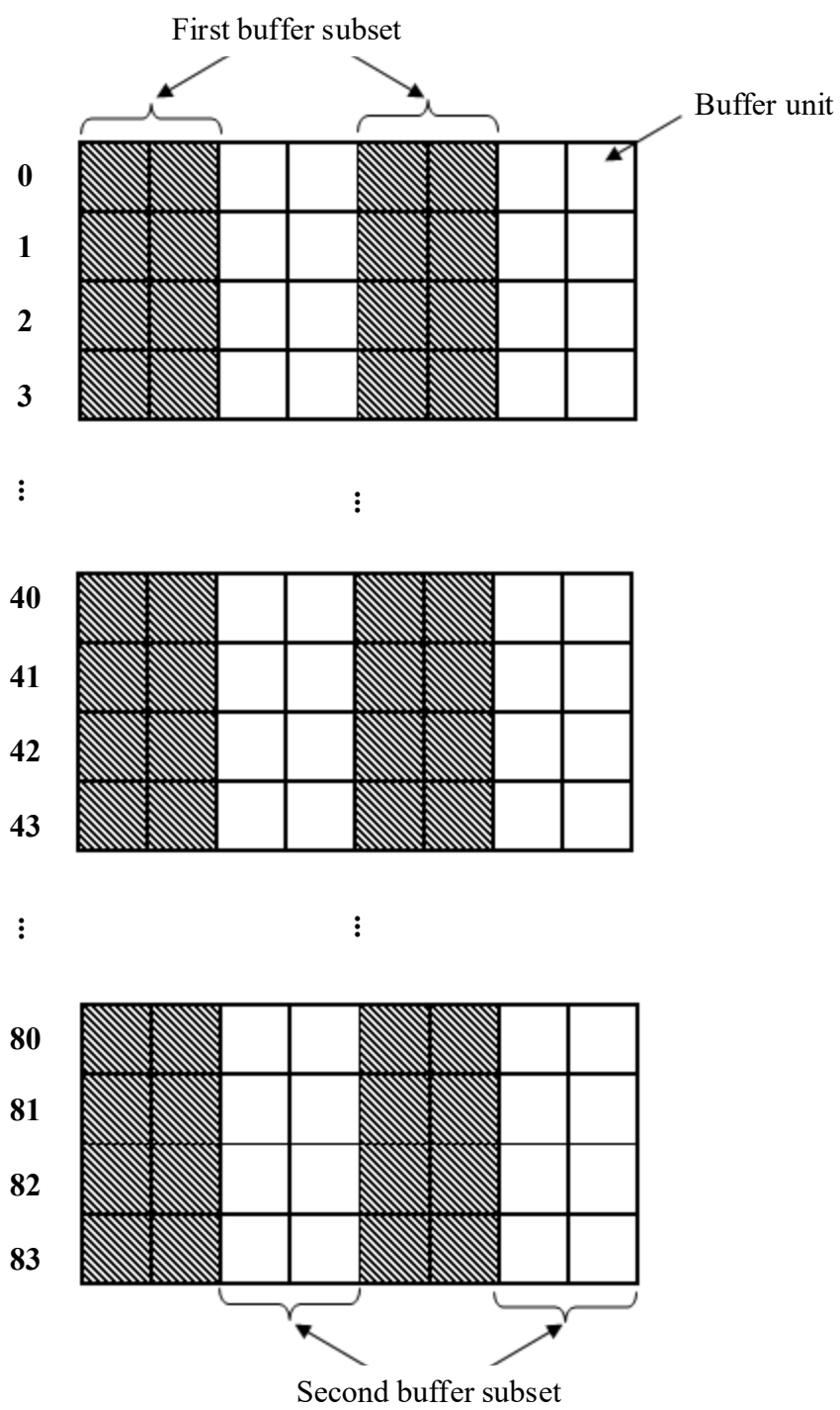


FIG. 20

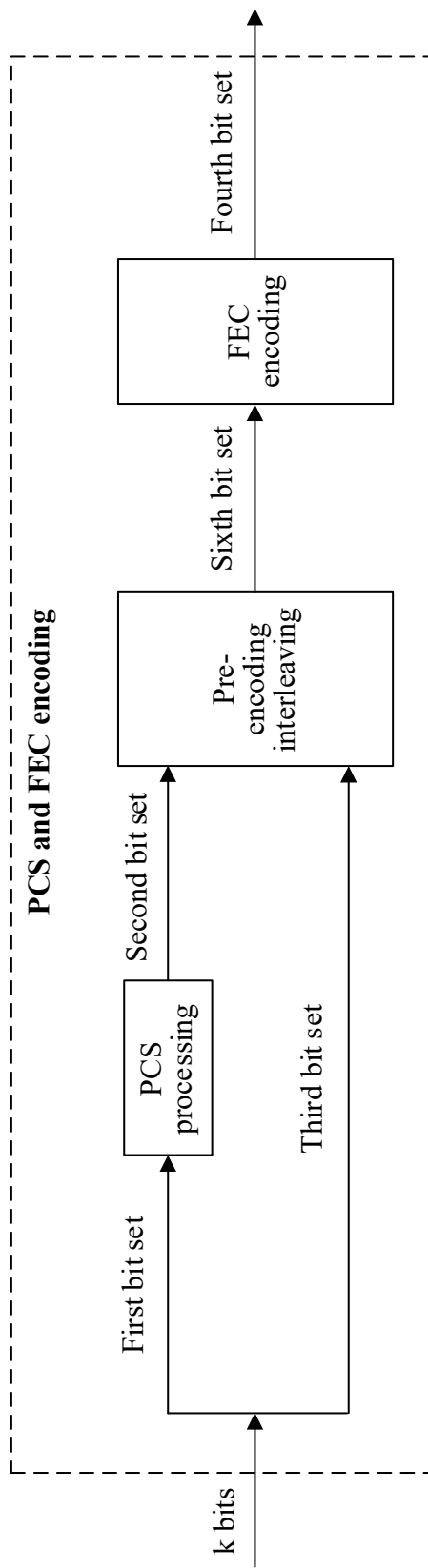


FIG. 21

$I_{0,0}$	$I_{0,1}$	$I_{0,2}$	$I_{0,3}$	$I_{0,4}$	$I_{0,5}$	$I_{0,6}$
0 1 ... 15	512 ...	1024 ...	1536 ...	2048 ...	2560 ...	3072 ... 3086
16 17 ... 31	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
32 ...	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
240 ... 255	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
256 ... 271	768 ...	1280 ...	1792 ...	2304 ...	2816 ...	3297 ... 3311
272 ...	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	3312 ... 3326
$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$	$\vdots$
496 ... 511	1023 ...	1535 ...	2047 ...	2559 ...	3071 ...	3537 ... 3551
$I_{1,0}$	$I_{1,1}$	$I_{1,2}$	$I_{1,3}$	$I_{1,4}$	$I_{1,5}$	$I_{1,6}$

A block with 16 rows and 15 columns

FIG. 22

$I_{0,0}$	$I_{0,1}$	$I_{0,2}$	$I_{0,3}$	$I_{0,4}$	$I_{0,5}$	$I_{0,6}$
$I_{1,0}$	$I_{1,1}$	$I_{1,2}$	$I_{1,3}$	$I_{1,4}$	$I_{1,5}$	$I_{1,6}$

FIG. 23(a)

$I_{0,0}$	$I_{0,1}$	$I_{0,2}$	$I_{0,3}$	$I_{0,4}$	$I_{0,5}$	$I_{0,6}$
$I_{1,0}$	$I_{1,1}$	$I_{1,2}$	$I_{1,3}$	$I_{1,4}$	$I_{1,5}$	$I_{1,6}$

FIG. 23(b)

$I_{0,0}$	$I_{0,1}$	$I_{0,2}$	$I_{0,3}$	$I_{0,4}$	$I_{0,5}$	$I_{0,6}$
$I_{1,0}$	$I_{1,1}$	$I_{1,2}$	$I_{1,3}$	$I_{1,4}$	$I_{1,5}$	$I_{1,6}$

FIG. 23(c)

Half of bits in such a shadowed block are from PCS processed bits

9 bits in each row of such a shadowed block are from PCS processed bits

All bits in such a shadowed block are from PCS processed bits

$I_{0,0}$	$I_{0,1}$	$I_{0,2}$	$I_{0,3}$	$I_{0,4}$	$I_{0,5}$	$I_{0,6}$
$I_{1,0}$	$I_{1,1}$	$I_{1,2}$	$I_{1,3}$	$I_{1,4}$	$I_{1,5}$	$I_{1,6}$

FIG. 23(d)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	255

A shadowed bit is from a PCS processed bit

FIG. 24(a)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	142	142
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	255

A shadowed bit is from a PCS processed bit

FIG. 24(b)

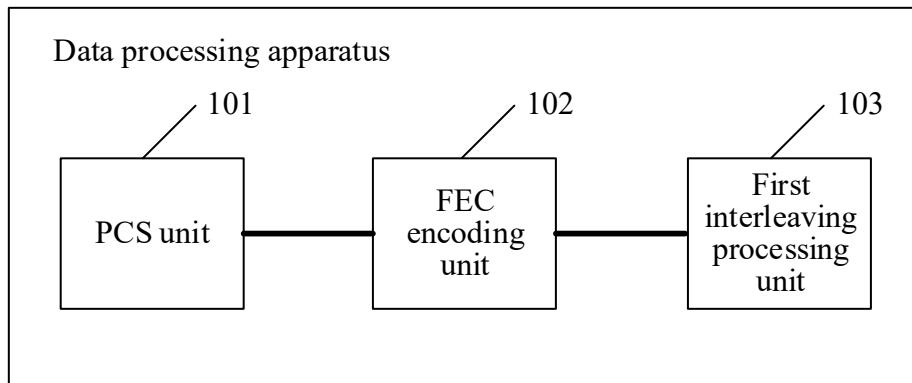


FIG. 25

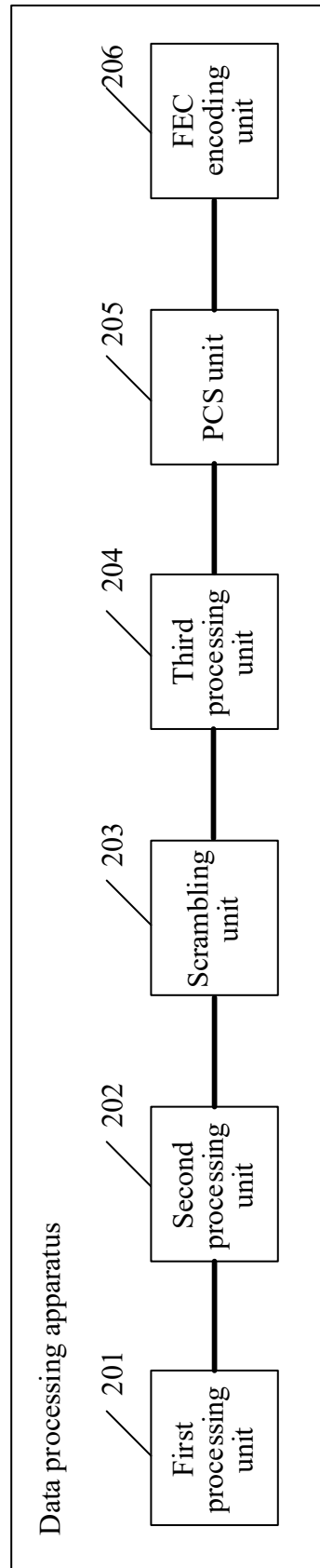


FIG. 26

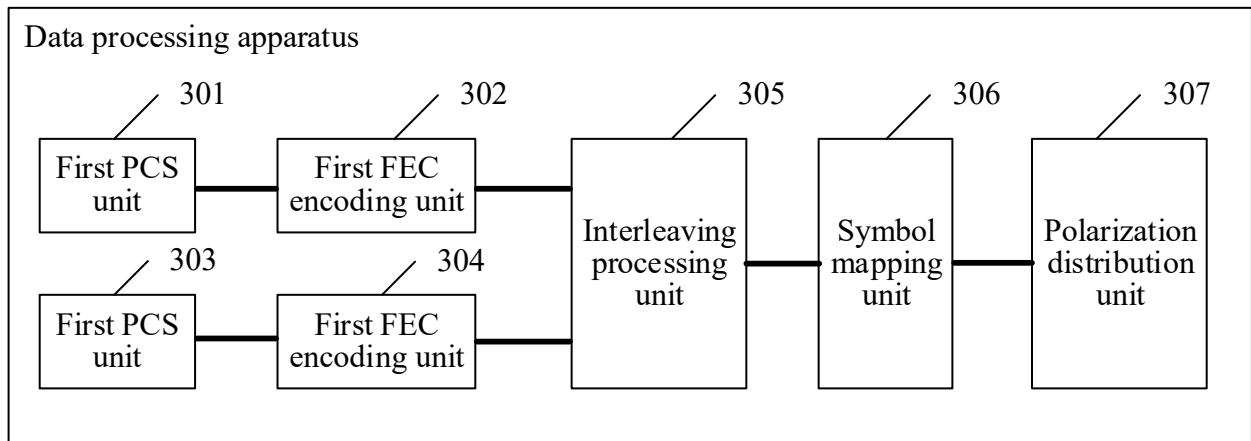


FIG. 27

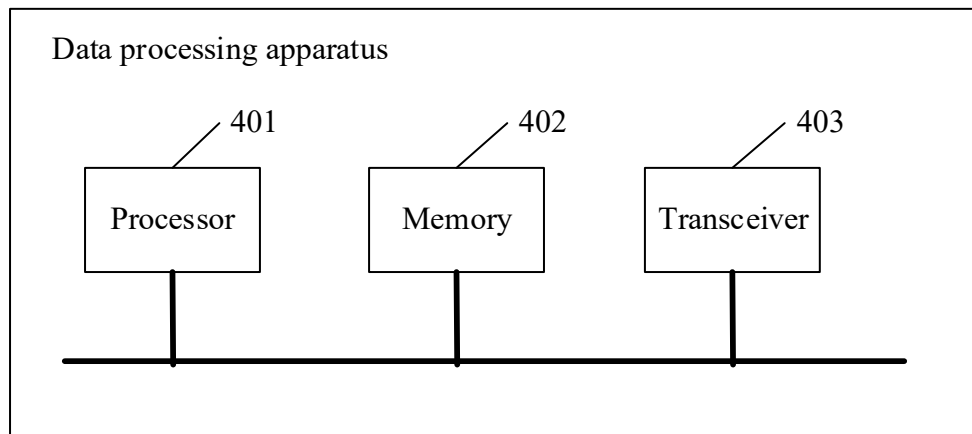


FIG. 28

		Column															
Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	

This shadow background marks bits in 4 rows and 4 columns, where 3 bits in each row are from PCS processed bits, and the remaining 1 bit in each row is from a bit on which no PCS processing is performed

Such a shadowed bit is from a PCS processed bits

FIG. 29(a)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	

A shadowed bit is from a PCS processed bit

FIG. 29(b)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	255

A shadowed bit is from a PCS processed bit

FIG. 29(c)

A shadowed bit is from a PCS processed bit

Row \ Column	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 29(d)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	255

A shadowed bit is from a PCS processed bit

FIG. 29(e)

A shadowed bit is from a PCS processed bit

Column \ Row	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 29(f)

This shadow background marks bits in 16 rows and 4 columns, where 3 bits in each row are from PCS processed bits, and the remaining 1 bit in each row is from a bit on which no PCS processing is performed

Row \ Column	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 30(a)

A shadowed bit is from a PCS processed bit

Row	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 30(b)

Column	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

A shadowed bit is from a PCS processed bit

FIG. 30(c)

A shadowed bit is from a PCS processed bit

Column Row	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 30(d)

A shadowed bit is from a PCS processed bit

Column Row	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255

FIG. 30(e)

Column Row		0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15
0	0	1	2	3	4	5	6	7	8	9	10	11	12	13	14	15	15
1	16	17	18	19	20	21	22	23	24	25	26	27	28	29	30	31	31
2	32	33	34	35	36	37	38	39	40	41	42	43	44	45	46	47	47
3	48	49	50	51	52	53	54	55	56	57	58	59	60	61	62	63	63
4	64	65	66	67	68	69	70	71	72	73	74	75	76	77	78	79	79
5	80	81	82	83	84	85	86	87	88	89	90	91	92	93	94	95	95
6	96	97	98	99	100	101	102	103	104	105	106	107	108	109	110	111	111
7	112	113	114	115	116	117	118	119	120	121	122	123	124	125	126	127	127
8	128	129	130	131	132	133	134	135	136	137	138	139	140	141	142	143	143
9	144	145	146	147	148	149	150	151	152	153	154	155	156	157	158	159	159
10	160	161	162	163	164	165	166	167	168	169	170	171	172	173	174	175	175
11	176	177	178	179	180	181	182	183	184	185	186	187	188	189	190	191	191
12	192	193	194	195	196	197	198	199	200	201	202	203	204	205	206	207	207
13	208	209	210	211	212	213	214	215	216	217	218	219	220	221	222	223	223
14	224	225	226	227	228	229	230	231	232	233	234	235	236	237	238	239	239
15	240	241	242	243	244	245	246	247	248	249	250	251	252	253	254	255	255

A shadowed bit is from a PCS processed bit

FIG. 30(f)