

权 利 要 求 书

1. 一种数据处理装置，其特征在于，包括：

具有预设执行顺序的多个处理核，所述多个处理核包括首处理核和至少一个其他处理核；

所述首处理核，用于发送指令，接收并执行根据所述指令获取的程序；

每个所述其他处理核，用于接收并执行所述预设执行顺序中前一个处理核发送的程序。

2. 根据权利要求 1 所述的数据处理装置，其特征在于，

所述其他处理核包括中间处理核和尾处理核；

每个所述中间处理核，用于将已执行的程序发送至后一个处理核。

3. 根据权利要求 1 或 2 所述的数据处理装置，其特征在于，还包括：

存储管理单元，用于接收所述首处理核发送的所述指令，根据所述指令从外部存储单元中获取程序，并将所述获取的程序发送至所述首处理核。

4. 根据权利要求 1-3 任一项所述的数据处理装置，其特征在于，还包括：

同步信号生成器，用于在接收到所述多个处理核中的每个处理核发送的同步请求信号后生成同步信号，并将所述同步信号发送给所述每个处理核。

5. 根据权利要求 4 所述的数据处理装置，其特征在于，

所述首处理核用于根据所述同步信号发送所述指令；

每个所述其他处理核，用于根据所述同步信号接收并执行所述前一个处理核发送的程序。

6. 根据权利要求 4 或 5 所述的数据处理装置，其特征在于，

所述其他处理核包括中间处理核和尾处理核；

每个所述中间处理核，用于根据所述同步信号，将上一个所述同步信号的周期已执行的程序发送至后一个处理核。

7、根据权利要求6所述的数据处理装置，其特征在于，

所述中间处理核，用于在接收所述前一个处理核发送的程序的同时将所述上一个所述同步信号的周期已执行的所述程序发送至所述后一个处理核。

8. 根据权利要求4-7任一项所述的数据处理装置，其特征在于，所述首处理核还用于存储第一更新程序；

所述首处理核用于发送指令，包括：

所述首处理核用于在收到所述同步信号时执行所述第一更新程序，根据所述第一更新程序发送所述指令。

9. 根据权利要求6或7所述的数据处理装置，其特征在于，

每个所述中间处理核还用于存储第二更新程序；

所述中间处理核用于根据收到的所述同步信号，执行所述第二更新程序，根据所述第二更新程序将上一个所述同步信号的周期已执行的程序发送至后一个处理核。

10. 根据权利要求9所述的数据处理装置，其特征在于，

所述中间处理核用于根据收到的所述同步信号的次数超过预设次数，执行所述第二更新程序。

11. 根据权利要求5-10任一项所述的数据处理装置，其特征在于，

所述多个处理核中的每个所述处理核，还用于在执行完各自接收到的程序后，分别发送所述同步请求信号。

12. 根据权利要求1-11任一项所述的数据处理装置，其特征在于，

所述根据所述指令获取的程序为程序段。

13. 一种芯片，其特征在于，包括一个或多个如权利要求1-12任一项所述的数据处理装置。

14. 一种卡板，其特征在于，包括一个或多个如权利要求13所述的

芯片。

15. 一种数据处理方法，其特征在于，应用在数据处理装置中，所述数据处理装置包括具有预设执行顺序的多个处理核，多个所述处理核包括首处理核和至少一个其他处理核，所述数据处理方法包括：

首处理核，发送指令，接收并执行根据指令获取的程序；

每个其他处理核，接收并执行预设执行顺序中前一个处理核发送的程序。