

(12) DEMANDE INTERNATIONALE PUBLIÉE EN VERTU DU TRAITÉ DE COOPÉRATION
EN MATIÈRE DE BREVETS (PCT)

(19) Organisation Mondiale de la Propriété
Intellectuelle
Bureau international



(43) Date de la publication internationale
7 octobre 2004 (07.10.2004)

PCT

(10) Numéro de publication internationale
WO 2004/086229 A2

(51) Classification internationale des brevets⁷ : G06F 12/14

(21) Numéro de la demande internationale :
PCT/FR2004/000718

(22) Date de dépôt international : 24 mars 2004 (24.03.2004)

(25) Langue de dépôt : français

(26) Langue de publication : français

(30) Données relatives à la priorité :
03/03522 24 mars 2003 (24.03.2003) FR

(71) Déposant (pour tous les États désignés sauf US) : IN-
NOVA CARD [FR/FR]; Z.I. Athélia 2, Avenue Coriandre,
F-13600 La Ciotat (FR).

(72) Inventeurs; et

(75) Inventeurs/Déposants (pour US seulement) : DE-
HAMEL, Arnaud [FR/FR]; 12, quai François Mitterrand,

F-13600 La Ciotat (FR). BERNARD, Bruno [FR/FR];
Quartier des Michels, F-13830 Roquefort La Bedoule
(FR). LHERMET, Frank [FR/FR]; 22, avenue de Bour-
gogne, F-13600 La Ciotat (FR).

(74) Mandataire : RENAUD-GOUD CONSEIL; 5, rue de
Montigny, F-13100 Aix-en-Provence (FR).

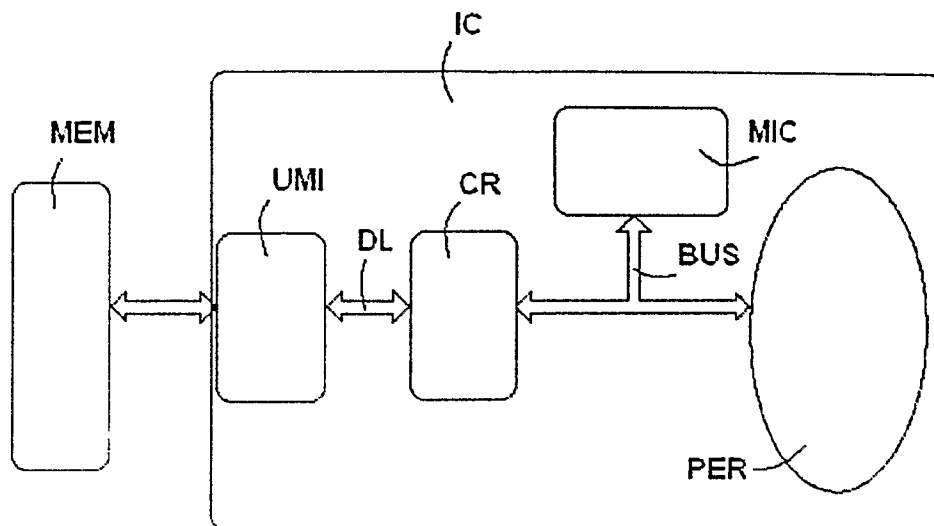
(81) États désignés (sauf indication contraire, pour tout titre de
protection nationale disponible) : AE, AG, AL, AM, AT,
AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO,
CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB,
GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG,
KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG,
MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH,
PL, PT, RO, RU, SC, SD, SE, SG, SK, SL, SY, TJ, TM, TN,
TR, TT, TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.

(84) États désignés (sauf indication contraire, pour tout titre de
protection régionale disponible) : ARIPO (BW, GH, GM,

[Suite sur la page suivante]

(54) Title: CIRCUIT PROVIDED WITH A SECURE EXTERNAL ACCESS

(54) Titre : CIRCUIT POURVU D'UN ACCES EXTERNE SECURISE



(57) Abstract: The invention relates to a circuit IC comprising an microprocessor MIC and a set of peripheral devices comprising at least one communication interface UMI for external access. The peripherals PER, unlike the communication interface UMI, are connected to the microprocessor MIC by an interconnection bus BUS. The circuit also comprises a security module CR connected to the interconnexion bus BUS and to the communication interface UMI by a dedicated link DL.

(57) Abrégé : La présente invention concerne un circuit IC qui comprend un microprocesseur MIC et un ensemble de périphériques comportant au moins une interface de communication UMI prévue pour un accès externe, ces périphériques PER hormis l'interface de communication UMI étant reliés au microprocesseur MIC par un bus d'interconnexion BUS. Le circuit comprend de plus un module de sécurisation CR relié d'une part au bus d'interconnexion BUS et d'autre part à l'interface de communication UMI par l'intermédiaire d'une liaison dédiée DL.

WO 2004/086229 A2



KE, LS, MW, MZ, SD, SL, SZ, TZ, UG, ZM, ZW), eurasien (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), européen (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

En ce qui concerne les codes à deux lettres et autres abréviations, se référer aux "Notes explicatives relatives aux codes et abréviations" figurant au début de chaque numéro ordinaire de la Gazette du PCT.

Publiée :

— *sans rapport de recherche internationale, sera republiée dès réception de ce rapport*