

(12) NACH DEM VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES
PATENTWESENS (PCT) VERÖFFENTLICHTE INTERNATIONALE ANMELDUNG

(19) Weltorganisation für geistiges Eigentum
Internationales Büro



(43) Internationales Veröffentlichungsdatum
6. April 2006 (06.04.2006)

PCT

(10) Internationale Veröffentlichungsnummer
WO 2006/035047 A1

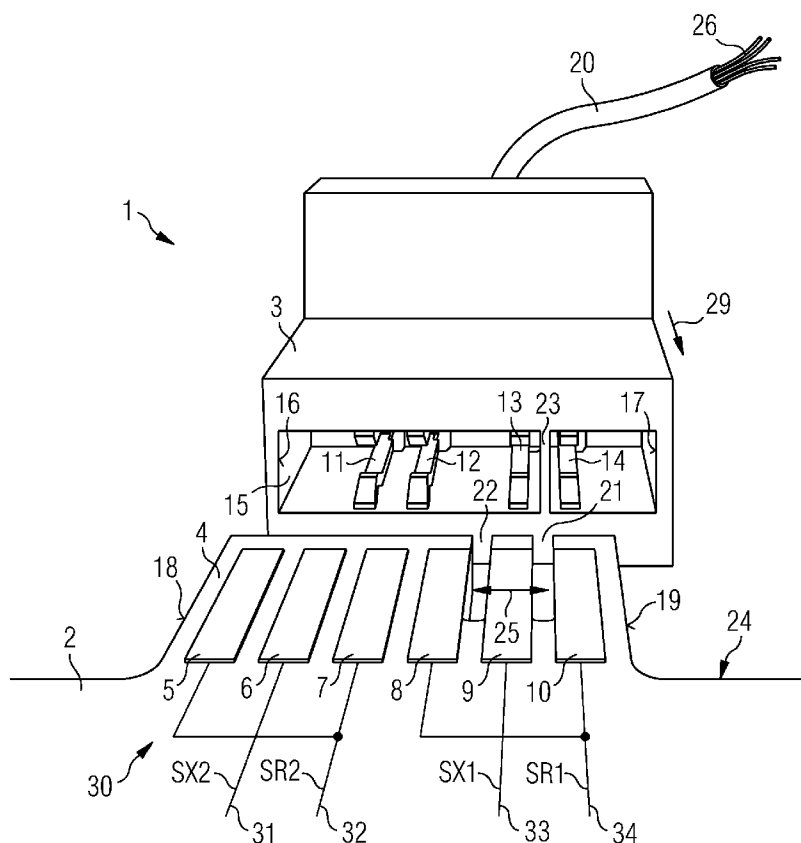
- (51) Internationale Patentklassifikation⁷: **H01R 12/18**
(21) Internationales Aktenzeichen: PCT/EP2005/054887
(22) Internationales Anmeldedatum:
28. September 2005 (28.09.2005)
(25) Einreichungssprache: Deutsch
(26) Veröffentlichungssprache: Deutsch
(30) Angaben zur Priorität:
10 2004 047 672.1
30. September 2004 (30.09.2004) DE
(71) Anmelder (für alle Bestimmungsstaaten mit Ausnahme von
US): **SIEMENS AKTIENGESellschaft** [DE/DE];
Wittelsbacherplatz 2, 80506 München (DE).
(72) Erfinder; und
(75) Erfinder/Anmelder (nur für US): **VERDING, Markus**
[DE/DE]; Imandstrasse 65, 45279 Essen (DE).
(74) Anwalt: **BERG, Peter**; Postfach 22 16 34, 80506
München (DE).

- (81) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare nationale Schutzrechtsart): AE, AG, AL,
AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH,
CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES,
FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE,
KG, KM, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, LY,
MA, MD, MG, MK, MN, MW, MX, MZ, NA, NG, NI, NO,
NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE, SG, SK,
SL, SM, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ,
VC, VN, YU, ZA, ZM, ZW.
(84) Bestimmungsstaaten (soweit nicht anders angegeben, für
jede verfügbare regionale Schutzrechtsart): ARIPO (BW,
GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG,
ZM, ZW), eurasisches (AM, AZ, BY, KG, KZ, MD, RU,
TJ, TM), europäisches (AT, BE, BG, CH, CY, CZ, DE, DK,
EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC,
NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG,
CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

[Fortsetzung auf der nächsten Seite]

(54) Title: CIRCUIT BOARD PLUG-AND-SOCKET DEVICE

(54) Bezeichnung: LEITERPLATTENSTECKVORRICHTUNG



(57) Abstract: Disclosed is a circuit board plug-and-socket device for joining connecting leads of a male connector to strip conductors of a printed circuit board. Said circuit board plug-and-socket device is characterized by the following features: a) the male connector (3) comprises contact elements (11,12,13,14) that are joined to the connecting leads (26); b) a pinboard (4) is embodied on one edge (24) of the circuit board (2) for plugging in the male connector (3); c) said pinboard (4) is provided with contact areas (5, 6, 7, 8, 9, 10) through which strip conductors (31, 32, 33, 34) are led out on the edge (24), strip conductors which are led out of one contact area as well as strip conductors that are led out of at least two contact areas being provided; d) a coding guide (21, 22, 23) which defines a first plug-in position and at least one additional plug-in position that is laterally offset at a distance (25) on planes of the circuit board (2) is configured between the male connector (3) and the pinboard (4), different contact areas being allocated to the contact elements in the first plug-in position and the at least one additional plug-in position.

[Fortsetzung auf der nächsten Seite]

WO 2006/035047 A1

**Veröffentlicht:**

— mit internationalem Recherchenbericht

Zur Erklärung der Zweibuchstaben-Codes und der anderen Abkürzungen wird auf die Erklärungen ("Guidance Notes on Codes and Abbreviations") am Anfang jeder regulären Ausgabe der PCT-Gazette verwiesen.

(57) Zusammenfassung: Leiterplattensteckvorrichtung zum Verbinden von Anschlussleitungen eines Steckteils mit Leiterbahnen einer Leiterplatte, gekennzeichnet durch folgende Merkmale: a) das Steckteil (3) enthält Kontaktelemente (11,12,13,14), die mit den Anschlussleitungen (26) verbunden sind, b) zur steckbaren Aufnahme des Steckteils (3) ist an einem Rand (24) der Leiterplatte (2) ein Steckfeld (4) ausgebildet, c) das Steckfeld (4) enthält Kontaktflächen (5,6,7,8,9,10), durch die Leiterbahnen (31,32,33,34) am Rand (24) herausgeführt sind, wobei Leiterbahnen, die durch eine Kontaktfläche und Leiterbahnen, die durch zumindest zwei Kontaktflächen herausgeführt sind, vorhanden sind, d) zwischen dem Steckteil (3) und dem Steckfeld (4) ist eine Kodierführung (21,22,23) ausgebildet, die eine erste Steckposition, und eine zur ersten Steckposition seitlich in einem Abstand (25) in Ebenen der Leiterplatte (2) versetzte zumindest eine weitere Steckposition vorgibt, wobei den Kontaktelementen in der einen und in der zumindest einen weiteren Steckposition unterschiedliche Kontaktflächen zugeordnet sind.