

入力電源

映像信号/制御信号

システム側
コントロール部

表示装置

駆動回路

電源生成
回路

タイミングコントローラ

リフレッシュ
レート変更部

駆動量制御部

共通電極
駆動回路

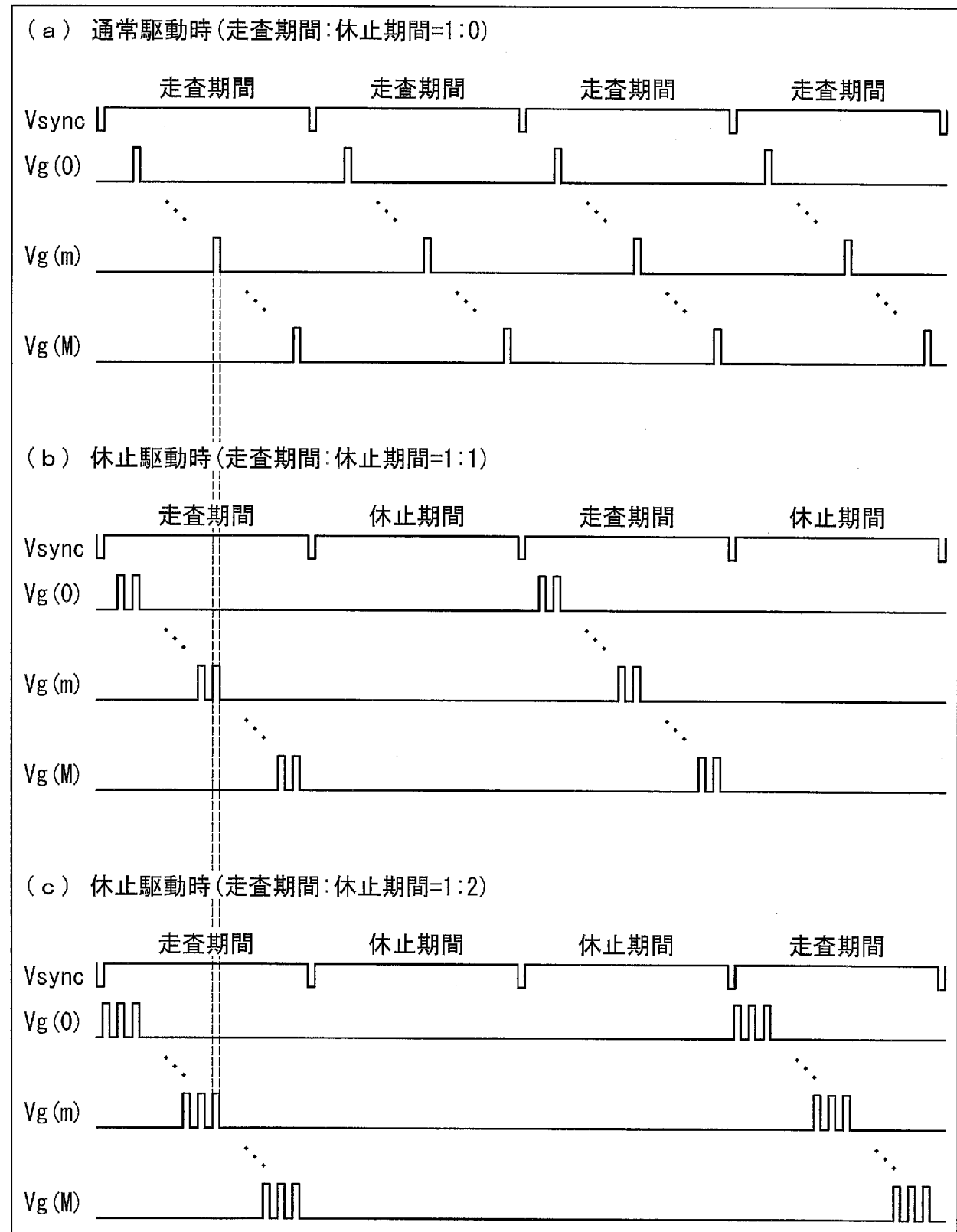
信号線駆動回路

走査線駆動回路

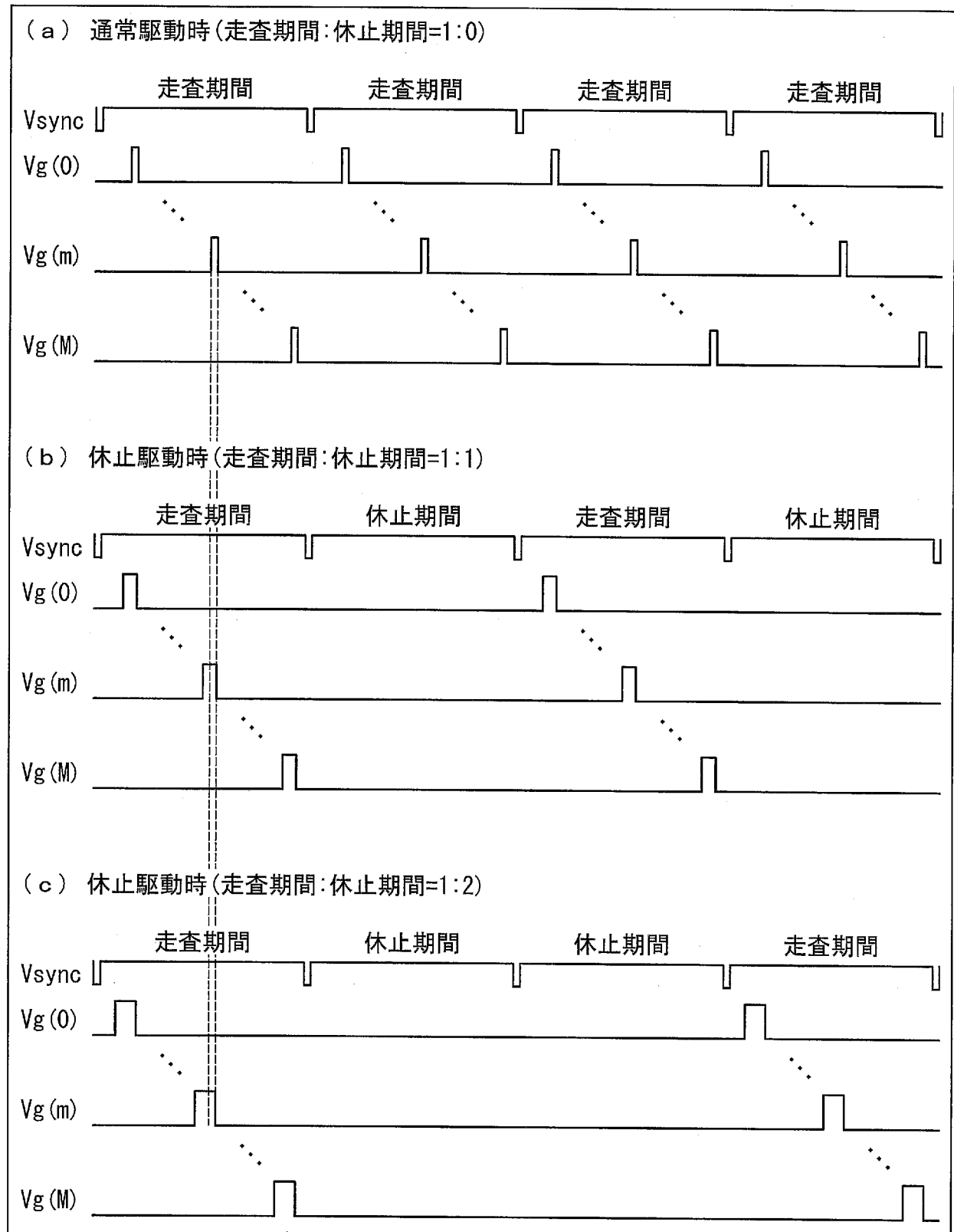
2

	S(0)	S(1)	S(2)	...	S(n)	S(n+1)	...	S(N)
G(0)								
G(1)								
G(2)								
⋮								
G(m)								
G(m+1)								
G(m+2)								
G(M)								

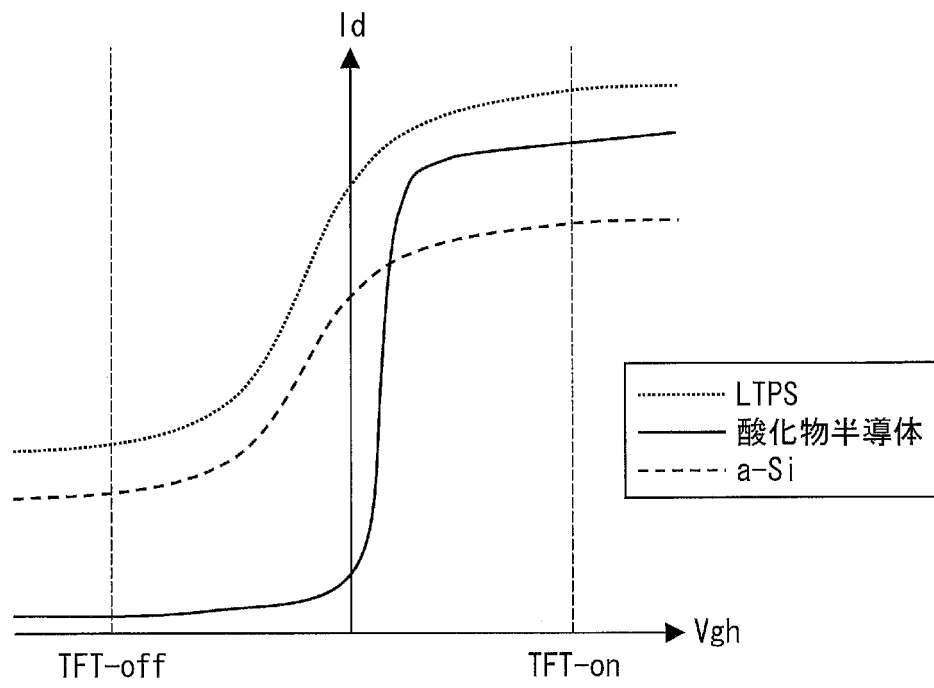
[図2]



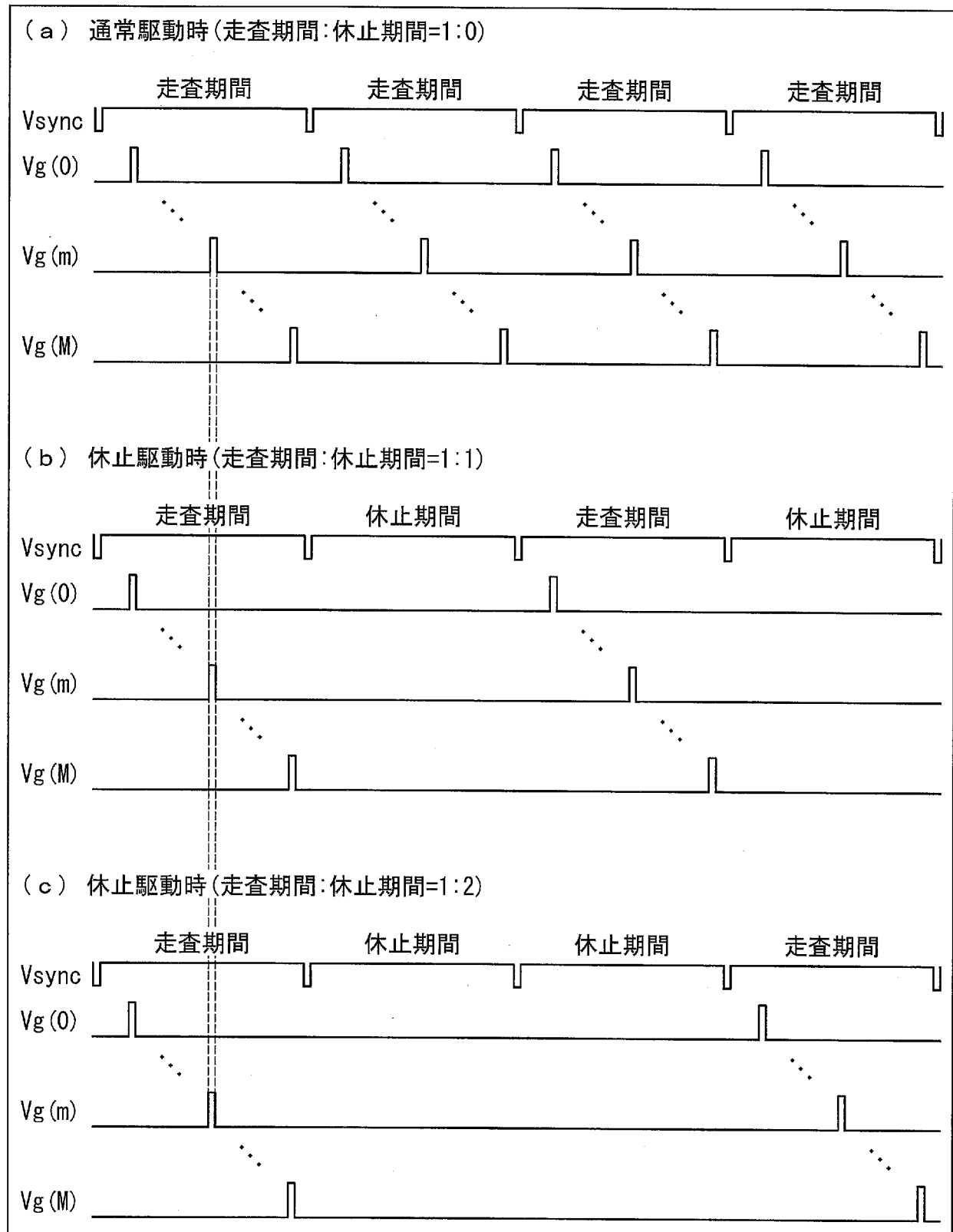
[図3]



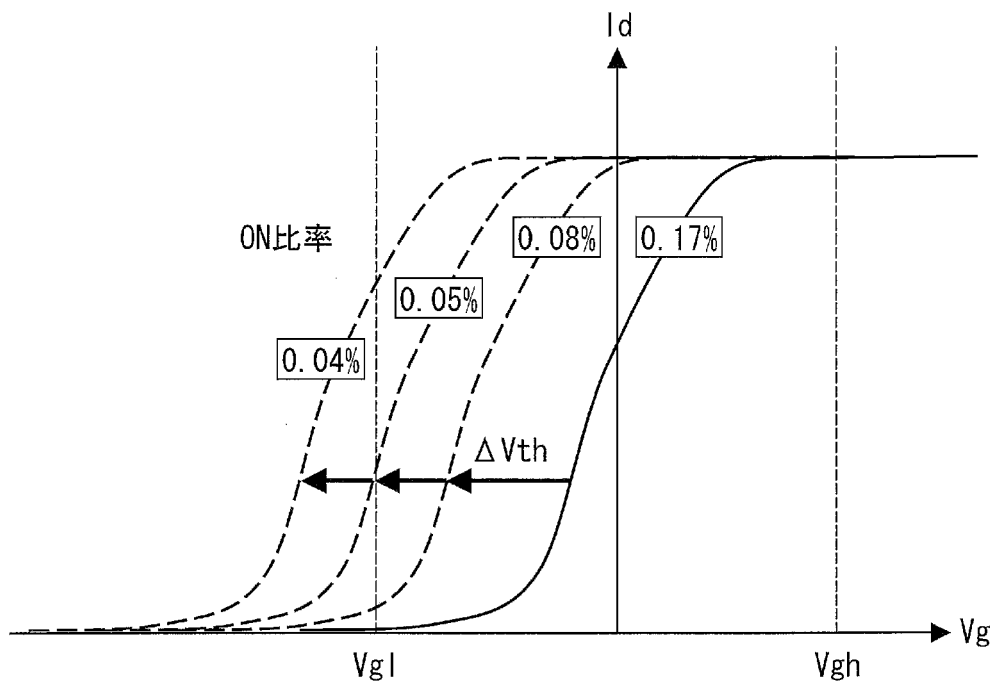
[図4]



[図5]



[図6]



[図7]

解像度	ON比率 [%]	IGZO等の素子の 閾値 V_{th} 安定度
VGA 640 × 480	0.17	◎
XGA 1024 × 768	0.11	○
FHD 1920 × 1080	0.08	△
QXGA 2048 × 1536	0.05	×
QFHD 3840 × 2160	0.04	×
8K4K 7680 × 4320	0.02	×