

(19) 世界知的所有権機関
国際事務局



(43) 国際公開日
2004 年 12 月 2 日 (02.12.2004)

PCT

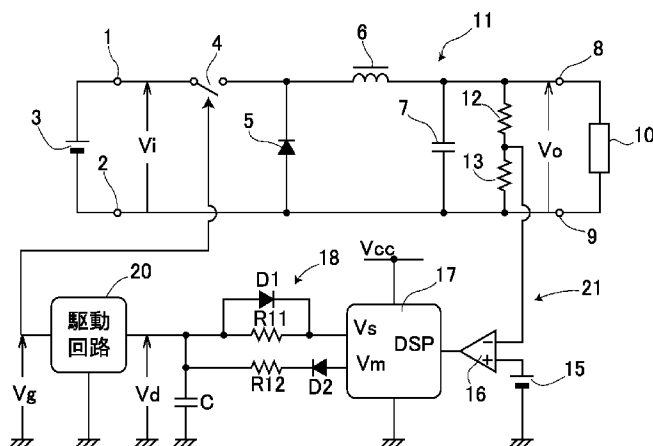
(10) 国際公開番号
WO 2004/105222 A1

- (51) 国際特許分類⁷: H02M 3/155 (72) 発明者; および
(21) 国際出願番号: PCT/JP2004/006730 (75) 発明者/出願人 (米国についてのみ): 竹上 栄治
(22) 国際出願日: 2004 年 5 月 19 日 (19.05.2004) (TAKEGAMI, Eiji) [JP/JP]; 〒1410022 東京都品川区
(25) 国際出願の言語: 日本語 (74) 代理人: 牛木護 (USHIKI, Mamoru); 〒1000013 東京
(26) 国際公開の言語: 日本語 都千代田区霞ヶ関三丁目 8 番 1 号 虎の門三井ビル
(30) 優先権データ: 特願2003-145428 2003 年 5 月 22 日 (22.05.2003) JP 1 4 階 Tokyo (JP).
(71) 出願人 (米国を除く全ての指定国について): デンセイ・ラムダ株式会社 (DENSEI-LAMBDA
KABUSHIKI KAISHA) [JP/JP]; 〒1410022 東京都品川区東五反田 1 丁目 1 番 1 5 号 Tokyo (JP). (81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MA, MD, MG, MK, MN, MW, MX, MZ, NA, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU, SC, SD, SE,

[続葉有]

(54) Title: PULSE GENERATOR

(54) 発明の名称: パルス発生器



20...DRIVER CIRCUIT

(57) **Abstract:** Even though the clock time length, which is a unit time of a pulse generator, is not shortened, the pulse width can be controlled in increments of a time length shorter than that unit time. A pulse width fine-decomposition signal (V_s) from DSP (17) has a time length (T_{on_s}) that increases or decreases by each clock time length (T_{clk}) as an output voltage (V_o) varies. A time interval control circuit 18, when receiving the pulse width fine-decomposition signal (V_s) causes a control signal (V_d) to have varying portions (30,31) that cause the time length of a pulse drive signal (V_g) to change in increments of a time length (ΔT_d) shorter than the clock time length (T_{clk}). In this way, the power of decomposition of the time length of the pulse drive signal (V_g) is improved as compared with the clock time length (T_{clk}) that is the time length decomposition power of DSP (17) itself.

(57) 要約: パルス発生器の単位時間となるクロック時間幅を短くしなくても、当該単位時間よりも短い時間刻みでのパルス幅制御を可能とする。DSP 17からのパルス幅細分解信号 V_s は、その時間幅 T_{on_s} が出力電圧 V_o の変動に伴ってクロック時間幅 T_{clk} 毎に増減する。パルス幅細分解信号 V_s を受け

[続葉有]



WO 2004/105222 A1



SG, SK, SL, SY, TJ, TM, TN, TR, TT, TZ, UA, UG, US,
UZ, VC, VN, YU, ZA, ZM, ZW.

BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN,
TD, TG).

(84) 指定国 (表示のない限り、全ての種類の広域保護が可能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD, SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IT, LU, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF,

添付公開書類:

- 国際調査報告書
- 補正書・説明書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。

た時間制御回路18は、クロック時間幅 T_{clk} よりも短い時間 ΔT_d 刻みにパルス駆動信号 V_g の時間幅を変動させる変化部30, 31を制御信号 V_d に生成する。これにより、パルス駆動信号 V_g の時間幅の分解能がDSP17自身の時間分解能であるクロック時間幅 T_{clk} よりも向上する。