

(12) 按照专利合作条约所公布的国际申请

(19) 世界知识产权组织
国际局

(43) 国际公布日
2024 年 2 月 1 日 (01.02.2024)



(10) 国际公布号
WO 2024/022221 A1

(51) 国际专利分类号:
H05K 3/00 (2006.01)

(21) 国际申请号: PCT/CN2023/108410

(22) 国际申请日: 2023 年 7 月 20 日 (20.07.2023)

(25) 申请语言: 中文

(26) 公布语言: 中文

(30) 优先权:
202210904304.5 2022 年 7 月 29 日 (29.07.2022) CN

(71) 申请人: 北京有竹居网络技术有限公司(BEIJING YOUZHUJU NETWORK TECHNOLOGY CO., LTD.) [CN/CN]; 中国北京市平谷区林荫北街 13 号信息大厦 802 室, Beijing 101299 (CN)。

(72) 发明人: 张颖(ZHANG, Ying); 中国北京市朝阳区七圣中街 12 号院融中心 B1 小邮局, Beijing 100028 (CN)。梅萌(MEI, Meng); 中国北京市朝阳区七圣中街 12 号院融中心 B1 小邮局, Beijing

100028 (CN)。任院林(REN, Yuanlin); 中国北京市朝阳区七圣中街 12 号院融中心 B1 小邮局, Beijing 100028 (CN)。经迎龙(JING, Yinglong); 中国北京市朝阳区七圣中街 12 号院融中心 B1 小邮局, Beijing 100028 (CN)。王剑(WANG, Jian); 中国北京市朝阳区七圣中街 12 号院融中心 B1 小邮局, Beijing 100028 (CN)。

(74) 代理人: 泰和泰律师事务所(TAHOTA LAW FIRM); 中国北京市朝阳区东四环中路 56 号远洋国际中心 A 座 12 层, Beijing 100025 (CN)。

(81) 指定国(除另有指明, 要求每一种可提供的国家保护): AE, AG, AL, AM, AO, AT, AU, AZ, BA, BB, BG, BH, BN, BR, BW, BY, BZ, CA, CH, CL, CN, CO, CR, CU, CV, CZ, DE, DJ, DK, DM, DO, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, GT, HN, HR, HU, ID, IL, IN, IQ, IR, IS, IT, JM, JO, JP, KE, KG, KH, KN, KP, KR, KW, KZ, LA, LC, LK, LR, LS, LU, LY, MA, MD, MG, MK, MN, MU, MW, MX, MY, MZ, NA, NG, NI, NO, NZ, OM, PA,

(54) Title: TOPOLOGICAL STRUCTURE FOR IP CORE, AND IP CORE

(54) 发明名称: 用于 IP 核的拓扑结构和 IP 核

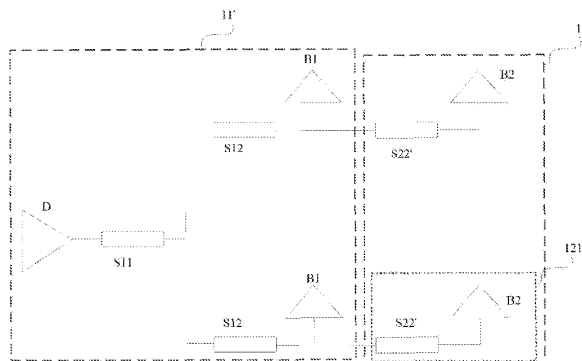


图 2

(57) Abstract: Disclosed in the embodiments of the present disclosure is a topological structure for an IP core. The topological structure comprises a first topological structure and a second topological structure, wherein the first topological structure comprises a drive chip, multiple-level first signal lines and at least two first loads, a signal output end of a previous-level first signal line being connected to signal input ends of two next-level first signal lines which are connected in parallel, a signal input end of a first-level first signal line being connected to a signal output end of the drive chip, and an output end of each last-level first signal line being connected to a first load; and the second topological structure comprises a plurality of branch structures, each of which comprises at least one second load, a signal input end of each branch structure being connected to a signal output end of a last-level first signal line of the first topological structure. A new topological structure is provided for an IP core, so as to realize diversified IP core topological structures to adapt to different requirements.

WO 2024/022221 A1

[见续页]

PE, PG, PH, PL, PT, QA, RO, RS, RU, RW, SA, SC, SD, SE, SG, SK, SL, ST, SV, SY, TH, TJ, TM, TN, TR, TT, TZ, UA, UG, US, UZ, VC, VN, WS, ZA, ZM, ZW。

(84) 指定国(除另有指明, 要求每一种可提供的地区保护): ARIPO (BW, CV, GH, GM, KE, LR, LS, MW, MZ, NA, RW, SC, SD, SL, ST, SZ, TZ, UG, ZM, ZW), 欧亚 (AM, AZ, BY, KG, KZ, RU, TJ, TM), 欧洲 (AL, AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HR, HU, IE, IS, IT, LT, LU, LV, MC, ME, MK, MT, NL, NO, PL, PT, RO, RS, SE, SI, SK, SM, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, KM, ML, MR, NE, SN, TD, TG)。

本国际公布:
— 包括国际检索报告(条约第21条(3))。

(57) 摘要: 本公开实施例公开了一种用于IP核的拓扑结构, 包括: 第一拓扑结构和第二拓扑结构, 所述第一拓扑结构包括驱动芯片、多级第一信号线和至少两个第一负载, 一条前一级第一信号线的信号输出端与并联的后一级两条第一信号线的信号输入端连接, 第一级第一信号线的信号输入端与所述驱动信号的信号输出端连接; 最后一级各第一信号线的输出端与一个第一负载连接; 所述第二拓扑结构包括多个分支结构, 每一个分支结构包括至少一个第二负载, 每一个分支结构的信号输入端与第一拓扑结构的最后一级的一条第一信号线的信号输出端连接, 为IP核提供了一种新的拓扑结构, 以实现多样化的IP核拓扑结构以适应不同的需求。